

# **HOT-565**

## **PLYTA GŁÓWNA**

### **Pentium™ PCI**

*Instrukcja obsługi*



## Informacja CE:

W celu uzyskania kompatybilności elektromagnetycznej produktu wykorzystano podane niżej normy:

- Odporność według EN 50082-1: 1992
- Promieniowanie według EN 55022: 1987 Class B.

## Uwaga:

Urządzenie zostało sprawdzone i stwierdzono zgodność z wartościami granicznymi dla urządzeń cyfrowych klasy B, stosownie do części 15 przepisów FCC. Wartości te zapewniają wystarczające zabezpieczenie przed zakłóceniami w instalacjach budynków. Urządzenie to wytwarza, wykorzystuje i może promieniować energię o częstotliwości fali radiowych, w sytuacjach gdy jest nieprawidłowo zainstalowane i wykorzystywane. Nawet w przypadku ścisłego przestrzegania zaleceń producenta, może powodować szkodliwe zakłócenia komunikacji radiowej. Nie ma też gwarancji, że zakłócenia nie pojawią się w konkretnej sytuacji. Jeżeli urządzenie powoduje zakłócenia w odbiorze radiowym lub telewizyjnym, które można określić przez włączenie i wyłączenie urządzenia, można ograniczyć zakłócenia jedną z podanych niżej metod:

Zmieniać kierunek ustawienia lub miejsce ustawienia anteny odbiorczej.

Zwiększyć odległość pomiędzy urządzeniem a odbiornikiem.

Podłączyć urządzenie zakłócające do innych obwodów zasilających niż te do których podłączony jest odbiornik zakłócany.

Skonsultować się ze sprzedawcą lub doświadczonym specjalistą od spraw techniki radiowo - telewizyjnej w celu uzyskania dodatkowych informacji.

## Ostrzeżenie

Zwraca się uwagę użytkownika, że zmiany lub modyfikacje sprzętu, które nie uzyskały akceptacji wytwórcy lub sprzedawcy, mogą spowodować odmowę naprawy urządzenia i utratę uprawnień gwarancyjnych.

*Uwaga : W celu utrzymania instalacji naszego produktu w ramach określonych dla urządzeń klasy B, należy tam, gdzie to możliwe, stosować przewody ekranowane oraz przewód sieciowy z przewodem uziemiającym.*

## UWAGA

Copyright 1997.

Wszelkie prawa zastrzeżone

Instrukcja obsługi wersja 1.0

Wszelkie informacje, dokumentacje i dane techniczne zawarte w niniejszej instrukcji obsługi mogą ulec zmianie bez uprzedniego zawiadomienia.

Autorzy nie ponoszą odpowiedzialności za jakiegokolwiek błąd lub przeoczenia które mogłyby wystąpić w niniejszej instrukcji oraz nie zobowiązują się do uaktualniania informacji w niej zawartych.

## ZNAKI HANDLOWE

Intel jest zarejestrowanym znakiem handlowym Intel Corporation

Pentium™ Processor jest zarejestrowanym znakiem handlowym Intel Corporation

PC/AT jest zarejestrowanym znakiem handlowym International Business Machine Corporation.

PS/2 jest zarejestrowanym znakiem handlowym IBM Corporation.

Wszystkie inne firmy i nazwy produktów wymienione w niniejszej instrukcji są znakami handlowymi lub zarejestrowanymi znakami handlowymi i są wyłączną własnością ich właścicieli.

# SPIS TREŚCI

<b>WSTĘP .....</b>	<b>4</b>
<b>ROZDZIAŁ 1 WPROWADZENIE .....</b>	<b>5</b>
Dane techniczne .....	5
<b>ROZDZIAŁ 2 INSTALACJA SPRZĘTOWA .....</b>	<b>7</b>
Budowa HOT-565 .....	7
Jumpery .....	8
Wybór częstotliwości zegara CPU - JP36, JP23, JP24 and JP42 .....	8
Regulator napięcia zasilaj <sup>1</sup> cego - J100, J101, J103 and JP43 .....	10
Jumper ustawiania napięcia Flash EPROM - JP19 .....	11
Kasowanie CMOS - JP40 .....	11
Z <sup>3</sup> 1cza i gniazda .....	12
<b>ROZDZIAŁ 3 KONFIGURACJA PAMIĘCI .....</b>	<b>14</b>
<b>ROZDZIAŁ 4 AWARD BIOS SETUP .....</b>	<b>16</b>
Menu g <sup>3</sup> ówne .....	17
Ustawienia standardowe CMOS .....	19
Ustawienie w <sup>3</sup> aściwości BIOS .....	21
Ustawienia Chipset .....	23
Ustawienia zarz <sup>1</sup> dzania poborem energii .....	26
Konfiguracja szyny PCI .....	28
Urz <sup>1</sup> dzenia peryferyjne .....	30
Ustawienie has <sup>3</sup> a .....	32

# Wstęp

Platforma główna HOT-565 jest platformą systemową kompatybilną z IBM PC/AT, o najwyższej skali integracji. Konstrukcja platformy umożliwia stosowanie procesorów Intel Pentium P54C, Pentium MMX, Cyrix/IBM 6x86/L i AMD K5/K6, można też stosować zewnętrzne pamięci cache działające w trybie potokowym (pipeline burst) 256 KB i 512 KB. Możliwe jest wykorzystanie pamięci operacyjnej o maksymalnym rozmiarze do 256 MB. Mogą to być pamięci EDO RAM, Standard Fast Page DRAM i SDRAM w standardowych gniazdach SIMM o 72 końcówkach i w gniazdach DIMM o 168 końcówkach (3.3 V).

Platforma HOT-557 zapewnia nowy poziom integracji obsługi urządzeń I/O. Zestaw chipów Intela 82430TX PCI zapewnia wyższy stopień integracji i wydajność niż układy innych producentów. Chipset 82430TX PCI ma zintegrowany sterownik Bus Mastering IDE z dwoma interfejsami Ultra 33 DMA o najwyższej wydajności i z możliwością obsługi czterech urządzeń IDE.

Sterownik Giga I/O zapewnia działanie standardowych funkcji PC I/O: interfejs napędów FDD, dwa porty szeregowo FIFO, port w standardzie IrDA i port równoległy pracujący w jednym ze standardów SPP/EPP/ECP.

Cztery sloty dla kart rozszerzeń PCI umożliwiają szybki transfer danych, jest to szczególnie istotne w programach graficznych, natomiast trzy sloty ISA umożliwiają proste uzupełnienie działania I/O.

Platforma HOT-565 tworzy doskonałą platformę dla systemu efektywnego pod względem kosztów, o wysokiej wydajności, łatwo rozszerzalnego i wykorzystującego najnowsze procesory Pentium i standardy I/O.

# Rozdział 1 Wprowadzenie

## Dane techniczne

### **Działanie CPU**

- ☐ Procesory Pentium P54C/P55C-MMX™: 75~233MHz
- ☐ Procesory Cyrix/IBM 6x86/L: PR120~PR166
- ☐ Procesory AMD K5/K6: PR75~PR233

### **Chipset**

- ☐ Intel PCIset 82439TX i 82371AB

### **Pamięć**

- ☐ Obsługa dwóch banków EDO RAM, Fast Page DRAM i 3.3V Sync. DRAM w zakresie od 8MB do 256MB
- ☐ Obsługa modułów SIMM 4MB, 8MB, 16MB, 32MB i 64 MB o 72 końcówkach lub modułów DIMM 8MB, 16MB, 32MB, 64 MB i 128 MB o 168 końcówkach

### **Pamięć podręczna (Cache memory)**

- ☐ Zintegrowany sterownik pamięci cache L2 działa w trybie write back
  - Bezpośrednie mapowanie 256KB lub 512KB w trybie Pipeline Burst Cache

### **Funkcje zarządzania poborem energii**

- ☐ Cztery tryby zarządzania poborem energii: Full on, Doze, Standby i Suspend
- ☐ Obsługa Microsoft APM 1.2
- ☐ Z³¹cze EPMI (External Power Management Interrupt)

## Rozszerzenia

- ☐ Cztery sloty 32-bitowe PCI
- ☐ Trzy sloty 16-bitowe ISA
- ☐ 2 kanałowy port PCI IDE
  - Obsługa do czterech urządzeń IDE
  - W trybie PIO 4, DMA 2 transfer do 22 MB/sec
  - Obsługa trybu synchronicznego DMA "Ultra 33" pozwala na uzyskanie transferu do 33 MB/s
  - Zintegrowany bufor 8 x 32-bit dla transferu PCI IDE w trybie burst
- ☐ Jeden port obsługi napędów FDD
- ☐ Jeden port równoległy
  - Obsługa **SPP** (kompatybilny z PS/2 dwukierunkowy port równoległy), **EPP** (port równoległy poszerzony) i **ECP** (port o poszerzonych możliwościach) o najwyższej wydajności.
- ☐ Dwa porty szeregowo
  - Kompatybilne z 16C550 UARTS.
  - Obsługa protokołu IrDA (podczerwień).
- ☐ Jeden port myszy PS/2
- ☐ Dwa porty USB (Uniwersalna szyna szeregowo)

## Bios systemu

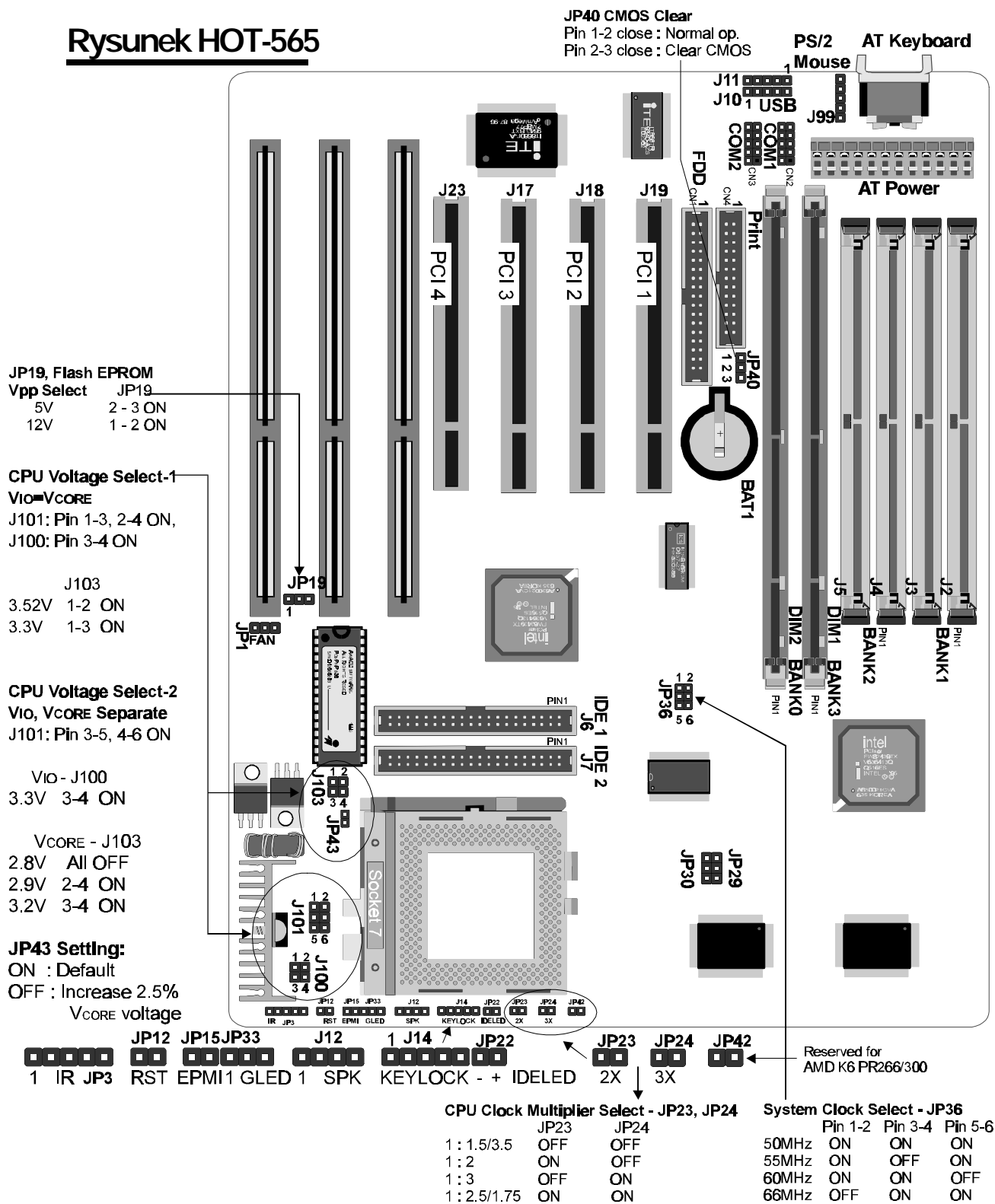
- ☐ Award PnP Bios v4.51PG  
Dostarczany z Symbios Login (NCR) SDCM V4.0 SCSI Bios

## Wymiary płyty





- ☐ Wymiary: 220mm x 280mm



# Rozdział 2 Konfiguracja sprzętowa

Rysunek HOT-565



## Jumpery

Ustawienia sprzętowe wykonywane s<sup>1</sup> przez wykorzystanie zwerek (jumperów) s<sup>1</sup>cz<sup>1</sup>ych wyprowadzenia na p<sup>3</sup>ycie. Wyprowadzenie oznaczone 1 na p<sup>3</sup>ycie znajduje siê na górze lub po lewej stronie, gdy trzymamy p<sup>3</sup>ytê za doln<sup>1</sup> krawêd<sup>Ź</sup>, z<sup>3</sup>1cze klawiatury u góry. Numer wyprowadzenia podany jest obok jumperów które maj<sup>1</sup> cztery lub szeœæ końcówek. Jumpery s<sup>1</sup> pokazane w taki sposób  gdy s<sup>1</sup>cz<sup>1</sup> końcówki 3&4 oraz 5&6, i tak  gdy s<sup>1</sup>cz<sup>1</sup> końcówki 1&2 oraz 3&4, na 6 wyprowadzeniach. Jumpery s<sup>1</sup> pokazane w taki sposób  gdy s<sup>1</sup>cz<sup>1</sup> końcówki 2&4 oraz tak  gdy s<sup>1</sup>cz<sup>1</sup> końcówki 3&4 na czterech wyprowadzeniach.

Jumpery z dwoma końcówkami pokazane s<sup>1</sup> tak  gdy maj<sup>1</sup> byæ zwarte (On) i tak  gdy maj<sup>1</sup> byæ otwarte (Off).

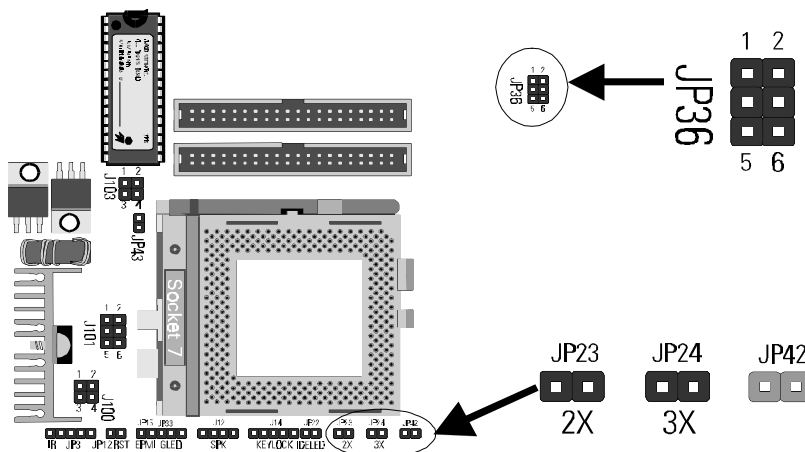
By po<sup>3</sup>czyæ wyprowadzenia, nak<sup>3</sup>admay po prostu zworkê na dwa wyprowadzenia zgodnie z podanym opisem.

## Wybór czêstotliwoœci zegara CPU JP23, JP24 i JP42

Na p<sup>3</sup>ycie HOT-565 znajduje siê generator zegara o ustawianej czêstotliwoœci. JP36 ma 6 wyprowadzeñ przy pomocy których moŹemy okreœliæ czêstotliwoœæ zegara w zakresie od 50 MHz do 66 MHz.

Przy pomocy JP23 i JP24 moŹemy ustalaæ wspó³czynnik mnoŹenia zegara CPU. Przez za³oŹenie lub zdjêcie zwerek na JP23 i JP24, uŹytkownik ma moŹliwoœæ zmiany wspó³czynnika **Host Bus Clock/CPU Core Clock** pocz<sup>1</sup>wszy od 1 : 1,5 do 1 : 3,5.

JP42 jest zarezerwowany dla nowej generacji procesorów AMD.





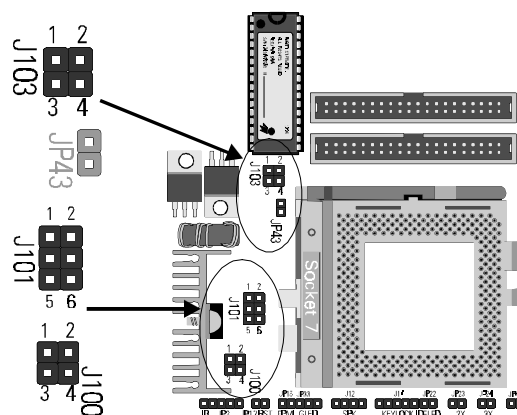
## Ustawienie zegara CPU

Procesory	JP36	Zegar systemu / Mnożnik	Mnożnik częstotliwości JP23, JP24
Pentium MMX 233 MHz Pentium 100 MHz AMD-K6 PR2-233 AMD-K5 PR100/133		66 MHz x 1.5 / x 3.5	
Pentium/MMX 200 MHz AMD-K6 PR2-200 AMD-K5 PR200		66 MHz x 3	
Pentium/MMX 166 MHz AMD-K6 PR2-166 MHz AMD-K5 PR166 MHz		66 MHz x 2.5	
Pentium/MMX 150 MHz AMD-K5 PR150		60 MHz x 2.5	
Pentium 133 MHz Cyrix 6x86/L P166+ IBM 6x86/L P166+		66 MHz x 2	
Pentium 120 MHz Cyrix 6x86 P150+ IBM 6x86 P150+		60 MHz x 2	
Cyrix 6x86 PR133+ IBM 6x86 PR133+		55 MHz x 2	
Cyrix 6x86 P120+ IBM 6x86 P120+		50 MHz x 2	
Pentium 90 MHz AMD-K5 PR90/120		60 MHz x 1.5	
Pentium 75 MHz AMD-K5 PR75		50 MHz x 1.5	

## Wybór napięcia zasilaj<sup>1</sup>cego - J100, J101, J103 i JP43

Przy pomocy tych jumperów możemy ustawiać napięcie zasilania procesora. Procesory Intel Pentium wymagaj<sup>1</sup> tylko jednego napięcia i wykorzystuj<sup>1</sup> standardowo wartość 3.3V(STD), AMD K5 i Cyrix/IBM 6x86 również wykorzystuj<sup>1</sup> tylko jedno napięcie ale o wartości 3.52V. Nowe procesory Intela Pentium P55C MMX, AMD K6 i Cyrix/IBM 6x86L wymagaj<sup>1</sup> podwójnego napięcia zasilania. Dla Pentium P55C MMX i Cyrix/IBM 6x86L jest to wartość 2,8V, dla AMD K6 PR166 i PR200 jest to 2,9V; a dla PR233 jest to wartość 3,2V.

JP43 umożliwia dokładne ustawienie napięcia  $V_{CORE}$ . Gdy zdejmujemy jumper z JP43, napięcie  $V_{CORE}$  wzrośnie o około 2.5%. W ustawieniu domyślnym JP43 jest zwarty.



### **Podwójne napięcie zasilaj<sup>1</sup>ce ( $V_{IO}$ , $V_{CORE}$ oddzielone)**

Procesor	Napięcie $V_{core}$	J103	J101	J100 $V_{IO}=3.3V$
Pentium MMX, Cyrix/IBM 6x86L	2.8 V			
AMD K6 PR166/PR200	2.9 V			
AMD K6 PR233	3.2 V			

### **Pojedyncze napięcie zasilaj<sup>1</sup>ce ( $V_{IO}=V_{CORE}$ )**

Procesor	Napięcie wyjściow	J103	J101	J100
AMD K5, Cyrix/IBM 6x86	3.52 V			
Pentium, Cyrix/IBM 6x86	3.3 V			

## Ustawienie napięcia Flash EPROM - JP19

Plata HOT-565 posiada dwa rodzaje pamięci flash EPROM, 5 i 12 V. Ustawiając odpowiednio jumper JP19, możemy uaktualnić oba rodzaje pamięci.

JP19; 2-3 zwarte dla 5V, 1-2 zwarte dla 12V.

### **UAKTUALNIENIE BIOSU**

Pamięć typu flash umożliwia uaktualnienie BIOS'u. Nową wersję BIOS'u możemy zainstalować z dyskietki.

Podczas uaktualniania BIOS'u należy uwzględnić poniższe uwagi.

\*\*\*\*\* Program użytkowy nie może działać w trybie chronionym/wirtualnym. Nie należy ładować programów typu **QEMM.386**, **EMM386**. (lub ominąć pliki **config.sys** i **autoexec.bat**).

\*\*\*\*\* Program działa z pamięciami Flash EEPROM 5V i 12V.

## Kasowanie pamięci CMOS - JP40

Na płycie HOT-565 znajduje się jumper **JP40**, umożliwia on skasowanie danych przechowywanych w pamięci CMOS.

Jumper ten może usunąć dane CMOS które są przechowywane w układzie Ultra I/O. By skasować dane CMOS należy wykonać poniższe czynności:

- 1) Wyłączyć komputer,
- 2) Zdjąć zworkę z końcówek 2-3 JP40,
- 3) Na chwilę założyć zworkę na końcówki 1-2 JP40,
- 4) Zdjąć zworkę z końcówek 1-2 JP40,
- 5) Założyć ponownie zworkę na końcówki 2-3 JP40,
- 6) Włączyć komputer.

## Z<sup>31</sup>cza i gniazda

Z<sup>31</sup>cza i gniazda

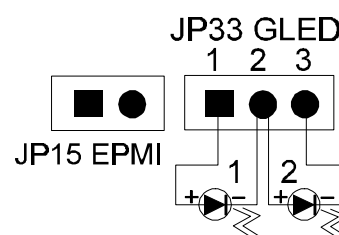
ELEMENT	DZIAŁANIE	ELEMENT	DZIAŁANIE
J2, 3, 4, 5	Gniazda pamięci SIMM	J14	Z <sup>31</sup> cze diody Power LED i blokady klawiatury
DIM1, 2	Gniazda pamięci DIMM 3.3V	J12	Z <sup>31</sup> cze głośnika PC
J23, 17, 18, 19	Sloty dla kart PCI	JP12	Z <sup>31</sup> cze przycisku Reset
J20, 21, 22	Sloty dla kart ISA	JP33	Dioda Green LED **Uwaga 1
J6	Z <sup>31</sup> cze pierwszego sterownika PCI IDE	JP15	Z <sup>31</sup> cze EPMI *Uwaga 1
J7	Z <sup>31</sup> cze drugiego sterownika PCI IDE	JP22	Z <sup>31</sup> cze diody wskazującej działanie HDD
CN1	Z <sup>31</sup> cze sterownika FDD	J10, 11	Z <sup>31</sup> cza USB *Uwaga 2
CN4	Z <sup>31</sup> cze portu równoległego	JP3	Z <sup>31</sup> cze portu Infra-red *Uwaga 3
CN2	Z <sup>31</sup> cze portu szeregowego COM-1	JP1	Z <sup>31</sup> cze wentylatora *Uwaga 4
CN3	Z <sup>31</sup> cze portu szeregowego COM-2		
J99	Z <sup>31</sup> cze portu myszy PS/2 *Uwaga 5		

### Uwaga 1: JP33, JP15 - Z<sup>31</sup>cze Green LED i EPMI

Na płycie znajduje się Z<sup>31</sup>cze EPMI -JP15, Z<sup>31</sup>cze to umożliwia wprowadzenie systemu w tryb uśpienia. Jest to Z<sup>31</sup>cze o dwóch końcówkach pod<sup>31</sup>czonych do prze<sup>31</sup>cznika na obudowie. Jeśli w posiadanej przez nas obudowie nie ma takiego prze<sup>31</sup>cznika, możemy wykorzystać prze<sup>31</sup>cznik "Turbo" ponieważ płyta nie ma tej funkcji.

Jeśli chcemy korzystać z tego Z<sup>31</sup>cza, należy w programie Setup w menu "Power Management" uaktywnić funkcję Power Management.

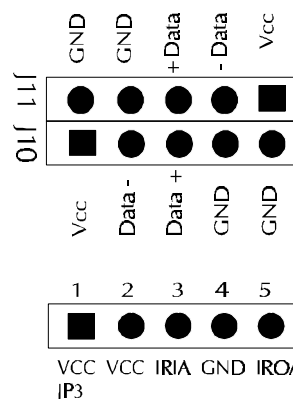
Z<sup>31</sup>cze JP33 ma 3 wyprowadzenia. Diodę wskazującą tryb działania możemy pod<sup>31</sup>czyć do końcówek 1-2 (ustawienie 1) lub końcówek 2-3 (ustawienie 2). Przy ustawieniu 1 dioda LED świeci gdy system działa w normalnym trybie i gaśnie gdy system przechodzi w tryb uśpienia. Natomiast przy ustawieniu 2 dioda LED świeci po wprowadzeniu systemu w tryb uśpienia i gaśnie podczas normalnego działania.



### Uwaga 2: J10, J11 - Z<sup>31</sup>cza USB

Płyta posiada dwa zestawy Z<sup>31</sup>cz USB (Universal Serial Bus) - J10 i J11 umożliwiające pod<sup>31</sup>czenie urządzeń USB.

USB Connectors Pin-out

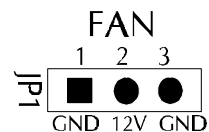


### Uwaga 3: JP3 - Z<sup>31</sup>cze modułu podczerwienie

Na płycie znajduje się Z<sup>31</sup>cze JP3 o 5 wyprowadzeniach, pozwala to na pod<sup>31</sup>czenie opcjonalnego modułu podczerwieni, moduł ten umożliwia bezprzewodową transmisję sygnałów.

**Uwaga 4: JP1 - 12V z<sup>3</sup>1cze wentylatora ch<sup>3</sup>odz<sup>1</sup>cego**

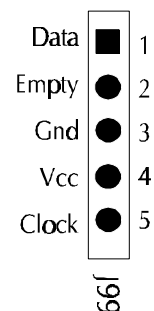
P<sup>3</sup>yta g<sup>3</sup>ówna posiada z<sup>3</sup>1cze 12V do pod<sup>3</sup>1czenia wentylatora ch<sup>3</sup>odz<sup>1</sup>cego. Należy upewnia się czy czerwony przewód do<sup>3</sup>1czony jest do +12V a czarny przewód do masy (GND).



**Ostrzeżenie :** Nie zwieraa<sup>3</sup>końcówek 12V i GND na JP1 zwor<sup>1</sup>k jumpera ponieważ spowoduje to uszkodzenie p<sup>3</sup>yty g<sup>3</sup>ównej..

**Uwaga 5: JP99- Z<sup>3</sup>1cze myszy PS/2**

Na p<sup>3</sup>ycie znajduje się z<sup>3</sup>1cze o 5 końcówkach do pod<sup>3</sup>1czenia myszy PS/2. Na rysunku po prawej stronie podano rozk<sup>3</sup>ad wyprowadzeń z<sup>3</sup>1cza.



## Rozdział 3 Konfiguracja pamięci

Na płycie HOT-565 znajdują się cztery gniazda SIMM o 72 końcówkach i dwa gniazda DIMM o 168 końcówkach, umożliwia to zainstalowanie pamięci RAM o rozmiarze do 256MB. Gniazda SIMM działają z jedno i dwustronnymi modułami DRAM (szybkie stronicowanie lub EDO) o rozmiarze 4MB, 8MB, 16MB, 32MB i 64 MB (5V); gniazda DIMM działają z jedno lub dwustronnymi modułami SDRAM lub EDO o rozmiarze 8MB, 16MB, 32 MB, 64 MB i 128 MB (3.3V).

**Uwaga :** *Nie należy obsadzać równocześnie modułów SIMM 5V i modułów DIMM 3,3V.*

Cztery gniazda SIMM zorganizowane są w dwa banki po dwa gniazda w każdym, natomiast dwa gniazda DIMM zorganizowane są w dwa banki po jednym gnieździe w każdym. Każdy z banków zapewnia 64/72-bitową obsługę danych.

Oba moduły SIMM w banku muszą mieć ten sam rozmiar i typ, można stosować różne pamięci w poszczególnych bankach. Istnieje na przykład możliwość włożenia do jednego banku modułów 70 ns fast page DRAM a do drugiego 60 ns EDO DRAM.

W tablicy na następnej stronie podajemy dostępne konfiguracje pamięci z wykorzystaniem modułów SIMM i DIMM.

**Tablica 3-1. Dostêpne konfiguracije pamiêci**

SIMM 1	SIMM 2	SIMM 3	SIMM 4	DIMM 1	DIM 2	SUMA
4 MB	4 MB	---	---	---	---	8 MB
4 MB	4 MB	4 MB	4 MB	---	---	16 MB
8 MB	8 MB	---	---	---	---	16 MB
4 MB	4 MB	8 MB	8 MB	---	---	24 MB
8 MB	8 MB	8 MB	8 MB	---	---	32 MB
16 MB	16 MB	---	---	---	---	32 MB
4 MB	4 MB	16 MB	16 MB	---	---	40 MB
8 MB	8 MB	16 MB	16 MB	---	---	48 MB
16 MB	16 MB	16 MB	16 MB	---	---	64 MB
32 MB	32 MB	---	---	---	---	64 MB
4 MB	4 MB	32 MB	32 MB	---	---	72 MB
8 MB	8 MB	32 MB	32 MB	---	---	80 MB
16 MB	16 MB	32 MB	32 MB	---	---	96 MB
32 MB	32 MB	32 MB	32 MB	---	---	128 MB
64 MB	64 MB	---	---	---	---	128 MB
4 MB	4 MB	64 MB	64 MB	---	---	136 MB
8 MB	8 MB	64 MB	64 MB	---	---	144 MB
16 MB	16 MB	64 MB	64 MB	---	---	160 MB
32 MB	32 MB	64 MB	64 MB	---	---	192 MB
64 MB	64 MB	64 MB	64 MB	---	---	256 MB
---	---	---	---	8 MB	---	8 MB
---	---	---	---	8 MB	8 MB	16 MB
---	---	---	---	16 MB	---	16 MB
---	---	---	---	8 MB	16 MB	24 MB
---	---	---	---	16 MB	16 MB	32 MB
---	---	---	---	32 MB	---	32 MB
---	---	---	---	8 MB	32 MB	40 MB
---	---	---	---	16 MB	32 MB	48 MB
---	---	---	---	32 MB	32 MB	64 MB
---	---	---	---	64 MB	---	64 MB
---	---	---	---	8 MB	64 MB	72 MB
---	---	---	---	16 MB	64 MB	80 MB
---	---	---	---	32 MB	64 MB	96 MB
---	---	---	---	64 MB	64 MB	128 MB
---	---	---	---	128 MB	---	128 MB
---	---	---	---	8 MB	128 MB	136 MB
---	---	---	---	16 MB	128 MB	144 MB
---	---	---	---	32 MB	128 MB	160 MB
---	---	---	---	64 MB	128 MB	192 MB
---	---	---	---	128 MB	128 MB	256 MB

# Rozdział 4 Award BIOS Setup

BIOS płyty HOT-565 ma wbudowany program Setup. Umożliwia on zmiany konfiguracji systemu. Informacje te są zapamiętane w podtrzymywanej bateryjnie pamięci RAM, dzięki temu informacje te nie są tracone po wyłączeniu zasilania.

## Wejście do programu Setup

Włączając komputer i naciskając klawisz <Del> umożliwi to wejście do programu Setup. Innym sposobem wejścia do programu jest włączenie komputera i gdy w dolnej części ekranu pojawi się pokazany niżej komunikat naciskając klawisz <Del> lub równocześnie naciskając klawisze <Ctrl>, <Alt> i <Esc>.

### TO ENTER SETUP BEFORE BOOT PRESS CTRL-ALT-ESC OR DEL KEY

Jeśli komunikat zniknie zanim zdążymy nacisnąć klawisz, a nadal chcemy wejść do programu Setup, musimy ponownie uruchomić komputer. Możemy to zrobić włączając i po chwili ponownie włączając zasilanie lub przez naciśnięcie przycisku RESET. Możemy też ponownie uruchomić komputer przez równoczesne naciśnięcie klawiszy <Ctrl>, <Alt> i <Delete>. Jeśli nie naciśniemy w porę klawisza <Del> i system operacyjny nie wystartuje, na ekranie pojawi się, pokazany niżej, komunikat o błędzie.

### PRESS F1 TO CONTINUE, CTRL-ALT-ESC OR DEL TO ENTER SETUP



## Menu g³ówne

ROM PCI/ISA BIOS (2A59IH2E) CMOS SETUP UTILITY AWARD SOFTWARE, INC.	
STANDARD CMOS SETUP	INTEGRATED PERIPHERALS
BIOS FEATURES SETUP	IDE HDD AUTO DETECTION
CHIPSET FEATURES SETUP	SUPERVISOR PASSWORD
POWER MANAGEMENT SETUP	USER PASSWORD
PNP/PCI CONFIGURATION	SAVE & EXIT SETUP
LOAD BIOS DEFAULTS	EXIT WITHOUT SAVING
LOAD SETUP DEFAULTS	
Esc : Quit	↑ ↓ → ← : Select Item
F10 : Save & Exit Setup	(Shift)F2 : Change Color

### Standard CMOS setup

Na tej stronie znajduj<sup>1</sup> siê wszystkie elementy zawarte w standardowym programie BIOS setup.

### BIOS features setup

Ta strona zawiera wszystkie elementy specjalnych funkcji BIOS'u AWARD.

### Chipset features setup

Ta strona zawiera elementy konfiguracji chipset.

### Power Management Setup

Ta strona zawiera elementy systemu zarz<sup>1</sup>dzania poborem energii.

### PCI Configuration setup

Ta kategoria okreœla wartoœci (w jednostkach bloków szyny PCI) w zale¿-  
noœci od czasu oczekiwania dla szyny g³ównej PCI i poziom IRQ dla  
urz<sup>1</sup>dzeñ PCI.

### Load BIOS Defaults

Domyœlne wartoœci wprowadzone przez BIOS zapewniaj<sup>1</sup> maksymaln<sup>1</sup>  
wydajnoœci systemu. Mo¿emy jednak zmieniaæ parametry za poœrednictwem  
Option Setup Menu.

### **Load Setup Defaults**

Wprowadzone s<sup>1</sup> wartości umożliwiają<sup>1</sup>ce obniżenie wydajności systemu do minimum. Możemy jednak zmieniać te wartości za pośrednictwem Setup Menu.

### **Integrated Peripherals**

Na tej stronie znajduj<sup>1</sup> się elementy zwi<sup>1</sup>zane ze wszystkimi urz<sup>1</sup>dzeniami peryferyjnymi.

### **IDE HDD auto detection**

Automatyczna konfiguracja parametrów dysków twardych IDE.

### **Supervisor Password**

Zmiana, ustawienie lub wy<sup>31</sup>czenie has<sup>3</sup>a administratora. Umożliwia ograniczenie dostępu do systemu i programu Setup lub tylko do programu Setup.

### **User Password**

Zmiana, ustawienie lub wy<sup>31</sup>czenie has<sup>3</sup>a użytkownika. Umożliwia ograniczenie dostępu do systemu i programu Setup lub tylko do programu Setup.

### **Save & Exit setup**

Zapamiętanie zmienionych wartości w pamięci CMOS i opuszczenie programu Setup.

### **Exit without saving**

Porzucenie wszystkich wprowadzonych zmian i wyjście z programu.

## Standard CMOS Setup

```
ROM PCI/ISA BIOS (2A59IH2E)
STANDARD CMOS SETUP
AWARD SOFTWARE, INC.

Date (mm:dd:yy) : Fri, Mar 14 1997
Time (hh:mm:ss) : 13 : 50 : 24

HARD DISKS          TYPE  SIZE  CYLS HEAD PRECOMP LANDZ SECTOR  MODE
-----
Primary Master   : Auto    0      0   0      0      0      0  AUTO
Primary Slave    : Auto    0      0   0      0      0      0  AUTO
Secondary Master  : Auto    0      0   0      0      0      0  AUTO
Secondary Slave   : Auto    0      0   0      0      0      0  AUTO

Drive A : 1.44M, 3.5 in.
Drive B : None

Video : EGA/UGA
Halt On : All Errors

Base Memory: 640K
Extended Memory: 64512K
Other Memory: 384K
-----
Total Memory: 65536K

ESC : Quit          ↑ ↓ → ← : Select Item      PU/PD/+/- : Modify
F1  : Help          (Shift)F2 : Change Color
```

### Date

Format zapisu daty jest następujący <dzień>, <data> <miesiąc> <rok>. Naciśnięcie <F3> by pokazać kalendarz.

### Time

Format zapisu czasu jest następujący <godzina> <minuta> <sekunda>. Czas jest obliczany na podstawie zegara 24-godzinnego. Na przykład 5 p.m. oznacza 17:00:00.

### Drive C type/Drive D type

Ta kategoria określa rodzaj napędów twardych dysków C i D zainstalowanych w systemie. W programie mamy do wyboru 46 wstępnie zdefiniowanych rodzajów dysków i jeden zdefiniowany przez użytkownika.

Typ dysku wybieramy naciskając PgUp lub PgDn lub wpisujemy określony numer i naciskamy <Enter>. Dane techniczne dysku muszą być zgodne z danymi zawartymi w tabeli. Jeśli dysk używany w naszym systemie nie jest zgodny z żadnym z podanych w tabeli, wykorzystujemy możliwość wpisania danych dysku ręcznie, wybierając dysk zdefiniowany przez użytkownika (Type User).

Jeśli wybierzemy Type User, w kolejnych punktach muszą być wpisane odpowiednie informacje. Dane te wpisujemy bezpośrednio z klawiatury i potwierdzamy je klawiszem <Enter>. Odpowiednie dane znajdziemy w dokumentacji dostarczonej razem z dyskiem.

Możemy też ustawić ten element na AUTO by automatycznie skonfigurować parametry dysku po w³czeniu zasilania.

Je³i w naszym systemie nie ma twardego dysku, wybieramy NONE i naciskamy <Enter>.

### **Drive A type/Drive B type**

W tym polu okreœlamy rodzaje napêdów FDD zamontowanych w systemie.

### **Video**

Wybieramy rodzaj karty graficznej która jest zgodna z rodzajem karty zainstalowanej w naszym systemie i z posiadanym monitorem. Choć istnieje mo¿liwość pod³czenia drugiego monitora, nie musimy wybierać go w programie Setup.

### **Error halt**

Okreœlamy czy komputer ma siê zatrzymać w przypadku wykrycia b³êdu przy starcie systemu.

### **Memory**

W polu tym wyœwietlane s¹ wy³cznie informacje okreœlone w czasie testu POST (Power On Self Test) sterowanego przez BIOS.

#### **Base Memory**

Test POST okreœli iloœć pamieci podstawowej (konwencjonalnej) zainstalowanej w systemie. Wartoœć ta wynosi zwykle 640K dla systemów z pamieci¹ 640K lub wiêksz¹.

#### **Extended Memory**

Program BIOS okreœla ile pamieci rozszerzonej (extended) znajduje siê na p³ycie w czasie testu POST. Jest to pamieć powy¿ej 1 MB w obszarze adresowym CPU.

## BIOS Features Setup

ROM PCI/ISA BIOS (2A59IH2E) BIOS FEATURES SETUP AWARD SOFTWARE, INC.					
CPU Internal Cache	:	Enabled	Video BIOS Shadow	:	Enabled
External Cache	:	Enabled	C8000-CBFFF Shadow	:	Disabled
Quick Power On Self Test	:	Enabled	CC000-CFFFF Shadow	:	Disabled
Boot Sequence	:	A,C,SCSI	D0000-D3FFF Shadow	:	Disabled
Swap Floppy Drive	:	Disabled	D4000-D7FFF Shadow	:	Disabled
Boot Up Floppy Seek	:	Enabled	D8000-DBFFF Shadow	:	Disabled
Boot Up NumLock Status	:	On	DC000-DFFFF Shadow	:	Disabled
Boot Up System Speed	:	High			
Typematic Rate Setting	:	Disabled			
Typematic Rate (Chars/Sec)	:	6			
Typematic Delay (Msec)	:	250			
Security Option	:	Setup			
PCI/UGA Palette Snoop	:	Disabled			
OS Select For DRAM > 64MB	:	Non-OS2			
			ESC	:	Quit
			F1	:	Help
			F5	:	Old Values
			F6	:	Load BIOS Defaults
			F7	:	Load Setup Defaults
			↑↓+*	:	Select Item
			PU/PD/+/-	:	Modify
			(Shift)F2	:	Color

### CPU Internal/External Cache

W polu tym w<sup>31</sup>czamy pamięć wewnętrzną cache procesora, przyspiesza to dostęp do pamięci. Domyślna wartość to enabled.

### Quick Power On Self Test

W tej kategorii możemy przyspieszyć wykonanie testu POST po w<sup>31</sup>czeniu komputera. Jeśli jest on w<sup>31</sup>czony, BIOS skróci lub pominie niektóre z elementów POST.

### Boot Sequence

W polu tym określamy kolejność przeszukiwania napędów w poszukiwaniu systemu operacyjnego. Domyślne ustawienie to A, C.

### Swap Floppy Drive

W<sup>31</sup>czenie tego pola powoduje prze<sup>31</sup>czenie przez BIOS przypisania napędów FDD, napęd A: będzie działał jako napęd B:, a napęd B: jako napęd A:.

### Boot Up Floppy Seek

BIOS określa rodzaj pod<sup>31</sup>czanego napędu FDD. (40 lub 80 ścieżek).

### Boot Up NumLock Status

W<sup>31</sup>czenie tej opcji powoduje, że BIOS wy<sup>31</sup>cza lub w<sup>31</sup>cza **Num Lock** po uruchomieniu systemu.

### **Boot Up System Speed**

Opcja ta ustala prędkość procesora po w³¹czeniu systemu. Dostępné ustawienia to **High** lub **Low**.

### **Typematic Rate Setting/Typematic Rate/Typematic Delay**

W polu tym okreœlamy czy chcemy wykorzystywaæ mo¿liwoœæ ustawienia prędkoœci powtarzania i opóŹnienie powtarzania. Gdy funkcja prędkoœci powtarzania jest w³¹czona, mo¿emy ustawiæ prędkoœci powtarzania klawiszy oraz opóŹnienie po którym zaczyna siê przyœpieszanie wpisywania.

### **Security Option**

Kategoria ta umo¿liwia ograniczenie dostępu do systemu i programu Setup lub tylko do programu Setup.

Gdy wybierzemy **System**, to uruchomienie systemu i dostę do programu Setup mo¿liwe béd¹ wy³¹cznie po podaniu has³a.

Gdy wybierzemy **Setup**, dostę do programu Setup bédzie mo¿liwy wy³¹cznie po podaniu has³a.

### **PCI VGA Palette Snoop**

Pole to musi byæ ustawione na enabled, jeœli w systemie mamy zainstalowan¹ kartê ISA VGA, jeœli w systemie mamy zamontowan¹ dowoln¹ kartê PCI VGA opcja ta musi byæ ustawiona na disabled.

### **OS Select For DRAM > 64MB**

Jeœli mamy w systemie ponad 64MB pamiêci, proszê prze³¹czyæ to pole na **OS2** by system operacyjny OS/2 wykrywa³ ca³¹ pamiêæ operacyjn¹, w innym przypadku ustawiamy to pole na wartoœæ **Non-OS2**.

### **Video BIOS Shadow/XXXXX-XXXXX Shadow**

Pole to okreœla czy Video BIOS lub opcjonalny ROM bédzie kopiowany do pamiêci RAM.

## Chipset Features Setup

ROM PCI/ISA BIOS (2A59IH2E) CHIPSET FEATURES SETUP AWARD SOFTWARE, INC.		
Auto Configuration	: Enabled	
DRAM Timing	: 70ns	
DRAM Leadoff Timing	: 10/6/3	
DRAM Read Burst (EDO/FP)	: x222/x333	
DRAM Write Burst Timing	: x222	
Fast EDO Lead Off	: Disabled	
Refresh RAS# Assertion	: 4 Clks	
Fast RAS To CAS Delay	: 3	
DRAM Page Idle Timer	: 2 Clks	
DRAM Enhanced Paging	: Enabled	
Fast MA to RAS# Delay	: 2 Clks	
SDRAM(CAS Lat/RAS-to-CAS)	: 3/3	
SDRAM Speculative Read	: Disabled	
System BIOS Cacheable	: Disabled	
Video BIOS Cacheable	: Disabled	
8 Bit I/O Recovery Time	: 3	
16 Bit I/O Recovery Time	: 2	
Memory Hole At 15M-16M	: Disabled	
PCI 2.1 Compliance	: Disabled	
		ESC : Quit            ↑↓→← : Select Item F1 : Help            PU/PD/+/- : Modify F5 : Old Values    (Shift)F2 : Color F6 : Load BIOS Defaults F7 : Load Setup Defaults

### Auto Configuration

Wybranie tej opcji automatycznie konfiguruje częstotliwości czasowych związanych z obsługą pamięci, dla różnych częstotliwości zegara systemowego.

### DRAM Timing

Pole to ustawia czasy odczytu i zapisu pamięci DRAM. W przypadku gdy pole "Auto Configuration" ustawione jest na wartość disabled, pole to nie jest dostępne.

### DRAM Leadoff Timing

Element ten ustala ilość cykli zegara CPU przed wykonaniem operacji zapisu lub odczytu pamięci DRAM.

### DRAM Read Burst (EDO/FP)

Kategoria ta ustawia zależności czasowe przy odczycie potokowym EDO/FP DRAM. Ustawienia zależą od rodzaju pamięci DRAM stosowanych w systemie. Dostępne opcje to **x222/x333**, **x333/x444** i **x444/x444**.

### DRAM Write Burst Timing

Kategoria ta ustawia zależności czasowe przy zapisie potokowym EDO/FP DRAM. Ustawienia zależą od rodzaju pamięci DRAM stosowanych w systemie. Dostępne opcje to **x4444**, **x3333** i **x2222**.

### **Fast EDO Lead off**

Pole to określa czy wybieramy szybki transfer dla cykli odczytu przez CPU z pamięci DRAM, dostępne opcje to "**Enable**" lub "**Disable**".

### **Refresh RAS# Assertion**

Pole to wykorzystujemy do określenia ilości cykli zegara RAS# wykorzystanych do cykli odświeżania.

### **Fast RAS To CAS Delay**

Podczas odświeżania DRAM, wiersze i kolumny adresowane są oddzielnie. W polu tym możemy określać zależności czasowe przy przejściu z adresu wiersza (RAS) do adresu kolumny (CAS). Dostępne opcje to **3** i **2** CLKs.

### **Fast MA to RAS# Delay CLK**

Pole to jest wykorzystywane do ustawienia opóźnienia szybkiego adresowania pamięci (Memory Address) do RAS# które steruje zależnościami czasowymi przy opuszczaniu wierszy DRAM.

### **DRAM Page Idle Timer**

Element ten określa jak długo sterownik HCLK 430TX DRAM oczekuje na zamknięcie strony DRAM po zgłoszeniu braku aktywności przez CPU.

### **DRAM Enhanced Paging**

Jeśli element ten jest ustawiony na *Enabled*, to sterownik 430TX DRAM podtrzymuje otwartą stronę aż do pojawienia się opuszczonej strony lub wiersza. Jeśli ustawimy na *Disabled*, to strona DRAM jest podtrzymywana w stanie otwartym aż do chwili gdy szyna główna CPU nie będzie zajęta lub interfejs PCI przejmie szynę.

### **SDRAM (CAS Lat/RAS-to-CAS)**

Ustawiamy tu czas oczekiwania CAS# i RAS# do zegara CAS# dla pamięci SDRAM. Jeśli nie mamy pamięci SDRAM, pole to nie jest aktywne.

### **SDRAM Speculative Read**

Element ten jest wykorzystywany do ustawienia spekulatywnego odczytu SDRAM jako wcześniejszy lub późniejszy. (Zalecamy pozostawienie ustawienia domyślnego Disabled)

### **System BIOS Cacheable**

Pole to umożliwia przepisywanie do pamięci RAM obszaru adresowego BIOS F000~FFFF.



### **Video BIOS Cacheable**

Pole to umożliwia przepisywanie do pamięci RAM obszaru adresowego video BIOS C000~C7FF.

### **8 Bit I/O Recovery Time**

Jest to czas, mierzony w cyklach zegarowych, o które zostanie opóźniony system po zakończeniu działania I/O. Opóźnienie to ma miejsce ze względu na to, że CPU działa znacznie szybciej niż szyna I/O, tak więc CPU musi być opóźnione do chwili zakończenia działania I/O.

Pole to jest wykorzystywane do dodania dodatkowego opóźnienia pomiędzy CPU a szyną główną PCI w oparciu o cykle I/O szyny 8 bitowej. Dostępne opcje to **NA** (brak), **1** do **8** cykli CPU.

### **16-Bit I/O Recovery Time**

Pole to jest wykorzystywane do dodania dodatkowego opóźnienia pomiędzy CPU a szyną główną PCI w oparciu o cykle I/O szyny 16 bitowej. Dostępne opcje to **NA** (brak), **1** do **4** cykli CPU.

### **Memory Hole At 15M-16M**

By zwiększyć wydajność systemu, pewien obszar w pamięci możemy zarezerwować dla kart ISA. Pamięć ta musi być mapowana w obszarze pamięci poniżej 16 MB.

### **PCI 2.1 Compliance**

Wersja 2.1 specyfikacji PCI wymaga bardzo dokładnej kontroli czasów oczekiwania. Cykle PCI do lub z szyny ISA zwykle trwają dłużej. Włączenie tej opcji powoduje uruchomienie przez chipset programowalnego mechanizmu który umożliwia spełnienie wymaganych wartości opóźnienia.

## Power Management Setup

ROM PCI/ISA BIOS (2A59IH2E)	
POWER MANAGEMENT SETUP	
AWARD SOFTWARE, INC.	
Power Management	: Disabled
PM Control by APM	: Yes
Video Off Method	: U/H SYNC+Blank
Video Off After	: Standby
Doze Mode	: Disabled
Standby Mode	: Disabled
Suspend Mode	: Disabled
HDD Power Down	: Disabled
UGA Active Monitor	: Disabled
** Reload Global Timer Events **	
IRQ[3-7,9-15],NMI	: Enabled
Primary IDE 0	: Disabled
Primary IDE 1	: Disabled
Secondary IDE 0	: Disabled
Secondary IDE 1	: Disabled
Floppy Disk	: Disabled
Serial Port	: Enabled
Parallel Port	: Disabled
ESC	: Quit
F1	: Help
F5	: Old Values
F6	: Load BIOS Defaults
F7	: Load Setup Defaults
↑↓++	: Select Item
PU/PD/+/-	: Modify
(Shift)F2	: Color

## Power Management

Kategoria ta określa opcje funkcji zarządzania energią. Domyślna wartość to Disable czyli wyłączone. Na następnych stronach opiszemy możliwości poszczególnych opcji.

<b>Disabled</b>	Wyłączenie systemu zarządzania poborem energii.
<b>User Define</b>	Możliwość określenia zarządzania poborem energii.
<b>Min Saving</b>	Wstępnie zdefiniowane wartości czasowe są ustalone w taki sposób, że przyjmują wartości maksymalne.
<b>Max Saving</b>	Wstępnie zdefiniowane wartości czasowe są ustalone w taki sposób, że przyjmują wartości minimalne.

## PM Control by APM

Jeśli pole to ustawimy na wartość No, BIOS systemu zignoruje APM przy zarządzaniu poborem energii.

Jeśli pole to ustawimy na wartość Yes, BIOS systemu będzie czekał na zgłoszenie APM przed wejściem w tryb zarządzania poborem energii **DOZE**, **STANDBY** lub **SUSPEND**.

## Video Off Method

<b>Blank Screen</b>	BIOS ściemni ekran przy wyłączeniu video.
<b>V/H SYN</b>	Poza Blank Screen, BIOS wyśle również sygnały
<b>+Blank</b>	V-SYNC i H-SYNC podawane z karty na monitor.
<b>DPMS</b>	Funkcja ta jest dostępna tylko w przypadku kart VGA działających w trybie DPMS.

### **Doze Mode, Standby Mode, Suspend Mode**

Elementy te ustalaj<sup>1</sup> okres czasu po którym uaktywni siê kaŹdy z podanych trybów, dostêpne okresy czasu wynosz<sup>1</sup> od 1 minuty do 1 godziny.

### **HDD Power Down**

Element ten okreœla nieprzerwany czas bezczynnoœci dysku zanim zostanie on wprowadzony w tryb oszczêdzania energii (wy³¹czenie silnika). Dostêpne opcje czas od 1 min do 15 min lub *Disabled*.

### **VGA Active Monitor**

Jeœli element ten jest ustawiony na Enabled, to bêdzie nadzorowana aktywnoœæ VGA w³¹czaj¹c ogólny uk³ad czasowy.

### **\*\* Reload Global Timer Events \*\***

Jeœli te elementy zostan¹ ustawione na Disabled, to aktywnoœæ systemu nie bêdzie nadzorowana i nie zostanie w³¹czony ogólny uk³ad czasowy.

Jeœli elementy te ustawimy na Enabled, to aktywnoœæ systemu bêdzie nadzorowana i zostanie w³¹czony ogólny uk³ad czasowy.

Elementy te obejmuj¹ IRQ[3-7, 9-15], NMI, pierwszy sterownik IDE0/1, drugi sterownik IDE 0/1, napêd FDD, porty szeregowo i port równoleg³y.

## PCI Configuration Setup

ROM PCI/ISA BIOS (2A59IH2E) PNP/PCI CONFIGURATION AWARD SOFTWARE, INC.	
PNP OS Installed : <b>No</b>	PCI IDE IRQ Map To : PCI-AUTO
Resources Controlled By : Manual	Primary IDE INT# : A
Reset Configuration Data : Disabled	Secondary IDE INT# : B
 IRQ-3 assigned to : Legacy ISA IRQ-4 assigned to : Legacy ISA IRQ-5 assigned to : PCI/ISA PnP IRQ-7 assigned to : PCI/ISA PnP IRQ-9 assigned to : PCI/ISA PnP IRQ-10 assigned to : PCI/ISA PnP IRQ-11 assigned to : PCI/ISA PnP IRQ-12 assigned to : PCI/ISA PnP IRQ-14 assigned to : PCI/ISA PnP IRQ-15 assigned to : PCI/ISA PnP DMA-0 assigned to : PCI/ISA PnP DMA-1 assigned to : PCI/ISA PnP DMA-3 assigned to : PCI/ISA PnP DMA-5 assigned to : PCI/ISA PnP DMA-6 assigned to : PCI/ISA PnP DMA-7 assigned to : PCI/ISA PnP	
ESC : Quit            ↑↓←→ : Select Item F1 : Help            PU/PD/+/- : Modify F5 : Old Values    (Shift)F2 : Color F6 : Load BIOS Defaults F7 : Load Setup Defaults	

### PNP OS Installed

Ustawienie tego elementu na **Yes**, umożliwia sterowanie zasobami systemu przez system operacyjny PnP (Windows 95), nie dotyczy to urządzeń PCI i urządzeń PnP inicjujących system.

Ustawienie domyślne to **No**.

### Resources Controlled By

BIOS Award Plug and Play ma możliwość automatycznego konfigurowania wszystkich urządzeń inicjujących system które są zgodne ze standardem Plug and Play. Nie ma to jednak znaczenia jeśli nie korzystamy z systemu operacyjnego Plug and Play takiego jak na przykład Windows 95.

### Reset Configuration Data

Element ten umożliwia określenie czy wyzerować dane konfiguracyjne czy też nie.

### IRQ 3/4/5/7/9/10/11/12/14/15, assigned to

Elementy te umożliwiają określenie przypisania IRQ do szyny ISA, oznacza to brak możliwości udostępnienia ich dla urządzeń na szynie PCI.

Możemy ustawić **Legacy ISA** lub **PCI/ISA PnP**.

### **DMA 0/1/3/5/6/7 assigned to**

Elementy te umożliwiają<sup>1</sup> określenie DMA do szyny ISA, oznacza to brak możliwości udostępnienia ich dla urządzeń na szynie PCI.

Możemy ustawić **Legacy ISA** lub **PCI/ISA PnP**.

### **PCI IRQ Activated by**

Element ten ustala sposób w jaki szyna PCI rozpoznaje wysłanie<sup>3</sup>anie żądania przerwania przez urządzenie. Nie należy zmieniać ustawienia domyślnego chyba, że wynika to jednoznacznie z instrukcji urządzenia PCI. Dostępne opcje to **Level** (poziom - ustawienie domyślne) i **Edge** (zbocze sygnału).

### **PCI IDE IRQ Map to**

Element ten umożliwia skonfigurowanie systemu pod kątem rodzaju wykorzystywanego sterownika IDE. Domyślnie, Setup zakłada, że nasz sterownik jest urządzeniem ISA a nie PCI.

Jeśli wyposażymy nasz system w sterownik PCI, możemy tu ustalić w którym slotie umieszczona sterownik i jakie przerwanie PCI (A, B, C lub D) jest skojarzone z podłączonym twardego dyskiem.

Należy pamiętać, że to ustawienie odnosi się fizycznie do twardego dysku a nie do pojedynczej partycji. Ponieważ każdy sterownik IDE obsługuje dwa oddzielne napędy dysków twardych, możemy wybrać przerwanie INT# dla każdego z nich. Należy też zwrócić uwagę, że pierwszy dysk ma niższe przerwanie niż drugi zgodnie z zapisem "Slot x Using INT#".

Wybranie opcji "PCI Auto" pozwala na automatyczne określenie przez system konfiguracji dysków IDE w systemie.

## Integrated Peripherals

ROM PCI/ISA BIOS (2A59IH2E) INTEGRATED PERIPHERALS AWARD SOFTWARE, INC.	
IDE HDD Block Mode : Enabled	
IDE Primary Master PIO : Auto	
IDE Primary Slave PIO : Auto	
IDE Secondary Master PIO : Auto	
IDE Secondary Slave PIO : Auto	
IDE Primary Master UDMA : Auto	
IDE Primary Slave UDMA : Auto	
IDE Secondary Master UDMA : Auto	
IDE Secondary Slave UDMA : Auto	
On-Chip Primary PCI IDE : Enabled	
On-Chip Secondary PCI IDE : Enabled	
Onboard FDC Controller : Enabled	
Onboard Serial Port 1 : Auto	
Onboard Serial Port 2 : Auto	
UR2 Mode : Standard	
Onboard Parallel Port : 378/IRQ7	ESC : Quit            ↑↓++ : Select Item F1 : Help            PU/PD/+/- : Modify F5 : Old Values (Shift)F2 : Color F6 : Load BIOS Defaults F7 : Load Setup Defaults
Parallel Port Mode : SPP	

### IDE HDD Block Mode

W polu tym możemy ustawić napęd dysku twardego w tryb blokowy. Jeśli nasz dysk IDE obsługuje tryb blokowy, możemy w<sup>31</sup>czytać ten tryb, zmniejszyć to czas dostępu do danych. Jeśli dysk nie działa w trybie blokowym, wy<sup>31</sup>czamy ten tryb co pozwoli na uniknięcie błędów w obsłudze dysku.

### IDE Primary/Secondary Master/Slave PIO

W tych polach mamy do dyspozycji pięć trybów definiowanych ręcznie i jeden automatycznie. S<sup>1</sup> to **0, 1, 2, 3, 4** i **AUTO**. Domyślne ustawienie to Auto.

### IDE Primary/Secondary Master/Slave UDMA

Chipset Intel 430TX PCI poprawia transfer IDE poprzez wykorzystanie Bus Master UltraDMA/33 IDE co umożliwia uzyskanie wartości 33MB/s. Dostępne opcje to *Disabled* i *Enabled*, Ustawienie domyślne to *Enabled* czyli w<sup>31</sup>czenie *UltraDMA33* dla pierwszego/drugiego głównego/podrzędnego sterownika IDE.

### On-Chip Primary/Secondary PCI IDE

W tym polu możemy w<sup>31</sup>czytać lub wy<sup>31</sup>czytać pierwszy/drugi sterownik PCI IDE. Mamy do wyboru ustawienia "**Enable**" lub "**Disable**".

### Onboard FDC Control

Pole to okreœla stan sterownika napêdu FDD na p³ybie. Ustawienie "Enabled" umoŹliwia pod³¹czenie napêdów FDD do z³¹cza na p³ybie. Jeœli mamy oddzielny sterownik ustawiamy to pole na "Disabled".

### Onboard UART1/2

Element ten jest wykorzystywany do okreœlenia portów szeregowych 1 i 2. Mamy do wyboru **3F8/IRQ4**, **2F8/IRQ3**, **3E8/IRQ4**, **2E8/IRQ3**, **Auto** lub **Disabled**.

### UR2 Mode

P³yta g³ówna umoŹliwia obs³ugê IrDA (HPSIR) i Amplitudes Shift Keyed IR(ASKIR) poprzez port COM 2. W polu tym okreœlamy tryb dzia³ania portu Infra Red, do wyboru mamy opcje **IrDA 1.0**, **ASKIR**, **MIR 0.57M**, **MIR 1.15M**, **FIR** lub **Standard (Disabled)**.

Uwaga : W tej chwili tryb FIR nie jest jeszcze dostêpny.

### IR Duplex Mode

Element ten okreœla tryb przenoszenia danych przez port podczerwieni moŹe to byæ *full-duplex* lub *half-duplex*. Element ten bêdzie niewidoczny jeœli wybrany zostanie jeden z trybów IrDA, ASKIR lub MIR UR2.

### Onboard Parallel Port

Okreœlamy tu adres portu równoleg³ego na p³ybie na **378H**, **278H**, **3BCH** lub **Disabled**.

### Parallel Port Mode

W polu tym okreœlamy tryb dzia³ania portu równoleg³ego. Dostêpne opcje to **SPP** (Standard Parallel Port), **EPP** (Enhanced Parallel Port), **ECP** (Extended Capabilities Port) i **EPP+ECP**.

### ECP Mode Use DMA

W tym polu okreœlamy kana³ DMA (Direct Memory Access) gdy wykorzystywane jest urz¹dzenie ECP. Dostêpne opcje to DMA **1** i DMA **3**.

Pole to nie jest aktywne gdy dla portu równoleg³ego wybierzemy tryb SPP lub EPP.

## Password Setting

Możemy ustawić dwa tryby dostępu, występuj<sup>1</sup> one w opcjach Supervisor Password i User Password.

```

ROM PCI/ISA BIOS (2A59GH2C)
CMOS SETUP UTILITY
AWARD SOFTWARE, INC.

STANDARD CMOS SETUP
BIOS FEATURES SETUP
CHIPSET FEATURES SETUP
POWER MANAGEMENT SETUP
PNP/PCI CONFIGURATION
LOAD BIOS DEFAULTS
LOAD SETUP DEFAULTS

INTEGRATED PERIPHERALS
IDE HDD AUTO DETECTION
SUPERVISOR PASSWORD
USER PASSWORD
SAVE & EXIT SETUP
UT SAVING

Enter Password:

Esc : Quit
F10 : Save & Exit Setup

↑ ↓ → ← : Select Item
(Shift)F2 : Change Color

Change/Set/Disable Password

```

## Has³o administratora i has³o u¿ytkownika

Opcje te umoŹliwiaj<sup>1</sup> ograniczenie dostêpu do programu Setup poprzez dwa róŹne tryby: Supervisor i User.

Ogólnie mówi<sup>1</sup>c, tryb Supervisor umożliwia uzyskanie pełnego dostępu do opcji programu Setup, w trybie User mamy ograniczony dostęp do niektórych opcji. Poprzez oddzielne ustawienie hasła dla administratora i użytkownika, administrator systemu może ograniczyć dostęp do istotnych wartości w programie Setup.

## Enter Password (Wprowadzenie hasła)

Wpisaa has³o, o d³ugoœci do œœmiu znaków i nacisn¹æ <Enter>. Wpisane teraz has³o skasuje z pamiœci CMOS has³o wpisane wczeœniej. Pojawi siê zg³oszenie o ponowne wpisanie has³a. Wpisaa has³o ponownie i nacisn¹æ <Enter>. Mo¿emy te¿ nacisn¹æ <Esc> by przerwaæ dzia³anie, rezygnuj¹c z wprowadzenia has³a.



### **Password Disable (Wy³¹czenie has³a)**

By wy³¹czyæ has³o, nacisn¹æ <Enter> gdy jesteœmy proszeni o podanie has³a. Komunikat potwierdzi wy³¹czenie has³a. Po wy³¹czeniu has³a, system wystartuje i uzyskujemy pe³en dostêp do programu Setup.

Gdy wybierzemy System w opcji Security, zg³oszenie o podanie has³a pojawi siê przy ka¿dym uruchomieniu systemu i zawsze przy próbie wejœcia do programu Setup. Jeœli wybierzemy Setup w opcji Security, zg³oszenie o podanie has³a pojawi siê przy ka¿dej próbie wejœcia do programu Setup.

**Ostrze¿enie :** Zapisæ wprowadzone has³o. Jeœli je zapomnimy, jedyn¹ metod¹ wejœcia do systemu jest skasowanie pamiêci CMOS, patrz rozdzia³ "Kasowanie CMOS".