

**HOT-557**

**Procesor Pentium™**

**PLYTA GŁÓWNA PCI**

*Instrukcja obsługi*

Ver. 1.4

## Informacja CE:

W celu uzyskania kompatybilności elektromagnetycznej produktu wykorzystano podane niżej normy:

- Odporność według EN 50082-1: 1992
- Promieniowanie według EN 55022: 1987 Class B.

## Uwaga:

Urządzenie zostało sprawdzone i stwierdzono zgodność z wartościami granicznymi dla urządzeń cyfrowych klasy B, stosownie do części 15 przepisów FCC. Wartości te zapewniają wystarczające zabezpieczenie przed zakłóceniami w instalacjach budynków. Urządzenie to wytwarza, wykorzystuje i może promieniować energię o częstotliwościach fal radiowych, w sytuacjach gdy jest nieprawidłowo zainstalowane i wykorzystywane. Nawet w przypadku ścisłego przestrzegania zaleceń producenta, może powodować szkodliwe zakłócenia komunikacji radiowej. Nie ma też gwarancji, że zakłócenia nie pojawią się w konkretnej sytuacji. Jeśli urządzenie powoduje zakłócenia w odbiorze radiowym lub telewizyjnym, które można określić przez wyłączenie i wyłączenie urządzenia, można ograniczyć zakłócenia jedną z podanych niżej metod:

Zmienić kierunek ustawienia lub miejsce ustawienia anteny odbiorczej.

Zwiększyć odległość pomiędzy urządzeniem a odbiornikiem.

Podłączyć urządzenie do innych obwodów zasilających niż te do których podłączony jest odbiornik zakłócany.

Skonsultować się ze sprzedawcą lub dołączonym specjalistą od spraw techniki radiowo - telewizyjnej w celu uzyskania dodatkowych informacji.

## Ostrzeżenie

Zwraca się uwagę użytkownika, że zmiany lub modyfikacje sprzętu, które nie uzyskały akceptacji wytwórcy lub sprzedawcy, mogą spowodować odmowę naprawy urządzenia i utratę uprawnień gwarancyjnych.

*Uwaga: W celu utrzymania instalacji naszego produktu w ramach określonych dla urządzeń klasy B, należy tam, gdzie to możliwe, stosować przewody ekranowane oraz przewód sieciowy z przewodem uziemiaczym.*

## UWAGA

Copyright 1997.

Wszelkie prawa zastrzeżone

Instrukcja obsługi wersja 1.4

Wszelkie informacje, dokumentacje i dane techniczne zawarte w niniejszej instrukcji obsługi mogą ulec zmianie bez uprzedniego zawiadomienia.

Autorzy nie ponoszą odpowiedzialności za jakiegokolwiek błąd lub przeoczenia które mogłyby wystąpić w niniejszej instrukcji oraz nie zobowiązują się do uaktualniania informacji w niej zawartych.

## ZNAKI HANDLOWE

Intel jest zarejestrowanym znakiem handlowym Intel Corporation

Pentium™ Processor jest zarejestrowanym znakiem handlowym Intel Corporation

PC/AT jest zarejestrowanym znakiem handlowym International Business Machine Corporation.

PS/2 jest zarejestrowanym znakiem handlowym IBM Corporation.

Wszystkie inne firmy i nazwy produktów wymienione w niniejszej instrukcji są znakami handlowymi lub zarejestrowanymi znakami handlowymi i są własnością ich właścicieli.

# SPIS TREŚCI

<b>WSTĘP .....</b>	<b>4</b>
<b>ROZDZIAŁ 1 WPROWADZENIE .....</b>	<b>5</b>
Dane techniczne .....	5
<b>ROZDZIAŁ 2 INSTALACJA SPRZĘTOWA .....</b>	<b>7</b>
Jumpery .....	7
Wybór częstotliwości zegara CPU .....	8
Wybór napięcia zasilającego - J100, J101, J102, J107 .....	10
Wybór rozmiaru pamięci cache - JP29, JP30 .....	11
Ustawienie napięcia pamięci Flash EPROM - JP19 .....	12
Kasowanie CMOS - JP21 .....	12
Kasowanie hasła - JP9 .....	13
Złącza i gniazda .....	13
<b>ROZDZIAŁ 3 KONFIGURACJA PAMIĘCI .....</b>	<b>14</b>
<b>ROZDZIAŁ 4 AWARD BIOS SETUP .....</b>	<b>17</b>
Menu główne .....	18
Ustawienia standardowe CMOS .....	20
Ustawienia właściwości BIOS .....	22
Ustawienia Chipset .....	24
Ustawienia zarządzania poborem energii .....	27
Konfiguracja szyny PCI .....	29
Urządzenia peryferyjne .....	31
Ustawienie hasła .....	33

## Wstêp

Płyta główna HOT-557 jest płytą systemową kompatybilną z IBM PC/AT, o najwyższej skali integracji. Konstrukcja płyty umożliwia stosowanie procesorów Intel Pentium, Cyrix/IBM 6x86/L i AMD K5, można też stosować zewnętrzne pamięć cache działającą w trybie potokowym (pipeline burst) 256 KB i 512 KB. Możliwe jest wykorzystanie pamięci operacyjnej o maksymalnym rozmiarze do 128 MB. Mogą to być moduły EDO RAM, DRAM lub SDRAM w standardowych gniazdach SIMM o 72 końcówkach i w gniazdach DIMM o 168 końcówkach (3.3 V). Podstawka ZIF typ 7 dla procesorów Pentium umożliwia stosowanie najnowszych modeli procesorów.

Płyta HOT-557 zapewnia nowy poziom integracji obsługi urządzeń I/O. Zestaw chipów 82430VX PCI ma większy stopień integracji i wydajność niż układy innych producentów. Chipset 82430VX PCI ma zintegrowany wysokowydajny sterownik Bus Mastering IDE z dwoma kanałami IDE, pozwala to na obsługę maksymalnie czterech urządzeń IDE.

Sterownik Super I/O zapewnia działanie standardowych funkcji PC I/O: interfejs napędów FDD, dwa porty szeregowo FIFO, port w standardzie IrDA i port równoległy pracujący w jednym ze standardów SPP/EPP/ECP.

Cztery sloty dla kart rozszerzeń PCI umożliwiają szybki transfer danych, jest to szczególnie istotne w programach graficznych, natomiast trzy sloty ISA umożliwiają proste uzupełnienie działania I/O.

Płyta HOT-557 tworzy doskonałą platformę dla systemu efektywnego pod względem kosztów, o wysokiej wydajności, łatwo rozszerzalnego i wykorzystującego najnowsze procesory Pentium i standardy I/O.

# Rozdział 1 Wprowadzenie

## Dane techniczne

### **Działanie CPU**

- ☐ Procesory Pentium: 75~200MHz
- ☐ Procesory Cyrix 6x86: P120+~P166+
- ☐ Procesory AMD K5: PR75~PR166

### **Układy sterujące (Chipset)**

- ☐ Intel PCIset 82437VX, 82438VX i 82371SB

### **Pamięć**

- ☐ Obsługa dwóch banków EDO RAM, Fast Page DRAM i 3.3V Sync. DRAM w zakresie od 8MB do 128MB
- ☐ Obsługa modułów SIMM 4MB, 8MB, 16MB, 32MB o 72 końcówkach lub modułów DIMM 8MB, 16MB, 32MB o 168 końcówkach

### **Pamięć podręczna (Cache memory)**

- ☐ Zintegrowany sterownik pamięci cache L2 działa w trybie write back
  - Bezpośrednie mapowanie 256KB lub 512KB w trybie Pipeline Burst Cache

### **Funkcje zarządzania poborem energii**

- ☐ Cztery tryby zarządzania poborem energii: Full on, Doze, Standby i Suspend
- ☐ Obsługa Microsoft APM
- ☐ Z³¹cze EPMI (External Power Management Interrupt)

## Rozszerzenia

- ☐ Cztery sloty 32-bitowe PCI
- ☐ Trzy sloty 16-bitowe ISA
- ☐ 2 kanałowy port PCI IDE
  - Obsługa do czterech urządzeń IDE
  - W trybie PIO 4, DMA 2 transfer do 22 MB/sec
  - Zintegrowany bufor 8 x 32-bit dla transferu PCI IDE w trybie burst
- ☐ Jeden port obsługi napędów FDD
- ☐ Jeden port równoległy
  - Obsługa **SPP** (kompatybilny z PS/2 dwukierunkowy port równoległy), **EPP** (port równoległy poszerzony) i **ECP** (port o poszerzonych możliwościach) o najwyższej wydajności.
- ☐ Dwa porty szeregowo
  - Kompatybilne z 16C550 UARTS.
  - Obsługa połączeń IrDA (podczerwień).
- ☐ Jeden port myszy PS/2
- ☐ Dwa porty USB (Uniwersalna szyna szeregowo)

## Konstrukcja płyty

- ☐ Wymiary 220mm x 280mm

















## Rozdzia<sup>3</sup>

















## Wybór częstotliwości zegara CPU









Na płycie HOT-557 możemy przy pomocy jumperów ustawić odpowiedni<sup>1</sup> częstotliwość zegara systemowego. JP36 o 6 wyprowadzeniach umożliwia ustawienie częstotliwości zegara systemowego od 50 MHz do 75 MHz.

Przy pomocy JP23 i JP24 możemy ustalić współczynnik mnożenia zegara CPU. Przez założenie lub zdjęcie zworek na JP23 i JP24, użytkownik ma możliwość zmiany współczynnika **Host Bus Clock/CPU Core Clock** począwszy od 1 : 1.5 do 1 : 3.

Procesor Intel Pentium		
Rodzaj CPU	Zegar systemu (JP36)	Mnożnik zegara (JP23, JP24)
200 MHz	66 MHz 	3 x 
166 MHz	66 MHz 	2,5 x 
150 MHz	60 MHz 	2,5 x 
133 MHz	66 MHz 	2 x 
120 MHz	60 MHz 	2 x 
100 MHz	66 MHz 	1,5 x 
90 MHz	60 MHz 	1,5 x 
75 MHz	50 MHz 	1,5 x 



Procesory AMD K5		
Rodzaj CPU	Zegar systemu (JP36)	Mnożnik zegara (JP23, JP24)
PR166 (116,7 MHz)	66 MHz 	1,75 x 
PR150 (105 MHz)	60 MHz 	1,75 x 
PR133 (100 MHz)	66 MHz 	1,5 x 
PR120 (90 MHz)	60 MHz 	1,5 x 
PR100 (100 MHz)	66 MHz 	1,5 x 
PR90 (90 MHz)	60 MHz 	1,5 x 
PR75 (75 MHz)	50 MHz 	1,5 x 




Procesory Cyrix/IBM 6x86		
Rodzaj CPU	Zegar systemu (JP36)	Mnożnik zegara (JP23, JP24)
P166+ (133 MHz)	66 MHz 	2 x 
P150+ (120 MHz)	60 MHz 	2 x 
P133+ (110 MHz)	55 MHz 	2 x 
P120+ (100 MHz)	50 MHz 	2 x 

**Uwaga:** Procesor Cyrix 6x86-P200+ może nie działać na płycie HOT-557 przy zegarze systemowym 75 MHz, ze względu na przekroczenie znamionowej częstotliwości dla układów chipset Intel.




## Wybór napięcia zasilaj<sup>1</sup>cego - J100, J101, J102, J107

Plata H0T-557 posiada podwójny regulator napięcia, umożliwia to zasilanie napięciem pojedynczym 3.3V ( $V_{IO}=V_{CORE}$ ) dla procesorów Intel Pentium P54C, 3.5V dla procesorów Cyrix/IBM 6x86 i AMD K5, lub napięciem podwójnym 3.3/2.5V ( $V_{IO}$ ,  $V_{CORE}$  oddzielone) dla procesorów Intel P55C i nowych generacji procesorów Cyrix/AMD.

### Pojedyncze napięcie wyjściowe ( $V_{IO}=V_{CORE}$ )

Napięcie wyjściowe	J101 	J102 	J100 
3.2 V ±5%	1—2, 3—4 Zwarty	3—4 Zwarty	Wszystkie otwarte
3.3 V ±5%	3—4 Zwarty		
3.45 V ±5%	2—4 Zwarty		
3.5 V ±5%	1—2 Zwarty		
3.6 V ±5%	1—3 Zwarty		
3.8 V ±5%	Wszystkie otwarte		

### Podwójne napięcie wyjściowe ( $V_{IO}$ , $V_{CORE}$ oddzielone)

Napięcie $V_{IO}$	J101 	J102 	Napięcie $V_{core}$	J100 
3.2 V ±5%	1—2,3—4 Zwarty	1—2 Zwarty	2.5 V ±5%	1—2,3—4 Zwarty
3.3 V ±5%	3—4 Zwarty		2.7 V ±5%	3—4 Zwarty
3.45 V ±5%	2—4 Zwarty		2.8 V ±5%	2—4 Zwarty
3.5 V ±5%	1—2 Zwarty		2.9 V ±5%	1—2 Zwarty
3.6 V ±5%	1—3 Zwarty		3.0 V ±5%	1—3 Zwarty
3.8 V ±5%	Wszystkie otwarte		3.2 V ±5%	Wszystkie otwarte

#### Uwaga:

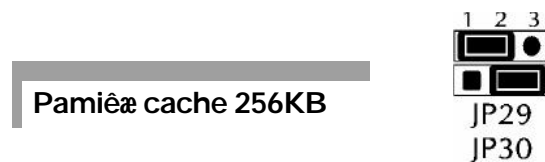
**Junper J107 jest zarezerwowany do wykorzystania w przyszłości i musi pozostać w ustawieniu domyślnym (otwarty).**

## **Wybór rozmiaru pamięci cache - JP29, JP30**

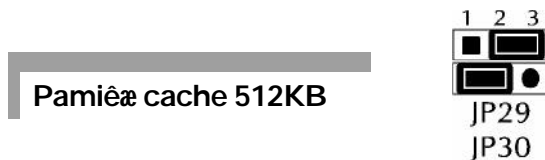
Przyta HOT-557 działa z pamięci<sup>1</sup> cache o rozmiarze 256KB lub 512KB jest to pamięć typu pipeline burst.

Jeśli przyta HOT-557 jest zamówiona bez pamięci cache, cache może być rozbudowany przez użytkownika, przy pomocy modułu zamontowanego w gnieździe CELP.

W przypadku gdy na przytacie zamontowane jest fabrycznie 256 KB pamięci cache, to można ją rozbudować do 512 KB poprzez zainstalowanie modułu 256 KB w gnieździe CELP.



Na przytacie lub w gnieździe CELP zamontowane 256 KB pamięci cache typu pipeline burst.



Zarówno na przytacie jak i w gnieździe CELP zamontowana jest pamięć cache 256KB typu pipeline burst.

**Uwaga :** Ze względu na różnice między modułami pamięci cache, w przypadku konieczności rozbudowy pamięci do 512 KB, należy skontaktować się z dostawcą<sup>1</sup>.

## **Ustawienie napięcia Flash EPROM- JP19**

Przyta HOT-557 działa z dwoma rodzajami pamięci flash EPROM, 5 i 12 V. Ustawiając odpowiednio jumper JP19, możemy uaktualnić oboje rodzaje pamięci.

JP19; 2-3 zwarte dla 5V, 1-2 zwarte dla 12V.

### **UAKTUALNIENIE BIOSU**

Pamięć typu flash umożliwia uaktualnienie BIOS'u. Nową wersję BIOS'u możemy zainstalować z dyskietki.

Podczas uaktualnienia BIOS'u należy uwzględnić poniższe uwagi.

\*\*\*\*\* Program użytkowy nie może działać w trybie chronionym/wirtualnym. Nie należy ładować programów typu **QEMM.386**, **EMM386**. (lub ominąć pliki **config.sys** i **autoexec.bat**).

\*\*\*\*\* Program działa z pamięciami Flash EEPROM 5V i 12V.

## **Kasowanie CMOS - JP21**

Na płycie znajduje się jumper **JP21**, umożliwia on skasowanie pamięci CMOS. W pamięci CMOS przechowywane są informacje o konfiguracji systemu.

Jeśli chcemy skasować zawartość pamięci CMOS zwieramy na chwilę ten jumper, po czym zdejmujemy go, by umożliwić normalne podtrzymanie danych dotyczących konfiguracji systemu.

**Uwaga: Kasowanie CMOS i działania R.T.C dostępne jest tylko wtedy, gdy stosowane są układy "DS12887A" lub "DS12B887".**

W zależności od wykorzystywanego układu, do skasowania zawartości układu CMOS, stosujemy jedną z podanych niżej metod:


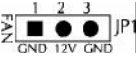
**DS12887A** - Wyłączymy zasilanie, zerwamy jumper JP21 na 2 do 3 sekund, po czym zdjemy jumper, pamięć CMOS zostanie wyczyszczona.

**DS12B887** - Zerwamy JP21, wyłączymy zasilanie na 2 do 3 sekund, zdjemy JP21 i wyłączymy zasilanie, pamięć CMOS zostaje wyczyszczona.

## **Kasowanie hasła - JP9**

Przez zwarcie jumpera JP9 i w³¹czenie zasilania systemu mo¿liwe jest skasowanie has³a dostêpu do systemu, powoduje to wyœwietlenie komunikatu **"Password is cleared by jumper, (JCP) !"**. Po wy³¹czeniu systemu nale¿y zdj¹æ JP9, powoduje to przywrócenie normalnego dzia³ania. Takie postêpowanie nale¿y stosowaæ wy³¹cznie w przypadku zapomnienia has³a przez u¿ytkownika. (Funkcja ta mo¿e nie byæ dostêpna gdy stosujemy procesory AMDK5 lub Cyrix 6x86)

## **Z³¹cza i gniazda**

<b>Z³¹cza i gniazda</b>	
Element	Dzia³anie
J2, J3, J4, J5	Gniazdo pamiêci SIMM
DIM1, DIM2	Gniazdo pamiêci DIMM 3.3V
J23, J17, J18, J19	Z³¹cza dla kart PCI
J20, J21, J22	Z³¹cza dla kart ISA
J6	Z³¹cze pierwszego sterownika PCI IDE
J7	Z³¹cze drugiego sterownika PCI IDE
CN1	Z³¹cze sterownika FDD
CN4	Z³¹cze portu równoleg³ego
CN2	Z³¹cze portu szeregowego COM-1
CN3	Z³¹cze portu szeregowego COM-2
J99	Z³¹cze portu myszy PS/2
J14	Z³¹cze diody LED i blokady klawiatury
J12	Z³¹cze g³oœnika PC
JP12	Z³¹cze przycisku reset
JP33	Z³¹cze wskaŹnika funkcji "green"
JP15	Z³¹cze EPMI
JP22	Z³¹cze wskaŹnika dzia³ania HDD
J10, J11	Z³¹cze uniwersalnej szyny szereowej (USB)
JP3	Z³¹cze portu komunikacyjnego Infra-red 
JP1	Z³¹cze wentylatora 
JP7	Prze³¹cznik rodzaju monitora (Color/Mono) Otwarty dla Mono Zwarty dla EGA/CGA Dowolne ustawienie dla VGA

## Rozdział 3 Konfiguracja pamięci

Na płycie HOT-557 znajdują się cztery gniazda SIMM o 72 końcówkach i dwa gniazda DIMM o 168 końcówkach, umożliwia to załączenie pamięci o rozmiarze do 128MB. Gniazda SIMM działają z jedno i dwustronnymi modułami DRAM (szybkie stronicowanie lub EDO) o rozmiarze 4MB, 8MB, 16MB i 32MB (5V); gniazda DIMM działają z jedno lub dwustronnymi modułami SDRAM lub EDO o rozmiarze 8MB, 16MB, . . . , (3.3V).

***Uwaga : Nie należy obsadzać równocześnie modułów SIMM 5V i modułów DIMM 3.3V.***

Cztery gniazda SIMM zorganizowane są w dwa banki, natomiast dwa gniazda DIMM zorganizowane są w dwa banki po jednym gnieździe w każdym. Każdy z banków zapewnia 64/72-bitową obsługę danych.

Oba moduły SIMM w banku muszą mieć ten sam rozmiar i typ, można stosować różne pamięci w poszczególnych bankach. Istnieje na przykład możliwość włączenia do jednego banku modułów 70 ns fast page DRAM a do drugiego 60 ns EDO DRAM.

W tablicach na następnych stronach podajemy dostępne konfiguracje pamięci z wykorzystaniem modułów SIMM i DIMM.

**Tablica 3-1. Konfiguracja pamięci dla modułów SIMM**

SIM1	SIM2	SIM3	SIM4	SUMA
4MB	4MB	—	—	8MB
—	—	4MB	4MB	8MB
4MB	4MB	4MB	4MB	16MB
8MB	8MB	—	—	16MB
—	—	8MB	8MB	16MB
4MB	4MB	8MB	8MB	24MB
8MB	8MB	4MB	4MB	24MB
8MB	8MB	8MB	8MB	32MB
16MB	16MB	—	—	32MB
—	—	16MB	16MB	32MB
4MB	4MB	16MB	16MB	40MB
16MB	16MB	4MB	4MB	40MB
8MB	8MB	16MB	16MB	48MB
16MB	16MB	8MB	8MB	48MB
16MB	16MB	16MB	16MB	64MB
32MB	32MB	—	—	64MB
—	—	32MB	32MB	64MB
4MB	4MB	32MB	32MB	72MB
32MB	32MB	4MB	4MB	72MB
8MB	8MB	32MB	32MB	80MB
32MB	32MB	8MB	8MB	80MB
16MB	16MB	32MB	32MB	96MB
32MB	32MB	16MB	16MB	96MB
32MB	32MB	32MB	32MB	128MB

**Tablica 3-2. Konfiguracja pamięci dla modułów DIMM**

DIM1	DIM2	SUMA
8MB	—	8MB
—	8MB	8MB
16MB	—	16MB
—	16MB	16MB
8MB	16MB	24MB
16MB	8MB	24MB
32MB	—	32MB
—	32MB	32MB
8MB	32MB	40MB
32MB	8MB	40MB
16MB	32MB	48MB
32MB	16MB	48MB
32MB	32MB	64MB
...	...	...
...	...	...
...	...	...
...	...	...



## Rozdział 4 Award BIOS Setup

BIOS płyty HOT-555 ma wbudowany program Setup. Umożliwia on zmiany konfiguracji systemu. Informacje te są zapamiętane w podrzysywanej bateryjnie pamięci RAM, dzięki temu informacje te nie są tracone po wyłączeniu zasilania.

### Wejście do programu SETUP

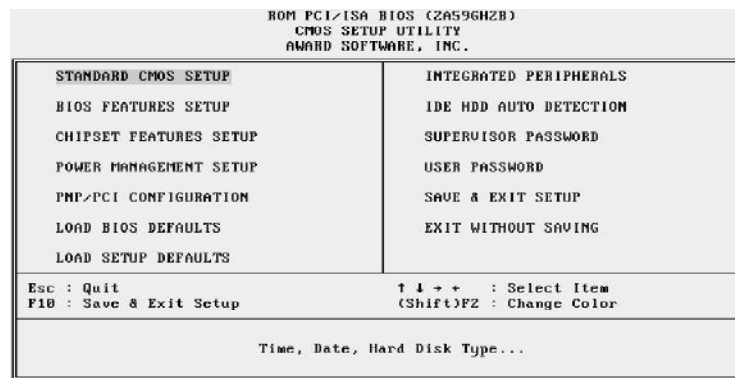
Włączymy komputer i nacisnąmy klawisz <Del> co umożliwi wejście do programu Setup. Innym sposobem wejścia do programu jest włączenie komputera i gdy w dolnej części ekranu pojawi się pokazany niżej komunikat nacisnąmy klawisz <Del> lub równocześnie nacisnąmy klawisze <Ctrl>, <Alt> i <Esc>.

#### TO ENTER SETUP BEFORE BOOT PRESS CTRL-ALT-ESC OR DEL KEY

Jeśli komunikat zniknie zanim zdążymy nacisnąć klawisz, a nadal chcemy wejść do programu Setup, musimy ponownie uruchomić komputer. Możemy to zrobić wyłączeniem i po chwili ponownie włączeniem zasilania lub przez naciśnięcie przycisku RESET. Możemy też ponownie uruchomić komputer przez równoczesne naciśnięcie klawiszy <Ctrl>, <Alt> i <Delete>. Jeśli nie naciśniemy w porę klawisza <Del> i system operacyjny nie wystartuje, na ekranie pojawi się, pokazany niżej, komunikat o bledzie.

#### PRESS F1 TO CONTINUE, CTRL-ALT-ESC OR DEL TO ENTER SETUP

## Menu g³ówne



### Standard CMOS setup

Na tej stronie znajduj¹ siê wszystkie elementy zawarte w standardowym programie BIOS setup.

### BIOS features setup

Ta strona zawiera wszystkie elementy specjalnych funkcji BIOS'u AWARD.

### Chipset features setup

Ta strona zawiera elementy konfiguracji chipset.

### Power Management Setup

Ta strona zawiera elementy systemu zarz¹dzania poborem energii.

### PCI Configuration setup

Ta kategoria okreœla wartoœci (w jednostkach bloków szyny PCI) w zale¿-  
noœci od czasu oczekiwania dla szyny g³ównej PCI i poziom IRQ dla  
urz¹dzeñ PCI.

### Load BIOS Defaults

Domyœlne wartoœci wprowadzone przez BIOS zapewniaj¹ maksymaln¹  
wydajnoœæ systemu. Mo¿emy jednak zmieniaæ parametry za poœrednictwem  
Option Setup Menu.

### **Load Setup Defaults**

Wprowadzone s¹ wartoœci umoŹliwiaj¹ce obniŹenie wydajnoœci systemu do minimum. MoŹemy jednak zmieniaæ te wartoœci za poœrednictwem Setup Menu.

### **Integrated Peripherals**

Na tej stronie znajduj¹ siê elementy zwi¹zane ze wszystkimi urz¹dzeniami peryferyjnymi.

### **IDE HDD auto detection**

Automatyczna konfiguracja parametrów dysków twardych IDE.

### **Supervisor Password**

Zmiana, ustawienie lub wy³¹czenie has³a administratora. UmoŹliwia ograniczenie dostêpu do systemu i programu Setup lub tylko do programu Setup.

### **User Password**

Zmiana, ustawienie lub wy³¹czenie has³a uŹytkownika. UmoŹliwia ograniczenie dostêpu do systemu i programu Setup lub tylko do programu Setup.

### **Save & Exit setup**

Zapamiêtanie zmienionych wartoœci w pamieci CMOS i opuszczenie programu Setup.

### **Exit without saving**

Porzucenie wszystkich wprowadzonych zmian i wyjœcie z programu.

## Standard CMOS Setup

ROM PCI/ISA BIOS (2A59GH2B) STANDARD CMOS SETUP AWARD SOFTWARE, INC.									
Date (mm:dd:yy) : Tue, Jul 23 1996 Time (hh:mm:ss) : 15 : 58 : 6									
HARD DISKS		TYPE	SIZE	CYLS	HEAD	PRECOMP	LANDZ	SECTOR	MODE
Primary Master	: Auto	0	0	0	0	0	0	0	AUTO
Primary Slave	: Auto	0	0	0	0	0	0	0	AUTO
Secondary Master	: Auto	0	0	0	0	0	0	0	AUTO
Secondary Slave	: Auto	0	0	0	0	0	0	0	AUTO
Drive A : 1.44M, 3.5 in. Drive B : None									
Video : EGA/UGA Halt On : All Errors				Basic Memory : 640K Extended Memory : 31744K Other Memory : 384K Total Memory : 32768K					
ESC : Quit F1 : Help		↑ ↓ + - : Select Item (Shift)F2 : Change Color				PU/PD/+/- : Modify			

### Date

Format zapisu daty jest następujący <dzień>, <data> <miesiąc> <rok>.  
Naciśnięcie <F3> spowoduje pokazanie kalendarza.

### Time

Format zapisu czasu jest następujący <godzina> <minuta> <sekunda>.  
Czas jest obliczany na podstawie zegara 24-godzinnego. Na przykład 5 p.m.  
oznacza 17:00:00.

### Drive C type/Drive D type

Ta kategoria określa rodzaj napędów twardych dysków C i D zainstalowanych w systemie. W programie mamy do wyboru 46 wstępnie zdefiniowanych rodzajów dysków i jeden zdefiniowany przez użytkownika.

Typ dysku wybieramy naciskając PgUp lub PgDn lub wpisujemy określony numer i naciskamy <Enter>. Dane techniczne dysku muszą być zgodne z danymi zawartymi w tabeli. Jeśli dysk używany w naszym systemie nie jest zgodny z żadnym z podanych w tabeli, wykorzystujemy możliwość wpisania danych dysku ręcznie, wybierając dysk zdefiniowany przez użytkownika (Type User).

Jeśli wybierzemy Type User, w kolejnych punktach muszą być wpisane odpowiednie informacje. Dane te wpisujemy bezpośrednio z klawiatury i potwierdzamy je klawiszem <Enter>. Odpowiednie dane znajdziemy w dokumentacji dostarczonej razem z dyskiem.

Możemy też ustawić ten element na AUTO by automatycznie konfigurować parametry dysku po w³czeniu zasilania.

Je³i w naszym systemie nie ma twardego dysku, wybieramy NONE i naciskamy <Enter>.

#### **Drive A type/Drive B type**

W tym polu okreœlamy rodzaje napêdów FDD zamontowanych w systemie.

#### **Video**

Wybieramy rodzaj karty graficznej która jest zgodna z rodzajem karty zainstalowanej w naszym systemie i z posiadanym monitorem. Choœci istnieje mo¿liwoœæ pod³czenia drugiego monitora, nie musimy wybieraæ go w programie Setup.

#### **Error halt**

Okreœlamy czy komputer ma siê zatrzymaæ w przypadku wykrycia b³êdu przy starcie systemu.

#### **Memory**

W polu tym wyœwietlane s¹ wy³cznie informacje okreœlone w czasie testu POST (Power On Self Test) sterowanego przez BIOS.

##### **Base Memory**

Test POST okreœla iloœæ pamieci podstawowej (konwencjonalnej) zainstalowanej w systemie. Wartoœæ ta wynosi zwykle 640K dla systemów z pamieci¹ 640K lub wiêksz¹.

##### **Extended Memory**

Program BIOS okreœla ile pamieci rozszerzonej (extended) znajduje siê na p³ycie w czasie testu POST. Jest to pamieæ powy¿ej 1 MB w obszarze adresowym CPU.

## **BIOS Features Setup**

ROM PCI/ISA BIOS (2A59GH2B) BIOS FEATURES SETUP AWARD SOFTWARE, INC.			
CPU Internal Cache	: Enabled	Video BIOS Shadow	: Enabled
External Cache	: Enabled	C8000-CBFFF Shadow	: Disabled
Quick Power On Self Test	: Disabled	CC000-CFFFF Shadow	: Disabled
Boot Sequence	: A,C	D0000-D3FFF Shadow	: Disabled
Swap Floppy Drive	: Disabled	D4000-D7FFF Shadow	: Disabled
Boot Up Floppy Seek	: Enabled	D8000-DBFFF Shadow	: Disabled
Boot Up NumLock Status	: On	DC000-DFFFF Shadow	: Disabled
Boot Up System Speed	: High		
Gate A20 Option	: Fast		
Security Option	: Setup		
PS/2 mouse function control	: Disabled		
PCI/UGA Palette Snoop	: Disabled		
OS Select For DRAM > 64MB	: Non-OS2		
		ESC : Quit	F10 : Select Item
		F1 : Help	PU/PD/+/= : Modify
		F5 : Old Values (Shift)	F2 : Color
		F6 : Load BIOS Defaults	
		F7 : Load Setup Defaults	

### **CPU Internal Cache**

W polu tym w<sup>31</sup>czamy pamięć wewnętrzną cache procesora, przyspiesza to dostęp do pamięci. Domyślna wartość to enabled.

### **External Cache**

W tym polu w<sup>31</sup>czamy pamięć zewnętrzną cache.

### **Quick Power On Self Test**

W tej kategorii możemy przyspieszyć wykonanie testu POST po w<sup>31</sup>czeniu komputera. Jeśli jest on w<sup>31</sup>czony, BIOS skróci lub pominię niektóre z elementów POST.

### **Boot Sequence**

W polu tym określamy kolejność przeszukiwania napędów w poszukiwaniu systemu operacyjnego. Domyślne ustawienie to A, C.

### **Swap Floppy Drive**

W<sup>31</sup>czenie tego pola powoduje prze<sup>31</sup>czenie przez BIOS przypisania napędów FDD, napęd A: będzie działał jako napęd B:, a napęd B: jako napęd A:.

### **Boot Up Floppy Seek**

BIOS określa rodzaj pod<sup>31</sup>zonego napędu FDD. (40 lub 80 ścieżek).

### **Boot Up NumLock Status**

W³¹czenie tej opcji powoduje, ¿e BIOS wy³¹cza lub w³¹cza **Num Lock** po uruchomieniu systemu, mo¿na wykorzystywaæ klawisze numeryczne jako klawisze kursora.

### **Boot Up System Speed**

Opcja ta ustala pr¹dkoœæ procesora po w³¹czeniu systemu. Dost¹pne ustawienia to **High** lub **Low**.

### **Gate A20 Option**

Gdy to pole jest ustawione na Normal, sygna³ A20 jest sterowany przez sterownik klawiatury. Gdy pole to ustawimy na Fast, sygna³ A20 jest sterowany przez post 92 lub metod¹ zale¿n¹ od wykorzystywanych uk³adów chipset.

### **Security Option**

Kategoria ta umo¿liwia ograniczenie dost¹pu do systemu i programu Setup lub tylko do programu Setup.

Gdy wybierzemy **System**, to uruchomienie systemu i dost¹p do programu Setup mo¿liwe b¹d¹ wy³¹cznie po podaniu has³a.

Gdy wybierzemy **Setup**, dost¹p do programu Setup b¹dzie mo¿liwy wy³¹cznie po podaniu has³a.

### **PS/2 Mouse Control Function**

Pole to s³u¿y do okreœlenia czy b¹dzie u¿ywana mysz PS/2. Jeœli mamy pod³¹czon¹ do systemu mysz PS/2, pole to musi byæ w³¹czone, jeœli nie to nale¿y je wy³¹czyæ zwalniaj¹c IRQ12 dla urz¹dzeñ PCI.

### **PCI VGA Palette Snoop**

Pole to musi byæ ustawione na enabled, jeœli w systemie mamy zainstalowan¹ kart¹ MPEG ISA, jeœli w systemie nie mamy zamontowanej karty MPEG ISA opcja ta musi byæ ustawiona na disabled.

### **OS Select For DRAM > 64MB**

Pole to umo¿liwia dost¹p do pamiêci ponad 64 MB w systemie OS/2.

### **Video BIOS Shadow/XXXXX-XXXXX Shadow**

Pole to okreœla czy Video BIOS lub opcjonalny ROM b¹dzie kopiowany do pamiêci RAM.

## Chipset Features Setup

ROM PCI/ISA BIOS (2A59GH21) CHIPSET FEATURES SETUP AWARD SOFTWARE, INC.			
Auto Configuration	: Enabled	Delayed Transaction	: Disabled
DRAM Timing	: 70 ns		
DRAM RAS# Precharge Time	: 4		
DRAM R/W Leadoff Timing	: 6		
Fast RAS To CAS Delay	: 3		
DRAM Read Burst (EDO/FP)	: x222/x333		
DRAM Write Burst Timing	: x333		
Fast RAS to RAS# Delay CLK	: 1		
Fast EDO Path Select	: Disabled		
Refresh RAS# Assertion	: 5 Clks		
ISA Bus Clock	: PCICLK/4		
SDRAM(CAS Lat/RAS-to-CAS)	: 3/3		
System BIOS Cacheable	: Disabled		
Video BIOS Cacheable	: Disabled		
8 Bit I/O Recovery Time	: 3	ESC : Quit	↑↓←→ : Select Item
16 Bit I/O Recovery Time	: 2	F1 : Help	PGUP/PD↓ : Modify
Memory Hole at 15M-16M	: Disabled	F5 : Old Values	(Shift)F2 : Color
Peer Concurrency	: Enabled	F6 : Load BIOS Defaults	
Passive Release	: Enabled	F7 : Load Setup Defaults	

### Auto Configuration

Wybranie tej opcji automatycznie konfiguruje czêœcie podanych ni¿ej zale¿noœci czasowych zwi¹zanych z obs³ug¹ pamieci i przesy³aniem danych, dla r³õnych czêstotliwoœci zegara systemowego.

### DRAM Timing

Pole to ustawia czasy odczytu i zapisu pamieci DRAM. W przypadku gdy pole "Auto Configuration" ustawione jest na wartoœci disabled, pole to nie jest dostêpne.

### DRAM RAS# Precharge Time

Pamiêæ DRAM musi byæ stale od³awiana. Najczêœciej pamiêæ jest od³awiana w wyniku pojedynczego ¿¹dania. Pole to pozwala na okreœlenie iloœci cykli zegara CPU przed od³awieniem pamieci DRAM. Jeœli czas ten bêdzie zbyt kr³tki, od³awienie mo¿e nie byæ ca³kowite i grozi to utrat¹ danych.

W polu tym ustawiamy czasy od³awiania pamieci DRAM RAS. Mamy do wyboru **4** i **3** CLKs.

### DRAM R/W Leadoff Timing

Pole to ustala iloœci cykli CPU przed wykonaniem odczytu i zapisu pamieci DRAM.

7/6 : Siedem cykli zegara dla odczytu i szeœci cykli dla zapisu.

6/5 : Szeœci cykli zegara dla odczytu i piêci cykli dla zapisu.



#### **Fast RAS To CAS Delay**

Podczas odwołania DRAM, wiersze i kolumny adresowane są oddzielnie. W polu tym możemy określać zależności czasowe przy przejściu z adresu wiersza (RAS) do adresu kolumny (CAS). Dostępne opcje to **3** i **2** CLKs.

#### **DRAM Read Burst (EDO/FP)**

Kategoria ta ustawia zależności czasowe przy odczycie potokowym EDO/FP DRAM. Ustawienia zależą od rodzaju pamięci DRAM stosowanych w systemie. Dostępne opcje to **x222/x333**, **x333/x444** i **x444/x444**.

#### **DRAM Write Burst Timing**

Kategoria ta ustawia zależności czasowe przy zapisie potokowym EDO/FP DRAM. Ustawienia zależą od rodzaju pamięci DRAM stosowanych w systemie. Dostępne opcje to **x4444**, **x3333** i **x2222**.

#### **Fast MA to RAS# Delay CLK**

Pole to jest wykorzystywane do ustawienia opóźnienia szybkiego adresowania pamięci (Memory Address) do RAS# które steruje zależnościami czasowymi przy opuszczaniu wierszy DRAM.

#### **Fast EDO Path Select**

Pole to określa czy wybieramy szybki transfer dla cykli odczytu przez CPU z pamięci DRAM, dostępne opcje to "**Enable**" lub "**Disable**".

#### **Refresh RAS# Assertion**

Pole to wykorzystujemy do określenia ilości cykli zegara RAS# wykorzystanych do cykli odwołania.

#### **SDRAM (CAS Lat/RAS-to-CAS)**

Ustawiamy tu czas oczekiwania CAS# i RAS# do zegara CAS# dla pamięci SDRAM. Jeśli nie wykorzystujemy pamięci SDRAM, pole to nie jest aktywne.

#### **ISA Clock**

Pole to umożliwia ustawienie zegara ISA przez podział zegara PCI przez 3 lub przez 4. Na przykład, gdy stosujemy procesor Pentium 166 MHz, zegar PCI ma wartość 33MHz, zegar ISA ma częstotliwość 8.25MHz przy podziale przez 4 i 11MHz przy podziale przez 3.

### **System BIOS Cacheable**

Pole to umożliwia przepisywanie do pamięci RAM obszaru adresowego BIOS F000~FFFF.

### **Video BIOS Cacheable**

Pole to umożliwia przepisywanie do pamięci RAM obszaru adresowego video BIOS C000~C7FF.

### **8 Bit I/O Recovery Time**

Jest to czas, mierzony w cyklach zegarowych, o które zostanie opóźniony system po zakończeniu z<sup>1</sup>dania I/O. Opóźnienie to ma miejsce ze względu na to, że CPU działa znacznie szybciej niż szyna I/O, tak więc CPU musi być opóźnione do chwili zakończenia działania I/O.

Pole to jest wykorzystywane do dodania dodatkowego opóźnienia pomiędzy CPU a szyn<sup>1</sup> g<sup>3</sup>ówn<sup>1</sup> PCI w oparciu o cykle I/O szyny 8 bitowej. Dostępne opcje to **NA** (brak), **1** do **8** cykli CPU.

### **16-Bit I/O Recovery Time**

Pole to jest wykorzystywane do dodania dodatkowego opóźnienia pomiędzy CPU a szyn<sup>1</sup> g<sup>3</sup>ówn<sup>1</sup> PCI w oparciu o cykle I/O szyny 16 bitowej. Dostępne opcje to **NA** (brak), **1** do **4** cykli CPU.

### **Memory Hole At 15M-16M**

By zwiększyć wydajność systemu, pewien obszar w pamięci możemy zarezerwować dla kart ISA. Pamięć ta musi być mapowana w obszarze pamięci poniżej 16 MB.

### **Peer Concurrency**

W polu tym możemy określić czy więcej niż jedno urządzenie PCI może być aktywne w danym momencie. W<sup>31</sup>czenie tego elementu umożliwia równoczesne uaktywnienie wielu urządzeń PCI.

### **Passive Release**

W<sup>31</sup>czenie tej opcji powoduje uruchomienie przez chipset programowalnego pasywnego mechanizmu zgodnego z czasami oczekiwania wymaganymi dla kart ISA.

### **Delayed Transaction**

Wersja 2.1 specyfikacji PCI wymaga ścisłej kontroli czasów oczekiwania. Cykle PCI do lub z szyny ISA zwykle trwają dłużej. W<sup>31</sup>czenie tej opcji powoduje uruchomienie przez chipset programowalnego mechanizmu który umożliwia spełnienie wymaganych wartości opóźnienia.

## Power Management Setup

ROM PCI/ISA BIOS (ZA596H2B) POWER MANAGEMENT SETUP AWARD SOFTWARE, INC.		
Power Management	: Disable	** Power Down & Resume Events **
PM Control by APM	: Yes	IRQ3 (COM 2) : ON
Video Off Method	: U/H SYNC+Blank	IRQ4 (COM 1) : ON
MODEM Use IRQ	: 3	IRQ5 (LPT 2) : OFF
Doze Mode	: Disable	IRQ6 (Floppy Disk) : OFF
Standby Mode	: Disable	IRQ7 (LPT 1) : OFF
Suspend Mode	: Disable	IRQ8 (RTC Alarm) : OFF
HDD Power Down	: Disable	IRQ9 (IRQ2 Redir) : OFF
** Wake Up Events In Doze & Standby **		IRQ10 (Reserved) : OFF
IRQ3 (Wake-Up Event):	ON	IRQ11 (Reserved) : OFF
IRQ4 (Wake-Up Event):	ON	IRQ12 (PS/2 Mouse) : OFF
IRQ8 (Wake-Up Event):	ON	IRQ13 (Coprocessor) : OFF
IRQ12 (Wake-Up Event):	ON	IRQ14 (Hard Disk) : OFF
		IRQ15 (Reserved) : OFF
		ESC : Quit F1++ : Select Item
		F1 : Help F1/PB/+/- : Modify
		F5 : Old Values (Shift)F2 : Color
		F6 : Load BIOS Defaults
		F7 : Load Setup Defaults

### Power Management

Kategoria ta określa opcje funkcji zarządzania energią<sup>1</sup>. Domyślna wartość to Disable czyli wy<sup>3</sup>łączone. Na następnych stronach opiszemy możliwości poszczególnych opcji.

<b>Disabled</b>	Wy <sup>3</sup> łączenie systemu zarządzania poborem energii.
<b>User Define</b>	Możliwość określenia zarządzania poborem energii.
<b>Min Saving</b>	Wstępnie zdefiniowane wartości czasowe s <sup>1</sup> ustalone w taki sposób, że przyjmuj <sup>1</sup> wartości maksymalne.
<b>Max Saving</b>	Wstępnie zdefiniowane wartości czasowe s <sup>1</sup> ustalone w taki sposób, że przyjmuj <sup>1</sup> wartości minimalne.

### PM Control by APM

Jeśli pole to ustawimy na wartość No, BIOS systemu zignoruje APM przy zarządzaniu poborem energii.

Jeśli pole to ustawimy na wartość Yes, BIOS systemu będzie czeka<sup>3</sup> na zgłoszenie APM przed wejściem w tryb zarządzania poborem energii **DOZE**, **STANDBY** lub **SUSPEND**.

### Video Off Method

<b>Blank Screen</b>	BIOS ściemni ekran przy wy <sup>3</sup> łączeniu video.
<b>V/H SYN</b>	Poza Blank Screen, BIOS wy <sup>3</sup> łączy również sygnały V-SYNC i H-SYNC podawane z karty na monitor.
<b>+Blank</b>	
<b>DPMS</b>	Funkcja ta jest dostępna tylko w przypadku kart VGA działających w trybie DPM.

### Doze Mode

**1 Min~1 Hr** Określa nieprzerwany czas bezczynności przed przejściem systemu w tryb DOZE.

**Disable** System nigdy nie wejdzie w tryb DOZE.

### Standby Mode

**1 Min~1 Hr** Określa nieprzerwany czas bezczynności przed przejściem systemu w tryb STANDBY.

**Disable** System nigdy nie wejdzie w tryb STANDBY.

### Suspend Mode

**1 Min~1 Hr** Określa nieprzerwany czas bezczynności przed przejściem systemu w tryb SUSPEND.

**Disable** System nigdy nie wejdzie w tryb SUSPEND.

### HDD Power Down

**1~15Min** Określa nieprzerwany czas bezczynności dla napędu IDE przed przejściem w tryb oszczędzania energii.

**Suspend** BIOS wy³¹cza silnik napędu HDD gdy system przejdzie w tryb SUSPEND.

**Disable** Silnik napędu HDD nie b³dzie wy³¹czany.

### IRQ3, 5, 8, 12 \*\*Wake-Up Events In Doze & Standby\*\*

Je³i pole to ustawimy na Off, uaktywnienie IRQ3, 5, 8 lub 12 nie pobudzi systemu do wyj³cia z trybów Doze i Standby.

Je³i pole to ustawimy na On, uaktywnienie IRQ3, 5, 8 lub 12 pobudzi system do wyj³cia z trybu oszcz³dzania energii.

### \*Power Down & Resume Events \*\*

Je³i ustawimy te pola na Off, aktywnoœæ nie b³dzie monitorowana i system nie zostanie wprowadzony w tryb oszcz³dzania energii.

Je³i ustawimy te pola na On, aktywnoœæ b³dzie monitorowana i system b³dzie wprowadzany w tryb oszcz³dzania energii.

COM Post Accessed	LPT Ports Accessed	Drive Ports Accessed	IRQ 3 (COM 2)
IRQ 4 (COM1)	IRQ 5 (LPT 2)	IRQ 6 (Floppy Disk)	IRQ 7 (LPT 1)
IRQ 8 (RTC Alarm)	IRQ 9 (IRQ 2 Redir)	IRQ 10 (Reserved)	IRQ 11 (Reserved)
IRQ 12 (PS/2 Mouse)	IRQ 13(Copro-)	IRQ 14 (Hard Disk)	IRQ 15 (Reserved)

## PCI Configuration Setup

ROM PCI/ISA BIOS (2A596H2B) PNP/PCI CONFIGURATION AWARD SOFTWARE, INC.	
Resources Controlled By : Manual Reset Configuration Data : Disabled	PCI IRQ Actived By : Level PCI IDE IRQ Map To : PCI-AUTO Primary IDE INT# : A Secondary IDE INT# : B
IRQ-3 assigned to : Legacy ISA IRQ-4 assigned to : Legacy ISA IRQ-5 assigned to : PCI/ISA PnP IRQ-7 assigned to : PCI/ISA PnP IRQ-9 assigned to : PCI/ISA PnP IRQ-10 assigned to : PCI/ISA PnP IRQ-11 assigned to : PCI/ISA PnP IRQ-12 assigned to : PCI/ISA PnP IRQ-14 assigned to : PCI/ISA PnP IRQ-15 assigned to : PCI/ISA PnP DMA-0 assigned to : PCI/ISA PnP DMA-1 assigned to : PCI/ISA PnP DMA-3 assigned to : PCI/ISA PnP DMA-5 assigned to : PCI/ISA PnP DMA-6 assigned to : PCI/ISA PnP DMA-7 assigned to : PCI/ISA PnP	ESC : Quit      F10+ : Select Item F1 : Help      PU/PD/+/- : Modify F5 : Old Values (Shift)F2 : Color F6 : Load BIOS Defaults F7 : Load Setup Defaults

### Resources Controlled By

BIOS Award Plug and Play ma możliwość automatycznej konfiguracji wszystkich urządzeń kompatybilnych ze standardem Plug and Play. Należy jednak uwzględnić, że ta funkcja nie ma znaczenia, jeśli nie korzystamy z systemu operacyjnego korzystającego ze standardu Plug and Play, na przykład Windows 95.

### Reset Configuration Data

Pole to określa czy dane konfiguracyjne mają być wyzerowane czy nie.

### IRQ 3/4/5/7/9/10/11/12/14/15, assigned to

Elementy te określają przypisanie IRQ do szyny ISA, przypisane przerwanie nie jest dostępne dla żadnego ze slotów PCI.

Dostępne opcje to **Legacy ISA** i **PCI/ISA PnP**.

### DMA 0/1/3/5/6/7 assigned to

Elementy te określają przypisanie DMA do szyny ISA, przypisane DMA nie jest dostępne dla żadnego ze slotów PCI.

Dostępne opcje to **Legacy ISA** i **PCI/ISA PnP**.

### **PCI IRQ Activated by**

Element ten ustala sposób w jaki szyna PCI rozpoznaje, że z urządzenia został podany sygnał inicjowania obsługi IRQ. W żadnym wypadku nie powinniśmy zmieniać ustawienia domyślnego, możemy tak postąpić jedynie w przypadku takiego zalecenia przez producenta systemu. Dostępne opcje to **Level** (poziom - ust. domyślne) i **Edge** (zbocze).

### **PCI IDE IRQ Map to**

Element ten umożliwia skonfigurowanie systemu odpowiednio do rodzaju wykorzystywanego sterownika dysków IDE. Domyślnie, program Setup przyjmuje, że nasz sterownik jest sterownikiem ISA a nie PCI.

Jeśli nasz system wyposażony jest w sterownik PCI, zmiana ustawienia w tym polu umożliwia nam określenie w którym slotie znajduje się sterownik i które przerwanie PCI (A, B, C lub D) jest powiązane z podłączonymi napędami dysków twardych.

Należy zwrócić uwagę, że ustawienie to odnosi się do napędu, a nie do pojedynczej partycji. Ponieważ każdy ze sterowników IDE może obsłużyć dwa oddzielne napędy, możemy dla każdego z napędów określić INT#. Prosimy o zwrócenie uwagi, że pierwszy sterownik ma niższe przerwanie niż drugi, zgodnie z opisem w części "Slot x Using INT#".

Wybór "PCI Auto" umożliwia automatyczne określenie przez system skonfigurowania dysków IDE.

## Integrated Peripherals

ROM PCI/ISA BIOS (2A59GH2B) INTEGRATED PERIPHERALS AWARD SOFTWARE, INC.	
IDE HDD Block Mode : Enabled	
IDE Primary Master PIO : Auto	
IDE Primary Slave PIO : Auto	
IDE Secondary Master PIO : Auto	
IDE Secondary Slave PIO : Auto	
On-Chip Primary PCI IDE: Enabled	
On-Chip Secondary PCI IDE: Enabled	
PCI Slot IDE 2nd Channel : Enabled	
USB Controller : Disabled	
Onboard FDD Controller : Enabled	
Onboard Serial Port 1 : COM1/3F8	
Onboard Serial Port 2 : COM2/2F8	
Infra Red (IR) Function : Disabled	
IR Transfer Mode : Half-Dup	
Onboard Parallel Port : 378H/IRQ7	
Onboard Parallel Mode : SPP	
ESC : Quit	F1++ : Select Item
F1 : Help	FU/PD/+/- : Modify
F5 : Old Values	(Shift)F2 : Color
F6 : Load BIOS Defaults	
F7 : Load Setup Defaults	

### IDE HDD Block Mode

W polu tym możemy ustawić napęd dysku twardego w tryb blokowy. Jeśli nasz dysk IDE obsługuje tryb blokowy, możemy w<sup>31</sup>czyć ten tryb, skróci to czas dostępu do danych. Jeśli dysk nie działa w trybie blokowym, musimy wy<sup>31</sup>czyć ten tryb by uniknąć błędów w obsłudze dysku.

### IDE Primary/Secondary Master PIO

W tym polu mamy do dyspozycji pięć trybów definiowanych ręcznie i jeden automatycznie. S<sup>1</sup> to **0, 1, 2, 3, 4** i **AUTO**. Domyślne ustawienie to Auto.

### IDE Primary/Secondary Slave PIO

W tym polu mamy do dyspozycji pięć trybów definiowanych ręcznie i jeden automatycznie. S<sup>1</sup> to **0, 1, 2, 3, 4** i **AUTO**. Domyślne ustawienie to Auto.

### On-Chip Primary PCI IDE

W tym polu możemy w<sup>31</sup>czyć lub wy<sup>31</sup>czyć pierwszy sterownik PCI IDE. Mamy do wyboru ustawienia "**Enable**" lub "**Disable**".

### On-Chip Secondary PCI IDE

W tym polu możemy w<sup>31</sup>czyć lub wy<sup>31</sup>czyć drugi sterownik PCI IDE. Mamy do wyboru ustawienia "**Enable**" lub "**Disable**".

#### PCI Slot IDE 2nd channel

Pole to wykorzystujemy do określenia czy drugi kanał sterownika PCI IDE jest włączony lub wyłączony ("**Enable**" lub "**Disable**").

#### Onboard FDC Control

Pole to określa stan sterownika napędu FDD na płycie. Ustawienie "Enabled" umożliwia podłączenie napędów FDD do złącza na płycie. Jeśli mamy oddzielny sterownik ustawiamy to pole na "Disabled".

#### Onboard Serial Port 1/Port 2

W polu tym określamy porty szeregowy COM1/COM2; **COM1/3F8H**, **COM2/2F8H**, **COM3/3E8H**, **COM4/2E8H** lub **Disabled**.

#### Infra Red (IR) Function

Porty HOT-557 obsługują IrDA(HPSIR) i IR(ASKIR) przez port COM 2. W polu tym możemy określić tryb działania portu Infra Red na płycie, mamy do wyboru opcje **HPSIR**, **ASKIR** lub **Disabled**.

#### IR Transfer Mode

Kategoria ta określa tryb przenoszenia danych przez port IR **full-duplicate** lub **half-duplicate**.

#### Onboard Parallel Port

Określamy tu adres portu równoległego na płycie na **378H**, **278H**, **3BCH** lub **Disabled**.

#### Onboard Printer Mode

W polu tym określamy tryb działania portu równoległego. Dostępne opcje to **SPP** (Standard Parallel Port), **EPP** (Enhanced Parallel Port), **ECP** (Extended Capabilities Port) i **EPP+ECP**.

#### ECP Mode Use DMA

W tym polu określamy kanał DMA (Direct Memory Access) gdy wykorzystywane jest urządzenie ECP. Dostępne opcje to DMA **1** i DMA **3**.

Pole to nie jest aktywne gdy dla portu równoległego wybierzemy tryb SPP lub EPP.



## **Password Setting**

Możemy ustawić dwa tryby dostępu, występuj<sup>1</sup> one w opcjach Supervisor Password i User Password.

ROM PCI/ISA BIOS (2A596HZB) CMOS SETUP UTILITY AWARD SOFTWARE, INC.	
STANDARD CMOS SETUP	INTEGRATED PERIPHERALS
BIOS FEATURES SETUP	IDE HDD AUTO DETECTION
CHIPSET FEATURES SETUP	<b>SUPERVISOR PASSWORD</b>
POWER MANAGEMENT SETUP	USER PASSWORD
PNP/PCI CONFIGURATION	SAVE & EXIT SETUP
LOAD BIOS DEFAULTS	Enter Password: <input type="text"/> UT SAVING
LOAD SETUP DEFAULTS	
Esc : Quit	↑ ↓ → ← : Select Item
F10 : Save & Exit Setup	(Shift)F2 : Change Color
Change/Set/Disable Password	

### **Hasło administratora i hasło użytkownika**

Opcje te umożliwiają<sup>1</sup> ograniczenie dostępu do programu Setup poprzez dwa różne tryby: Supervisor i User.

Ogólnie mówić<sup>1</sup>c, tryb Supervisor umożliwia uzyskanie pełnego dostępu do opcji programu Setup, w trybie User mamy ograniczony dostęp do niektórych opcji. Poprzez oddzielne ustawienie hasła dla administratora i użytkownika, administrator systemu może ograniczyć dostęp do istotnych wartości w programie Setup.

#### **Enter Password (Wprowadzenie hasła)**

Wpisać hasło, o długości do ośmiu znaków i nacisnąć <Enter>. Wpisane teraz hasło skasuje z pamięci CMOS poprzednio wpisane hasło. Pojawi się zgłoszenie o ponowne wpisanie hasła. Wpisać hasło ponownie i nacisnąć <Enter>. Możemy też nacisnąć <Esc> by przerwać działanie, rezygnując z wprowadzenia hasła.

By wyś<sup>1</sup>czyć hasło, nacisnąć <Enter> gdy jesteśmy proszeni o podanie hasła. Komunikat potwierdzi wyś<sup>1</sup>czenie hasła. Po wyś<sup>1</sup>czeniu hasła, system wystartuje i uzyskujemy pełen dostęp do programu Setup.

### **Password Disable**

Gdy wybierzemy System w opcji Security, zgłoszenie o podanie hasła pojawi się przy każdym uruchomieniu systemu i zawsze przy próbie wejścia do programu Setup. Jeśli wybierzemy Setup w opcji Security, zgłoszenie o podanie hasła pojawi się przy każdej próbie wejścia do programu Setup.

**Ostrzeżenie :** Zapisać wprowadzone hasło. Jeśli je zapomnimy, jedyn<sup>1</sup> metod<sup>1</sup> wejścia do systemu jest skasowanie pamięci CMOS, patrz rozdziały "Kasowanie CMOS" lub "Kasowanie hasła".