

HOT-553
Pentium™ procesor
Płyta główna PCI
Instrukcja obsługi

Informacja CE:

W celu uzyskania kompatybilności elektromagnetycznej produktu wykorzystano podane niżej normy:

- Odporność według EN 50082-1: 1992
- Promieniowanie według EN 55022: 1987 Class B.

Uwaga:

Urządzenie zostało sprawdzone i stwierdzono zgodność z wartościami granicznymi dla urządzeń cyfrowych klasy B, stosownie do części 15 przepisów FCC. Wartości te zapewniają wystarczające zabezpieczenie przed zakłóceniami w instalacjach budynków. Urządzenie to wytwarza, wykorzystuje i może promieniować energię o częstotliwości fal radiowych, w sytuacjach gdy jest nieprawidłowo zainstalowane i wykorzystywane. Nawet w przypadku ścisłego przestrzegania zaleceń producenta, może powodować szkodliwe zakłócenia komunikacji radiowej. Nie ma też gwarancji, że zakłócenia nie pojawią się w konkretnej sytuacji. Jeżeli urządzenie powoduje zakłócenia w odbiorze radiowym lub telewizyjnym, które można określić przez wyłączenie i wyłączenie urządzenia, można ograniczyć zakłócenia jedną z podanych niżej metod:

Zmienić kierunek ustawienia lub miejsce ustawienia anteny odbiorczej.

Zwiększyć odległość pomiędzy urządzeniem a odbiornikiem.

Podjąć czynności urządzenia zakłócające do innych obwodów zasilających tych niż te do których podłączony jest odbiornik zakłócany.

Skonsultować się ze sprzedawcą lub doświadczonym specjalistą od spraw techniki radiowo - telewizyjnej w celu uzyskania dodatkowych informacji.

Ostrzeżenie

Zwraca się uwagę użytkownika, że zmiany lub modyfikacje sprzętu, które nie uzyskały akceptacji wytwórcy lub sprzedawcy, mogą spowodować odmowę naprawy urządzenia i utratę uprawnień gwarancyjnych.

Uwaga : W celu utrzymania instalacji naszego produktu w ramach określonych dla urządzeń klasy B, należy tam, gdzie to możliwe, stosować przewody ekranowane oraz przewód sieciowy z przewodem uziemiającym.

UWAGA

Copyright 1996.

Wszelkie prawa zastrzeżone

Instrukcja obsługi wersja 1.6

Wszelkie informacje, dokumentacje i dane techniczne zawarte w niniejszej instrukcji obsługi mogą ulec zmianie bez uprzedniego zawiadomienia.

Autorzy nie ponoszą odpowiedzialności za jakiegokolwiek błędy lub przeoczenia które mogłyby wystąpić w niniejszej instrukcji oraz nie zobowiązują się do uaktualniania informacji w niej zawartych.

ZNAKI HANDLOWE

Intel jest zarejestrowanym znakiem handlowym Intel Corporation

Pentium™ Processor jest zarejestrowanym znakiem handlowym Intel Corporation

PC/AT jest zarejestrowanym znakiem handlowym International Business Machine Corporation.

PS/2 jest zarejestrowanym znakiem handlowym IBM Corporation.

Wszystkie inne firmy i nazwy produktów wymienione w niniejszej instrukcji są znakami handlowymi lub zarejestrowanymi znakami handlowymi i są własnością ich właścicieli.

SPIS TREŚCI

WSTĘP	4
ROZDZIAŁ 1 WPROWADZENIE	5
Dane techniczne	5
ROZDZIAŁ 2 INSTALACJA SPRZĘTOWA	7
Jumpery	7
Wybór częstotliwości zegara CPU	8
Regulator napięcia na płycie i wybór VRM - JP50, JP51, JP56, JP57	10
Wybór napięcia zasilającego CPU - JP5, 6, 7	11
Wybór rodzaju pamięci cache	12
Wybór wielkości pamięci cache - JP4, JP64	13
Wybór DREQ portu równoległego - JP60, JP61	14
Kasowanie hasła - JP72	15
Jumper ustawiania napięcia Flash EPROM - JP9	16
Kasowanie zawartości CMOS - JP11	16
Z³¹cza i gniazda	17
ROZDZIAŁ 3 KONFIGURACJA PAMIĘCI	18
ROZDZIAŁ 4 AWARD BIOS SETUP	19
Menu g³ówne	20
Ustawienia standardowe CMOS	22
Ustawienia w³asciwoœci BIOS	24
Ustawienia Chipset	26
Ustawienia zarz¹dzania poborem energii	29
Konfiguracja szyny PCI	31
Urz¹dzenia peryferyjne	33
Ustawienie has³a	35

Wstêp

Plata g³ówna HOT-553 jest plat¹ systemow¹, kompatybiln¹ z IBM PC/AT, o najwy¿szej skali integracji. Konstrukcja platy umo¿liwia stosowanie procesorów Intel Pentium, Cyrix/IBM 6x86/L i AMD5k86. Mo¿emy te¿ wykorzystac pamiêæ zewnêtrzn¹ cache, typu pipeline burst, o najwy¿szej wydajnoœci o rozmiarze 256KB lub 512KB. Obs³uga pamiêci RAM zorganizowana jest tak, ¿e umo¿liwia obs³ugê pamiêci o rozmiarze do 256 MB EDO RAM lub standardowych Fast Page DRAM w gniazdach SIMM o 72 koñcówkach. Podstawka ZIF typ 7 dla procesora Pentium umo¿liwia stosowania najnowszych modeli procesorów.

Plata HOT-553 zapewnia nowy poziom integracji obs³ugi urz¹dzeñ I/O. Zestaw chipów 82430HX PCI zwiêksza stopieñ integracji i wydajnoœæ w porównaniu z uk³adami innych producentów. Chipset 82430HX ma zintegrowany sterownik Bus Mastering IDE z dwoma kana³ami IDE, umo¿liwiaj¹c obs³ugê czterech urz¹dzeñ IDE.

Sterownik Super I/O zapewnia dzia³anie standardowych funkcji PC I/O: interfejs napêdu FDD, dwa porty szeregowo FIFO, port dla urz¹dzenia dzia³aj¹cego w standardzie IR i port równoleg³y który dzia³a w jednym ze standardów SPP/EPP/ECP.

Cztery sloty dla kart rozszerzeñ PCI umo¿liwiaj¹ szybki transfer danych, jest to szczególnie istotne w rozbudowanych programach graficznych, natomiast cztery sloty ISA pozwol¹ na efektywne uzupe³nienie dzia³ania I/O.

Plata HOT-553 tworzy doskona³¹ platformê dla systemu efektywnego pod wzglêdem kosztów, o wysokiej wydajnoœci, ³atwo rozszerzalnego, z wykorzystaniem najnowszych procesorów Pentium i standardów I/O.

Rozdział 1 Wprowadzenie

Dane techniczne

Działanie CPU

- ☐ Zegar procesora Pentium : 75~200MHz
- ☐ Zegar procesora Cyrix/IBM 6x86/L : P90+~P166+ (80~133MHz)
- ☐ Zegar procesora AMD K5 : 66~100MHz
- ☐ Opcjonalne gniazdo VRM dla procesorów Pentium P55C, Cyrix/IBM 6x86 powyżej P120+ i Cyrix/IBM 6x85/L.

Układy sterujące (Chipset)

- ☐ Intel PCISet 82439HX i 82371SB

Pamięć

- ☐ Obsługa dwóch banków EDO RAM, Fast Page DRAM w zakresie od 8MB do 256MB
- ☐ Obsługa modułów SIMM 4MB, 8MB, 16MB, 32MB i 64MB o 72 końcówkach
- ☐ Obsługa sprawdzania i korekcji błędów DRAM (ECC)

Pamięć cache

- ☐ Zintegrowany sterownik pamięci cache L2 w trybie write-back - bezpośrednie mapowanie 256KB lub 512KB w trybie Pipeline Burst

Funkcje zarządzania poborem energii

- ☐ Cztery tryby zarządzania poborem energii w tym: Full on, Doze, Standby i Suspend
- ☐ Obsługa Microsoft APM
- ☐ Z³¹cze EPMI (External Power Management Interrupt)

Rozszerzenia

- ☐ Cztery sloty 32-bitowe PCI
- ☐ Cztery sloty 16-bitowe ISA
- ☐ 2 kanałowy port PCI IDE
 - Obsługa do 4 urządzeń IDE
 - Transfer w trybie PIO 4 do 16 MB/sek
 - Zintegrowany bufor 8 x 32-bit dla transferu PCI IDE w trybie burst
- ☐ Jeden port obsługi napędów FDD
- ☐ Jeden port równoległy
 - Obsługa **SPP** (PS/2 kompatybilny z PS/2 dwukierunkowy port równoległy), **EPP** (port równoległy poszerzony) i **ECP** (port o poszerzonych możliwościach) jest to port o najwyższej wydajności.
- ☐ Dwa porty szeregowo
 - Kompatybilne z 16C550 UARTS.
 - Obsługa połączeń InfraRed (podczerwień).
- ☐ Jeden port myszy PS/2
- ☐ Port USB (Uniwersalna szyna szeregowo)

Konstrukcja płyty












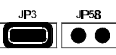

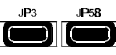

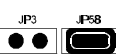



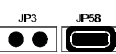


- ☐ Wymiary 22cm x 28cm

Wybór częstotliwości zegara CPU

Na płycie HOT-553 możemy ustawić częstotliwość zegara systemowego. Jest to możliwe dzięki dwukońcówkowym jumperom JP15, JP16 i JP79 które określają¹ częstotliwość zegara systemowego w zakresie od 40MHz do 66MHz.

Przy pomocy jumperów JP3 i JP58 możemy ustawić wielokrotność mnożenia częstotliwości dla zegara CPU. Poprzez założenie lub zdjęcie zworek na jumperach JP3 i JP58, możemy zmieniać mnożnik **Host Bus Clock/CPU Core Clock** od 1 : 1.5 to 1 : 3.

Intel Pentium

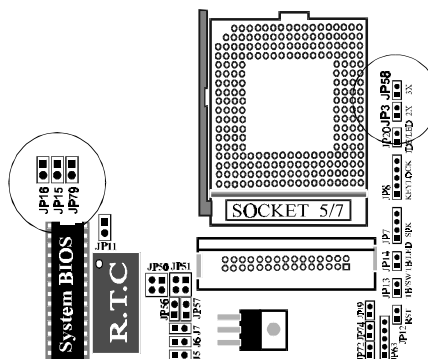
Rodzaj procesora	JP16, JP15, JP79	Zegar system	JP3 & JP58	Stosunek zegara CPU/syst.
75 MHz Pentium		50 MHz		1 : 1.5
90 MHz Pentium		60 MHz		1 : 1.5
100 MHz Pentium		66 MHz		1 : 1.5
120 MHz Pentium		60 MHz		1 : 2
125 MHz Pentium		50 MHz		1 : 2,5
133 MHz Pentium		66 MHz		1 : 2
150 MHz Pentium		60 MHz		1 : 2,5
150 MHz Pentium		50 MHz		1 : 3
166 MHz Pentium		66 MHz		1 : 2.5
180 MHz Pentium		60 MHz		1 : 3
200 MHz Pentium		66 MHz		1 : 3

Cyrix 6x86

Rodzaj procesora	JP16, JP15, JP79	Zegar system	JP3, JP58	Stosunek zegara CPU/syst.
80 MHz Cyrix/IBM 6x86-P90+		40 MHz		1 : 2
100 MHz Cyrix/IBM 6x86-P120+		50 MHz		1 : 2
120 MHz Cyrix/IBM 6x86-P150+		60 MHz		1 : 2
133 MHz Cyrix/IBM 6x86-P166+		66 MHz		1 : 2

AMD K5




Rodzaj procesora	JP16, JP15, JP79	Zegar system	JP3, JP58	Stosunek zegara CPU/syst.
75 MHz AMD K5 - PR75		50 MHz		1 : 1,5
90 MHz AMD K5 - PR90		60 MHz		1 : 1,5
100 MHz AMD K5 - PR100		66 MHz		1 : 1,5
90 MHz AMD K5 - PR120		60 MHz		1 : 1,5
100 MHz AMD K5 - PR133		66 MHz		1 : 1,5
105 MHz AMD K5 - PR150		60 MHz		1 : 1,75
116,7 MHz AMD K5 - PR166		66 MHz		1 : 1,75

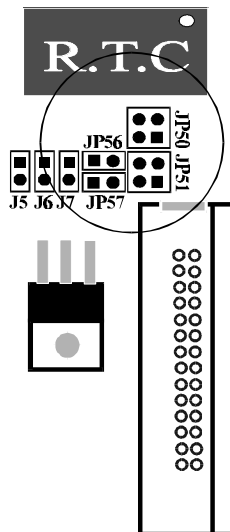


Regulator napięcia i wybór VRM - JP50,51,56,57

Plata HDT-553 wyposażona jest w regulator napięcia zapewniający zasilanie 3.3V dla pentium, 6x86 i 5k86, opcjonalne gniazdo modułu VRM (voltage regulator module) umożliwia zasilanie 3.3/2.8V procesorów P55C.

Najczęściej, moduły VRM podają obie wartości napięcia 3,3V i 2,8V, s¹ jednak na rynku modu³y VRM wy³¹cznie z napiêciem 2.8V, w takim przypadku konieczne jest wykorzystanie regulatora napiêcia 3,3V na placie.




Napiêcie wyjœciowe	JP50, 51, 56, 57	Sposób zasilania
Regulator napiêcia zamontowany na placie (ustawienie domyœlnie)		Zakres 3.3~3.6V wybierany prze³¹cznikami na placie
Dodatkowy modu³ regulatora napiêcia (VRM)		Zakres 3.3V & 2.5V z dodatkowego regulatora napiêcia (VRM)
Regulator napiêcia zamontowany na placie i dodatkowy modu³ regulatora napiêcia		Napiêcie 3.3V z regulatora zamont. na placie, 2.5V z dodatkowego modu³u VRM

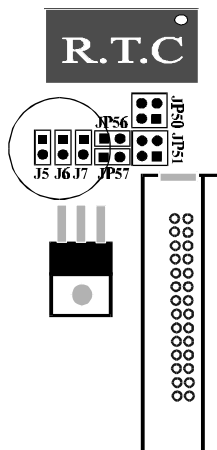


Wybór napięcia zasilaj¹cego CPU - JP5, 6, 7

Konstrukcja płyty umożliwia uzyskanie kilku napięć zasilaj¹cych procesory Pentium P54C, AMD K5 i Cyrix/IBM 6x86.

Uwaga: Gdy wykorzystujemy procesory Cyrix/IBM 6x86 o oznaczeniu P120+ lub wyższym, lub procesory z serii Cyrix/IBM 6x86L (wszystkie modele), niezbędne jest korzystanie z dodatkowego modułu VRM.

Napięcie wyjściowe	J5, J6, J7	Procesor
3.3 V \pm 5%		Pentium P54C STD/VR
3.45 V \pm 5%		Pentium P54C VR/VRE
3.6 V \pm 5%		Pentium P54C VRE Cyrix 6x86 AMD K5



Wybór rodzaju pamięci cache

Procyta HOT-553 obsługuje pamięć cache typu pipeline burst zamontowaną¹ na procyte i moduł pamięci cache typu pipeline burst wkładany w gniazdo.

Pamięć cache zamontowana na procyte

Fabryczną¹ opcją¹ procyty HOT-553 jest zintegrowana zewnętrzna pamięć cache 256KB, składająca się z dwóch modułów 32K x 32 pipeline burst SRAM zamontowanych na procyte. Niezbędny jest 32KB x 8 Tag SRAM.

Moduł cache Pipeline Burst

Jeśli procyta HOT-553 zamówiona zostanie bez pamięci cache, pamięć cache może być dodana później przez zamontowanie modułu 256KB pipeline burst w gnieździe CELP na procyte.

Jeśli procyta zamówiona jest z zamontowaną¹ fabrycznie pamięcią¹ 256KB pipeline burst, rozmiar pamięci można zwiększyć do 512KB przez zamontowanie modułu 256KB pipeline burst w gnieździe CELP.

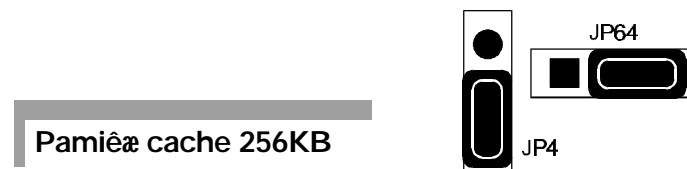
(dodatkowe informacje w rozdziale "**Wybór wielkości pamięci cache**")

Wybór wielkości pamięci cache - JP4, JP64

Przyta HOT-553 obsługuje pamięć cache 256KB lub 512KB pipeline burst.

Jeżeli przyta HOT-553 zamówiona jest bez pamięci cache, pamięć można uzupełnić przez zamontowanie **modułu 256KB pipeline** w gnieździe CELP.

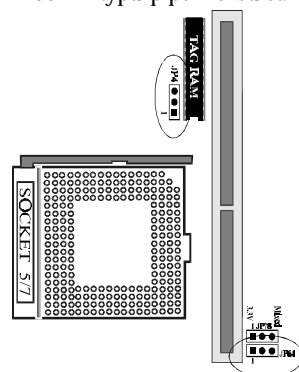
Jeżeli przyta zamówiona jest z zamontowaną fabrycznie pamięcią¹ 256KB pipeline burst, rozmiar pamięci można zwiększyć do 512KB przez zamontowanie **wtórnego modułu 256KB pipeline burst** w gnieździe CELP.



Na przycie lub w gnieździe CELP zamontowane 256 KB pamięci cache typu pipeline burst.



Zarówno na przycie jak i w gnieździe CELP zamontowana jest pamięć cache 256KB typu pipeline burst.



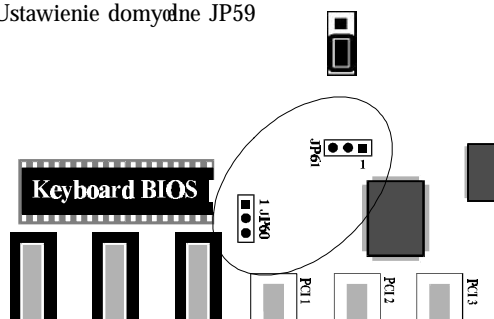
Uwaga : Ze względu na różnice między modułami pamięci cache, w przypadku konieczności rozbudowy pamięci do 512 KB, należy skontaktować się z dostawcą¹.

Wybór DREQ portu równoległego - JP60, JP61

Port równoległy na płycie HOT-553 obsługuje tryb ECP (Extended Capabilities Port) i udostępnia dwie linie DMA DREQ1 i DREQ3.

Jeśli wykorzystywany jest tryb ECP, dla portu równoległego możemy przypisać DREQ1 lub DREQ3. Jeśli wybierzemy tryb SPP/EPP, możemy pominąć ustawienie tych jumperów.

Ustawienie domyślne JP59



Wybór DMA dla portu równ.	JP60, JP61
Port równoległy Tryb ECP DMA 1 (domyślnie)	
Port równoległy Tryb ECP DMA 3	

Kasowanie hasła - JP72

Przez zwarcie jumpers JP72 i w³¹czenie zasilania systemu mo¿liwe jest skasowanie has³a dostêpu do systemu, powoduje to wyœwietlenie komunikatu "**Password is cleared by jumper, (JCP) !**". Po wy³¹czeniu systemu nale¿y zdj¹æ JP72, powoduje to przywrócenie normalnego dzia³ania. Takie postêpowanie nale¿y stosowaæ wy³¹cznie w przypadku zapomnienia has³a przez u¿ytkownika. (Funkcja ta mo¿e nie byæ dostêpna gdy stosujemy procesory Cyrix 6x86)

Ustawienie napiêcia Flash EPROM - JP9

P³yta HOT-553 dzia³a z dwoma rodzajami pamiêci flash EPROM, 5 i 12V. Ustawiaj¹c odpowiednio jumper JP9, mo¿emy uaktualniæ oba rodzaje pamiêci. JP9 otwarty dla 5V, koñcówki 2-3 zwarte dla 12V.

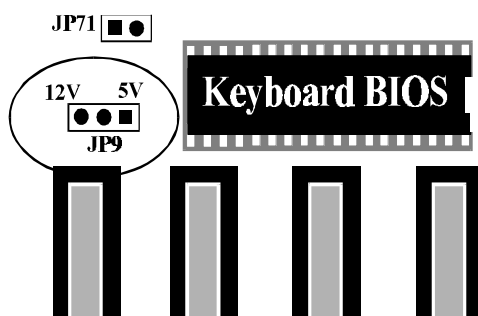
UAKTUALNIENIE BIOSU

Pamiêæ typu flash u³atwia uaktualnienie BIOS'u. Now¹ wersjê BIOS'u mo¿emy zainstalowaæ z dyskietki.

Podczas uaktualnienia BIOS'u nale¿y uwzglêdniæ poni¿sze uwagi.

Program u¿ytkowy nie mo¿e dzia³aæ w trybie chronionym/wirtualnym. Nie nale¿y ³adowaæ programów typu **QEMM.386**, **EMM386**. (lub omin¹æ pliki **config.sys** i **autoexec.bat**).

Program dzia³a z pamiêciami Flash EEPROM 5V i 12V.



Kasowanie CMOS - JP11

Na płycie znajduje się jumper **JP11**, umożliwia on kasowanie pamięci CMOS. W pamięci CMOS przechowywane są informacje o konfiguracji systemu.

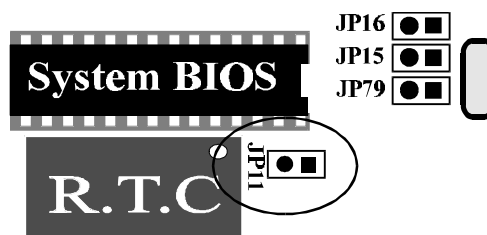
Jeśli chcemy skasować zawartość pamięci CMOS zwracamy na chwilę ten jumper, po czym zdejmujemy go, by umożliwić normalne podtrzymanie danych dotyczących konfiguracji systemu.

Uwaga: Kasowanie CMOS i działania R.T.C dostępne jest tylko wtedy, gdy stosowane są układy "DS12887A" lub "DS12B887".

W zależności od wykorzystywanego układu, do kasowania zawartości układu CMOS, stosujemy jedną z podanych niżej metod:

DS12887A - Wyłączymy zasilanie, zwrócimy jumper JP11 na 2 do 3 sekund, po czym zdjęmy jumper, pamięć CMOS zostanie wyczyszczona.

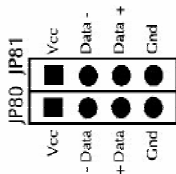
DS12B887 - Zwrócimy JP11, włączymy zasilanie na 2 do 3 sekund, zdjęmy JP21 i wyłączymy zasilanie, pamięć CMOS zostanie wyczyszczona.



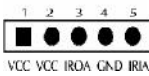
Z³¹cza

Z ³¹ cza i gniazda	
Element	Działanie
IDE1	Z ³¹ cze pierwszego sterownika PCI IDE
IDE2	Z ³¹ cze drugiego sterownika PCI IDE
J1	Z ³¹ cze sterownika FDD
P1	Z ³¹ cze protu równoległego
S1	Z ³¹ cze portu szeregowego COM1
S2	Z ³¹ cze portu szeregowego COM2
JP52	Z ³¹ cze portu myszy PS/2
JP8	Z ³¹ cze sygnalizacji zasilania i blokady klawiatury
JP7	Z ³¹ cze głośnika
JP12	Z ³¹ cze przycisku Reset
JP14	Z ³¹ cze diody Turbo
JP72	Kasowanie hasła dostępu
JP74	Z ³¹ cze sygnalizacji funkcji "green"
JP19	Z ³¹ cze EPMI
JP20	Z ³¹ cze diody sygnalizującej działanie HDD
JP80, JP81	Z ³¹ cza uniwersalnej szyny szeregowej (USB)
JP63	Z ³¹ cze portu komunikacyjnego Infra-red
JP71	Prze ³¹ cznik rodzaju monitora (Color/Mono)

USB Connectors Pin-out

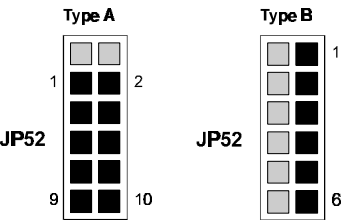


JP63 - Infra-Red



Z³¹cze do myszy PS/2

Na p³ycie HOT-553 znajduj¹ siê dwa rodzaje z³¹cza do myszy PS/2, typ A i B, w tabeli obok pokazane s¹ wyprowadzenia dla obu rodzajów z³¹czy.



Koñcówka	TYP A	TYP B
1	Pusta	Zegar
2	Masa	Pusta
3	Zegar	Masa
4	Masa	VCC
5	VCC	Dane
6	Pusta	Pusta
7	Pusta	
8	Pusta	
9	Dane	
10	Pusta	

Rozdział 3 Konfiguracja pamięci

Płyta HOT-553 umożliwia wykorzystanie różnych rodzajów pamięci, zarówno w trybie szybkiego stronicowania jak i EDO, o rozmiarze do 256MB.

Cztery gniazda SIMM zorganizowane są w dwa banki, z dwoma modułami SIMM przypisanymi do jednego banku pamięci. Płyta HOT-553 może działać z modułami SIMM 4MB, 8MB, 16MB, 32MB i 64MB jedno- lub dwustronnymi o 72 końcówkach.

W tabeli umieszczonej poniżej pokazujemy możliwe do wykorzystania kombinacje pamięci na płycie HOT-553.

Uwaga: Nie wolno w jednym banku umieszczać modułów SIMM z których jedno działa³aj¹ w trybie Fast page a drugie EDO.

HOT-553 Tabela konfiguracji pamięci		
SIMM 1, 2	SIMM 3, 4	TOTAL
4 MB	Puste	8 MB
8 MB	Puste	16 MB
16 MB	Puste	32 MB
32 MB	Puste	64 MB
64 MB	Puste	128 MB
Puste	4 MB	8 MB
Puste	8 MB	16 MB
Puste	16 MB	32 MB
Puste	32 MB	64 MB
Puste	64 MB	128 MB
4 MB	4 MB	16 MB
4 MB	8 MB	24 MB
4 MB	16 MB	40 MB
4 MB	32 MB	72 MB
4 MB	64 MB	136 MB
8 MB	4 MB	24 MB
8 MB	8 MB	32 MB
8 MB	16 MB	48 MB
8 MB	32 MB	80 MB
8 MB	64 MB	144 MB
16 MB	4 MB	40 MB
16 MB	8 MB	48 MB
16 MB	16 MB	64 MB
16 MB	32 MB	96 MB
16 MB	64 MB	160 MB
32 MB	4 MB	72 MB
32 MB	8 MB	80 MB
32 MB	16 MB	96 MB
32 MB	32 MB	128 MB
32 MB	64 MB	192 MB
64 MB	64 MB	256 MB

Rozdział 4 Award BIOS Setup

BIOS płyty HOT-553 ma wbudowany program Setup. Umożliwia on zmiany konfiguracji systemu. Informacje te są zapamiętane w podtrzymywanej bateryjnie pamięci RAM, dzięki temu informacje te nie są tracone po wyłączeniu zasilania.

Wejście do programu SETUP

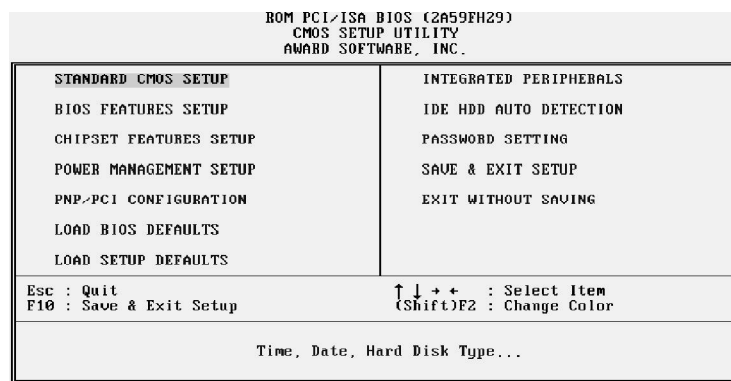
Włączamy komputer i naciskamy klawisz co umożliwia wejście do programu Setup. Innym sposobem wejścia do programu jest włączenie komputera i gdy w dolnej części ekranu pojawi się pokazany niżej komunikat naciskamy klawisz lub równocześnie naciskamy klawisze <Ctrl>, <Alt> i <Esc>.

TO ENTER SETUP BEFORE BOOT PRESS CTRL-ALT-ESC OR DEL KEY

Jeśli komunikat zniknie zanim zdążymy nacisnąć klawisz, a nadal chcemy wejść do programu Setup, musimy ponownie uruchomić komputer. Możemy to zrobić wyłączając i po chwili ponownie włączając zasilanie lub przez naciśnięcie przycisku RESET. Możemy też ponownie uruchomić komputer przez równoczesne naciśnięcie klawiszy <Ctrl>, <Alt> i <Delete>. Jeśli nie naciśniemy w porę klawisza i system operacyjny nie wystartuje, na ekranie pojawi się, pokazany niżej, komunikat o bledzie.

PRESS F1 TO CONTINUE, CTRL-ALT-ESC OR DEL TO ENTER SETUP

Menu g³ówne



Standard CMOS setup

Na tej stronie znajduj¹ siê wszystkie elementy zawarte w standardowym programie BIOS setup.

BIOS features setup

Ta strona zawiera wszystkie elementy specjalnych funkcji BIOS'u AWARD.

Chipset features setup

Ta strona zawiera elementy konfiguracji chipset.

Power Management Setup

Ta strona zawiera elementy systemu zarz¹dzania poborem energii.

PCI Configuration setup

Ta kategoria okreœla wartoœci (w jednostkach bloków szyny PCI) w zale¿noœci od czasu oczekiwania dla szyny g³ównej PCI i poziom IRQ dla urz¹dzeñ PCI.

Load BIOS Defaults

Domyœlne wartoœci wprowadzone przez BIOS zapewniaj¹ maksymaln¹ wydajnoœci systemu. Mo¿emy jednak zmieniaæ parametry za poœrednictwem Option Setup Menu.

Load Setup Defaults

Wprowadzone s¹ wartości umoŹliwiaj¹ce obniŹenie wydajnoŹci systemu do minimum. MoŹemy jednak zmieniać te wartości za poŹrednictwem Setup Menu.

Integrated Peripherals

Na tej stronie znajduj¹ siê elementy zwi¹zane ze wszystkimi urz¹dzeniami peryferyjnymi.

IDE HDD auto detection

Automatyczna konfiguracja parametrów dysków twardych IDE.

Password setting

Zmiana, ustawienie lub wy³1czenie has³a. UmoŹliwia ograniczenie dostêpu do systemu i programu Setup lub tylko do programu Setup.

Save & Exit setup

Zapamiêtanie zmienionych wartoŹci w pamieci CMOS i opuszczenie programu Setup.

Exit without saving

Porzucenie wszystkich wprowadzonych zmian i wyjœcie z programu.

Standard CMOS Setup

ROM PCI/ISA BIOS (2A59CH2A)									
STANDARD CMOS SETUP									
AWARD SOFTWARE, INC.									
Date (mm:dd:yy) : Sat, Aug 12 1995									
Time (hh:mm:ss) : 17 : 18 : 33									
HARD DISKS		TYPE	SIZE	CYLS	HEAD	PRECOMP	LANDZ	SECTOR	MODE
Primary Master		: Auto	0	0	0	0	0	0	AUTO
Primary Slave		: Auto	0	0	0	0	0	0	AUTO
Secondary Master		: Auto	0	0	0	0	0	0	AUTO
Secondary Slave		: Auto	0	0	0	0	0	0	AUTO
Drive A : 1.44M, 3.5 in.									
Drive B : None									
Video		EGA/UGA							
Halt On : All Errors									
						Base Memory : 640K			
						Extended Memory : 15360K			
						Other Memory : 384K			
						Total Memory : 16384K			
ESC : Quit		↑ ↓ + - : Select Item				PU/PB/+/- : Modify			
F1 : Help		(Shift)F2 : Change Color							

Date

Format zapisu daty jest następujący <dzień>, <data> <miesiąc> <rok>. Naciśnięcie <F3> by pokazać kalendarz.

Time

Format zapisu czasu jest następujący <godzina> <minuta> <sekunda>. Czas jest obliczany na podstawie zegara 24-godzinnego. Na przykład 5 p.m. oznacza 17:00:00.

Daylight saving

Uaktywnienie tego pola powoduje dodanie lub odjęcie jednej godziny w czasie wiosennej lub jesiennej zmiany czasu.

Drive C type/Drive D type

Ta kategoria określa rodzaj napędów twardego dysku C i D zainstalowanych w systemie. W programie mamy do wyboru 46 wstępnie zdefiniowanych rodzajów dysków i jeden zdefiniowany przez użytkownika.

Typ dysku wybieramy naciskając PgUp lub PgDn lub wpisujemy określony numer i naciskamy <Enter>. Dane techniczne dysku muszą być zgodne z danymi zawartymi w tabeli. Jeśli dysk używany w naszym systemie nie jest zgodny z żadnym z podanych w tabeli, wykorzystujemy możliwość wpisania danych dysku ręcznie, wybierając dysk zdefiniowany przez użytkownika (Type User).

Jeśli wybierzemy Type User, w kolejnych punktach musz¹ być wpisane odpowiednie informacje. Dane te wpisujemy bezpośrednio z klawiatury i potwierdzamy je klawiszem <Enter>. Odpowiednie dane znajdziemy w dokumentacji dostarczonej razem z dyskiem.

Jeśli w naszym systemie nie ma twardego dysku, wybieramy NONE i naciskamy <Enter>.

Drive A type/Drive B type

W tym polu określamy rodzaje napędów FDD zamontowanych w systemie.

Video

Wybieramy rodzaj karty graficznej która jest zgodna z rodzajem karty zainstalowanej w naszym systemie i z posiadanym monitorem. Chociaż istnieje możliwość pod³czenia drugiego monitora, nie musimy wybierać go w programie Setup.

Error halt

Określamy czy komputer ma się zatrzymać w przypadku wykrycia błędu przy starcie systemu.

Memory

W polu tym wyświetlane s¹ wy³cznie informacje określone w czasie testu POST (Power On Self Test) sterowanego przez BIOS.

Base Memory

Test POST określi ilość pamięci podstawowej (konwencjonalnej) zainstalowanej w systemie. Wartość ta wynosi zwykle 640K dla systemów z pamięci¹ 640K lub większ¹.

Extended Memory

Program BIOS określa ile pamięci rozszerzonej (extended) znajduje się na p³ycie w czasie testu POST. Jest to pamięć powyżej 1 MB w obszarze adresowym CPU.

BIOS Features Setup

ROM PCI/ISA BIOS (2A59FH29) BIOS FEATURES SETUP AWARD SOFTWARE, INC.			
CPU Internal Cache	: Enabled	Video BIOS Shadow	: Enabled
External Cache	: Enabled	C8000-CBFFF Shadow	: Disabled
Quick Power On Self Test	: Disabled	CC000-CFFFF Shadow	: Disabled
Boot Sequence	: A,C	D0000-D3FFF Shadow	: Disabled
Swap Floppy Drive	: Disabled	D4000-D7FFF Shadow	: Disabled
Boot Up Floppy Seek	: Enabled	D8000-DBFFF Shadow	: Disabled
Boot Up NumLock Status	: On	DC000-DEFFF Shadow	: Disabled
Boot Up System Speed	: High		
Gate A20 Option	: Fast		
Security Option	: Setup		
PS/2 mouse function control	: Enabled		
PCI/UGA Palette Snoop	: Disabled		
OS Select For DRAM > 64MB	: Non-OS2		
		ESC : Quit	↑↓++ : Select Item
		F1 : Help	PG/PD/+/= : Modify
		F5 : Old Values (Shift)	F2 : Color
		F6 : Load BIOS Defaults	
		F7 : Load Setup Defaults	

CPU Internal Cache

W polu tym w³¹czamy pamięć wewnętrzną cache procesora, przyspiesza to dostęp do pamięci. Domyślna wartość to enabled.

External Cache

W tym polu w³¹czamy pamięć zewnętrzną cache.

Quick Power On Self Test

W tej kategorii możemy przyspieszyć wykonanie testu POST po w³¹czeniu komputera. Jeśli jest on w³¹czony, BIOS skróci lub pominie niektóre z elementów POST.

Boot Sequence

W polu tym określamy kolejność przeszukiwania napędów w poszukiwaniu systemu operacyjnego. Domyślne ustawienie to A, C.

Swap Floppy Drive

W³¹czenie tego pola powoduje prze³¹czenie przez BIOS przypisania napędów FDD, napęd A: będzie działał jako napęd B:, a napęd B: jako napęd A:.

Boot Up Floppy Seek

BIOS określa rodzaj pod³¹czanego napędu FDD. (40 lub 80 ścieżek).

Boot Up NumLock Status

Wyłączenie tej opcji powoduje, że BIOS wyłącza lub włącza **Num Lock** po uruchomieniu systemu, można wykorzystywać klawisze numeryczne jako klawisze kursora.

Boot Up System Speed

Opcja ta ustala prędkość procesora po włączeniu systemu. Dostępne ustawienia to **High** lub **Low**.

Gate A20 Option

Gdy to pole jest ustawione na Normal, sygnał A20 jest sterowany przez sterownik klawiatury. Gdy pole to ustawimy na Fast, sygnał A20 jest sterowany przez port 92 lub metodą zależną od wykorzystywanych układów chipset.

Security Option

Kategoria ta umożliwia ograniczenie dostępu do systemu i programu Setup lub tylko do programu Setup.

Gdy wybierzemy **System**, to uruchomienie systemu i dostęp do programu Setup możliwe będą wyłącznie po podaniu hasła.

Gdy wybierzemy **Setup**, dostęp do programu Setup będzie możliwy wyłącznie po podaniu hasła.

PS/2 Mouse Control Function

Pole to służy do określenia czy będzie używana mysz PS/2. Jeśli mamy podłączoną do systemu mysz PS/2, pole to musi być włączone, jeśli nie to należy je wyłączyć, zwalniając IRQ12 dla urządzeń PCI.

PCI VGA Palette Snoop

Pole to musi być ustawione na enabled, jeśli w systemie mamy zainstalowaną kartę MPEG ISA, jeśli w systemie nie mamy zamontowanej karty MPEG ISA opcja ta musi być ustawiona na disabled.

OS Select For DRAM > 64MB

Pole to umożliwia dostęp do pamięci ponad 64 MB w systemie OS/2.

Video BIOS Shadow/XXXXX-XXXXX Shadow

Pole to określa czy Video BIOS lub opcjonalny ROM będzie kopiowany do pamięci RAM.

Chipset Features Setup

ROM PCI/ISA BIOS (2A59FH29) CHIPSET FEATURES SETUP AWARD SOFTWARE, INC.			
Auto Configuration	: Enabled	Memory Parity/ECC Check	: Disable
DRAM Timing	: 70 ns	Single Bit Error Report	: Disabled
DRAM RAS# Precharge Time	: 3	Chipset MA# Asserted	: Enabled
DRAM R/W Leadoff Timing	: 7/6	Pipeline Cache Timing	: Faster
Fast RAS# To CAS# Delay	: 3	Passive Release	: Enabled
DRAM Read Burst (EDO/FPM)	: x333/x444	Delayed Transaction	: Disabled
DRAM Write Burst Timing	: x333		
Turbo Read Leadoff	: Disabled		
DRAM Speculative Leadoff	: Enabled		
Turn-Around Insertion	: Disabled		
ISA Clock	: PCICLK/3		
System BIOS Cacheable	: Disabled		
Video BIOS Cacheable	: Disabled		
8 Bit I/O Recovery Time	: 3		
16 Bit I/O Recovery Time	: 2		
Memory Hole At 15M-16M	: Disabled	ESC : Quit	↑↓+* : Select Item
Peer Concurrency	: Enabled	F1 : Help	PU/PD/+/- : Modify
Chipset Special Features	: Enabled	F5 : Old Values (Shift)	F2 : Color
DRAM ECC/Parity Select	: Parity	F6 : Load BIOS Defaults	
		F7 : Load Setup Defaults	

Auto Configuration

Wybór tej opcji powoduje przyjęcie wstępnie zdefiniowanych wartości dla takich elementów jak: DRAM Timing, Cache Timing, ...itd. Mamy do wyboru "Enabled" lub "Disable".

W³¹czenie tego elementu powoduje, że wstępnie zdefiniowane wartości są tylko wyświetlane i nie ma możliwości ich zmiany.

DRAM Timing

Pole to ustawia czasy odczytu i zapisu pamięci DRAM. W przypadku gdy pole "Auto Configuration" ustawione jest na wartość disabled, pole to nie jest dostępne.

DRAM RAS# Precharge Time

W polu tym ustawiamy czasy odwołania pamięci DRAM RAS. Mamy do wyboru **4** i **3** CLKs.

DRAM R/W Leadoff Timing

Pole to ustala ilość cykli CPU przed wykonaniem odczytu i zapisu pamięci DRAM. Dostępne opcje to **7/6** i **6/5** cykli.

Fast RAS To CAS Delay

W polu tym możemy określać zależności czasowe przy przejściu z adresu wiersza (RAS) do adresu kolumny (CAS). Dostępne opcje to **3** i **2** CLKs.

DRAM Read Burst Timing

Kategoria ta ustala zależności czasowe przy odczycie potokowym pamięci DRAM. Ustawienia zależą¹ od rodzaju pamięci stosowanych w systemie. Dostępne opcje to **x444**, **x333** i **x222**.

DRAM Write Burst Timing

Kategoria ta ustawia zależności czasowe przy zapisie potokowym EDO/FP DRAM. Ustawienia zależą¹ od rodzaju pamięci DRAM stosowanych w systemie. Dostępne opcje to **x444**, **x333** i **x222**.

Turbo Read Leadoff

Pole to wykorzystujemy do zdefiniowania ustawienia Turbo Read Leadoff, mamy do wyboru dwie opcje "**Enable**" lub "**Disable**".

DRAM Speculative Leadoff

Pole to wykorzystujemy do zdefiniowania DRAM Speculative Leadoff, mamy do wyboru dwie opcje "**Enable**" lub "**Disable**".

Turn-Around Insertion

Pole to wykorzystujemy do określenia czy ma być aktywna opcja Turn-Around Insertion, dostępne ustawienie to "**Enable**" lub "**Disable**".

ISA Clock

Pole to umożliwia ustawienie zegara ISA przez podział³ zegara PCI.

System Video/BIOS Cacheable

Pole to umożliwia przepisywanie do pamięci RAM obszaru adresowego BIOS F000~FFFF i obszaru adresowego video C000~E7FF.

8/16 Bit I/O Recovery Time

Pole to jest wykorzystywane do dodania dodatkowego opóźnienia pomiędzy CPU a szyną¹ główną¹ PCI w oparciu o cykl I/O szyny ISA.

Memory Hole At 15M-16M

Dzięki temu polu możemy wy³¹czyć pewien obszar w obszarze pamięci DRAM. Cykle CPU odpowiadają¹ce temu obszarowi s¹ przekazywane na szynę¹ PCI. Należy zwrócić uwagę, że wybrany obszar nie jest ponownie mapowany.

Peer Concurrency

Kategorię tę wykorzystujemy do określenia czy współbieżność³ PCI ma być w³¹czona lub wy³¹czona ("**Enable**" lub "**Disable**").

Chipset Special Features

Pole to wykorzystujemy do w³¹czenia lub wy³¹czenia Chipset Special Features (w³¹ciwoœci specjalne chipset) "**Enable**" lub "**Disable**".

DRAM ECC/PARITY Select

P³yta g³ówna obs³uguje wykrywanie b³êdów parzystoœci lub ECC (Error Detection and Correction), mo¿liwe jest to gdy wykorzystywane s¹ pamieci DRAM 72-bitowe (z bitem parzystoœci). System z pamieciami 64-bitowymi (bez bitu parzystoœci) i z pamieciami mieszanymi 64- i 72-bitowymi musi mieæ wy³¹czon¹ obs³ugê wykrywania b³êdów.

Memory Parity/ECC Check

Kategoria ta okreœla czy tryb potokowy szyny PCI jest ustawiony na "**Auto**", "**Enable**" lub "**Disable**".

Single Bit Error Report

Kategoria ta okreœla czy opcja Single Bit Error Report jest aktywna "**Enable**" czy te¿ wy³¹czona "**Disable**".

Chipset NA# Asserted

Pole to jest wykorzystywane do okreœlenia czy Chipset NA# (Next Address) Asserted jest w³¹czone "**Enable**" lub wy³¹czone "**Disable**". System potwierdza NA# do CPU umo¿liwiaj¹c dzia³anie w trybie potokowym.

Pipeline Cache Timing

Pole to wykorzystujemy do okreœlenia ustawienia zale¿noœci czasowych trybu potokowego obs³ugi pamieci cache. Dostêpne ustawienia to "**Faster**" (szybciej) lub "**Fastest**" (najszybciej).

Passive Release

W³¹czenie tej opcji powoduje uruchomienie przez chipset programowalnego pasywnego mechanizmu zgodnego z czasami oczekiwania wymaganymi dla kart ISA.

Delayed Transaction

Wersja 2.1 specyfikacji PCI wymaga œcis³ej kontroli czasów oczekiwania. Cykle PCI do lub z szyny ISA zwykle trwaj¹ d³u¿ej. W³¹czenie tej opcji powoduje uruchomienie przez chipset programowalnego mechanizmu który umo¿liwia spe³nienie wymaganych wartoœci opóŹnienia.

Power Management Setup

ROM PCI/ISA BIOS (2A59FH29) POWER MANAGEMENT SETUP AWARD SOFTWARE, INC.		
Power Management	: User Define	** Power Down & Resume Events **
PM Control by APM	: Yes	IRQ3 (COM 2) : ON
Video Off Method	: U/H SYNC+Blank	IRQ4 (COM 1) : ON
		IRQ5 (LPT 2) : ON
Doze Mode	: 1 Min	IRQ6 (Floppy Disk) : OFF
Standby Mode	: 2 Min	IRQ7 (LPT 1) : ON
Suspend Mode	: 4 Min	IRQ8 (RTC Alarm) : OFF
HDD Power Down	: 5 Min	IRQ9 (IRQ2 Redir) : ON
		IRQ10 (Reserved) : ON
** Wake Up Events In Doze & Standby **		IRQ11 (Reserved) : ON
IRQ3 (Wake-Up Event):	ON	IRQ12 (PS/2 Mouse) : ON
IRQ4 (Wake-Up Event):	ON	IRQ13 (Coprocessor) : ON
IRQ8 (Wake-Up Event):	ON	IRQ14 (Hard Disk) : ON
IRQ12 (Wake-Up Event):	ON	IRQ15 (Reserved) : ON
		ESC : Quit
		F1 : Help
		F5 : Old Values (Shift)
		F6 : Load BIOS Defaults
		F7 : Load Setup Defaults
		F1++ : Select Item
		PD/PD+/- : Modify
		F2 : Color

Power Management

Kategoria ta określa opcje funkcji zarządzania energią¹. Domyślna wartość to Disable czyli wy³łączone. Na następnych stronach opiszemy możliwości poszczególnych opcji.

Disabled	Wy ³ łączenie systemu zarządzania poborem energii.
User Define	Możliwość określenia zarządzania poborem energii.
Min Saving	Wstępnie zdefiniowane wartości czasowe s ¹ ustalone w taki sposób, że przyjmuj ¹ wartości maksymalne.
Max Saving	Wstępnie zdefiniowane wartości czasowe s ¹ ustalone w taki sposób, że przyjmuj ¹ wartości minimalne.

PM Control by APM

Jeśli pole to ustawimy na wartość No, BIOS systemu zignoruje APM przy zarządzaniu poborem energii.

Jeśli pole to ustawimy na wartość Yes, BIOS systemu będzie czeka³ na zgłoszenie APM przed wejściem w tryb zarządzania poborem energii **DOZE**, **STANDBY** lub **SUSPEND**.

Video Off Method

Blank Screen	BIOS ściemni ekran przy wy ³ łączeniu video.
V/H SYN	Poza Blank Screen, BIOS wy ³ łączy również sygnały
+Blank	V-SYNC i H-SYNC podawane z karty na monitor.

DPMS Funkcja ta jest dostępna tylko w przypadku kart VGA działających w trybie DPM.

Doze Mode

1 Min~1 Hr Określa nieprzerwany czas bezczynności przed przejściem systemu w tryb DOZE.

Disable System nigdy nie wejdzie w tryb DOZE.

Standby Mode

1 Min~1 Hr Określa nieprzerwany czas bezczynności przed przejściem systemu w tryb STANDBY.

Disable System nigdy nie wejdzie w tryb STANDBY.

Suspend Mode

1 Min~1 Hr Określa nieprzerwany czas bezczynności przed przejściem systemu w tryb SUSPEND.

Disable System nigdy nie wejdzie w tryb SUSPEND.

HDD Power Down

1~15Min Określa nieprzerwany czas bezczynności dla napędu IDE przed przejściem w tryb oszczędzania energii.

Suspend BIOS wyłączy silnik napędu HDD gdy system przejdzie w tryb SUSPEND.

Disable Silnik napędu HDD nie będzie wyłączany.

IRQ3, 5, 8, 12 **Wake-Up Events In Doze & Standby**

Jeśli pole to ustawimy na Off, uaktywnienie IRQ3, 5, 8 lub 12 nie pobudzi systemu do wyjścia z trybów Doze i Standby.

Jeśli pole to ustawimy na On, uaktywnienie IRQ3, 5, 8 lub 12 pobudzi system do wyjścia z trybu oszczędzania energii.

*Power Down & Resume Events **

Jeśli ustawimy te pola na Off, aktywność nie będzie monitorowana i system nie zostanie wprowadzony w tryb oszczędzania energii.

Jeśli ustawimy te pola na On, aktywność będzie monitorowana i system będzie wprowadzany w tryb oszczędzania energii.

COM Port Accessed	LPT Ports Accessed	Drive Ports Accessed	IRQ 3 (COM 2)
IRQ 4 (COM1)	IRQ 5 (LPT 2)	IRQ 6 (Floppy Disk)	IRQ 7 (LPT 1)
IRQ 8 (RTC Alarm)	IRQ 9 (IRQ 2 Redir)	IRQ 10 (Reserved)	IRQ 11 (Reserved)
IRQ 12 (PS/2 Mouse)	IRQ 13(Copro-)	IRQ 14 (Hard Disk)	IRQ 15 (Reserved)

PCI Configuration Setup

ROM PCI/ISA BIOS (2A59FH29) PNP/PCI CONFIGURATION AWARD SOFTWARE, INC.	
Resources Controlled By : <u>Manual</u>	PCI IRQ Activated By : Level PCI IDE IRQ Map To : PCI-AUTO Primary IDE INT# : A Secondary IDE INT# : B
IRQ-3 assigned to : Legacy ISA	
IRQ-4 assigned to : Legacy ISA	
IRQ-5 assigned to : PCI/ISA PnP	
IRQ-7 assigned to : Legacy ISA	
IRQ-9 assigned to : PCI/ISA PnP	
IRQ-10 assigned to : PCI/ISA PnP	
IRQ-11 assigned to : PCI/ISA PnP	
IRQ-12 assigned to : PCI/ISA PnP	
IRQ-14 assigned to : Legacy ISA	
IRQ-15 assigned to : Legacy ISA	
DMA-0 assigned to : PCI/ISA PnP	
DMA-1 assigned to : PCI/ISA PnP	
DMA-3 assigned to : PCI/ISA PnP	
DMA-5 assigned to : PCI/ISA PnP	
DMA-6 assigned to : PCI/ISA PnP	
DMA-7 assigned to : PCI/ISA PnP	
ESC : Quit	↑↓←→ : Select Item
F1 : Help	PU/PD/+/- : Modify
F5 : Old Values (Shift)	F2 : Color
F6 : Load BIOS Defaults	
F7 : Load Setup Defaults	

Resources Controlled By

Opcje dostępne w tym polu to Auto (automatycznie), Manual (ręcznie).

Auto : BIOS automatycznie ustawi zasoby IRQ i DMA.

Manual : IRQ i DMA s¹ ustawiane przez użytkownika.

IRQ 3 assigned to

BIOS przypisze IRQ 3 do **legacy ISA** lub **PCI/ISA PnP**.

IRQ3 domyślnie jest przypisane do legacy ISA dla COM2.

IRQ 4 assigned to

BIOS przypisze IRQ 4 do **legacy ISA** lub **PCI/ISA PnP**.

IRQ4 domyślnie jest przypisane do legacy ISA dla COM1.

IRQ 5 assigned to

BIOS przypisze IRQ 5 do **legacy ISA** lub **PCI/ISA PnP**.

IRQ5 domyślnie jest przypisane do urządzeń PNP PCI lub ISA.

IRQ 7 assigned to

BIOS przypisze IRQ 7 do **legacy ISA** lub **PCI/ISA PnP**.

IRQ7 jest przypisane domyślnie do legacy ISA dla LPT1.

IRQ 9 assigned to

BIOS przypisze IRQ 9 do **legacy ISA** lub **PCI/ISA PnP**.

IRQ10 domyślnie jest przypisane do urządzeń PNP PCI lub ISA.

IRQ 10 assigned to

BIOS przypisze IRQ 10 do **legacy ISA** lub **PCI/ISA PnP**.

IRQ10 domyślnie jest przypisane do urządzeń PNP PCI lub ISA.

IRQ 11 assigned to

BIOS przypisze IRQ 11 do **legacy ISA** lub **PCI/ISA PnP**.

IRQ11 domyślnie jest przypisane do urządzeń PNP PCI lub ISA.

IRQ 12 assigned to

BIOS przypisze IRQ 12 do **legacy ISA** lub **PCI/ISA PnP**.

IRQ12 domyślnie jest przypisane do urządzeń PNP PCI lub ISA. Ponieważ mysz PS/2 wykorzystuje to samo IRQ, jeśli mamy mysz PS/2 w naszym systemie, należy przypisać IRQ12 do legacy ISA, pozwoli to na uniknięcie konfliktów.

IRQ 14 assigned to

BIOS przypisze IRQ 14 do **legacy ISA** lub **PCI/ISA PnP**.

IRQ14 domyślnie jest przypisane do legacy ISA do I sterownika IDE.

IRQ 15 assigned to

BIOS przypisze IRQ 15 do **legacy ISA** lub **PCI/ISA PnP**.

IRQ15 domyślnie jest przypisane do legacy ISA do II sterownika IDE.

DMA-0, 1, 3, 5, 6, 7 assigned to

BIOS przypisze DMA do **legacy ISA** lub **PCI/ISA PnP**.

Kanały DMA 0, 1, 3, 5, 6 i 7 domyślnie przypisane są do PCI/ISA PnP.

Integrated Peripherals

ROM PCI/ISA BIOS (2A59FH29) INTEGRATED PERIPHERALS AWARD SOFTWARE, INC.	
IDE HDD Block Mode : Enabled PCI Slot IDE 2nd Channel : Enabled On-Chip Primary PCI IDE: Enabled On-Chip Secondary PCI IDE: Enabled IDE Primary Master PIO : Auto IDE Primary Slave PIO : Auto IDE Secondary Master PIO : Auto IDE Secondary Slave PIO : Auto Onboard FDD Controller : Enabled Onboard Serial Port 1 : COM1/3F8 Onboard Serial Port 2 : COM2/2F8 Infra Red (IR) Function : Disabled IR Transfer Mode : Half-Dup Onboard Parallel Port : 378H/IRQ7 Onboard Parallel Mode : SPP	ESC : Quit ↑↓+/- : Select Item F1 : Help PU/PD/+/- : Modify F5 : Old Values (Shift)F2 : Color F6 : Load BIOS Defaults F7 : Load Setup Defaults

IDE HDD Block Mode

W polu tym możemy ustawić napęd dysku twardego w tryb blokowy. Jeśli nasz dysk IDE obsługuje tryb blokowy, możemy w³¹czyć ten tryb, skróci to czas dostępu do danych. Jeśli dysk nie działa w trybie blokowym, musimy wy³¹czyć ten tryb by uniknąć błędów w obsłudze dysku.

PCI Slot IDE 2nd channel

W polu tym określamy czy dodatkowy drugi sterownik PCI IDE jest w³¹czony "**Enable**" lub wy³¹czony "**Disable**".

On-Chip Primary PCI IDE

W tym polu możemy w³¹czyć lub wy³¹czyć pierwszy sterownik PCI IDE. Mamy do wyboru ustawienia "**Enable**" lub "**Disable**".

On-Chip Secondary PCI IDE

W tym polu możemy w³¹czyć lub wy³¹czyć drugi sterownik PCI IDE. Mamy do wyboru ustawienia "**Enable**" lub "**Disable**".

IDE Primary/Secondary Master PIO

W tym polu mamy do dyspozycji pięć trybów definiowanych ręcznie i jeden automatycznie. S¹ to **0, 1, 2, 3, 4** i **AUTO**. Domyślne ustawienie to Auto.

IDE Primary/Secondary Slave PIO

W tym polu mamy do dyspozycji pięć trybów definiowanych ręcznie i jeden automatycznie. S¹ to **0, 1, 2, 3, 4** i **AUTO**. Domyślne ustawienie to Auto.

Onboard FDC Control

Pole to określa stan sterownika napędu FDD na płycie. Ustawienie "Enabled" umożliwia podłączenie napędów FDD do złącza na płycie. Jeśli mamy oddzielny sterownik ustawiamy to pole na "Disabled".

Onboard Serial Port 1/Port 2

W polu tym określamy porty szeregowy COM1/COM2; **COM1/3F8H**, **COM2/2F8H**, **COM3/3E8H**, **COM4/2E8H** lub **Disabled**.

Infra Red (IR) Function

Plata HOT-553 obsługuje IrDA(HPSIR) i IR(ASKIR) przez port COM 2. W polu tym możemy określić tryb działania portu Infra Red na płycie, mamy do wyboru opcje **HPSIR**, **ASKIR** lub **Disabled**.

IR Transfer Mode

Kategoria ta określa tryb przenoszenia danych przez port IR **full-duplicate** lub **half-duplicate**.

Onboard Parallel Port

Określamy tu adres portu równoległego na płycie na **378H**, **278H**, **3BCH** lub **Disabled**.

Onboard Printer Mode

W polu tym określamy tryb działania portu równoległego. Dostępne opcje to **SPP** (Standard Parallel Port), **EPP** (Enhanced Parallel Port), **ECP** (Extended Capabilities Port).

ECP Mode Use DMA

W tym polu określamy kanał DMA (Direct Memory Access) gdy wykorzystywane jest urządzenie ECP. Dostępne opcje to DMA **1** i DMA **3**.

Password Setting

Po wybraniu tej opcji na ekranie pojawi się komunikat:

ENTER PASSWORD (wprowadź hasło)

ROM PCI/ISA BIOS (2A59FH29) CMOS SETUP UTILITY AWARD SOFTWARE, INC.	
STANDARD CMOS SETUP	INTEGRATED PERIPHERALS
BIOS FEATURES SETUP	IDE HDD AUTO DETECTION
CHIPSET FEATURES SETUP	PASSWORD SETTING
POWER MANAGEMENT SETUP	SAVE & EXIT SETUP
PNP/PCI CONFIGURATION	EXIT WITHOUT SAVING
LOAD BIOS DEFAULTS	Enter Password:
LOAD SETUP DEFAULTS	
Esc : Quit	↑ ↓ + - : Select Item
F10 : Save & Exit Setup	(Shift)F2 : Change Color
Change/Set/Disable Password	

Wpisać hasło, o długości do ośmiu znaków i nacisnąć <Enter>. Wpisane teraz hasło skasuje z pamięci CMOS hasło wpisane wcześniej. Pojawi się zgłoszenie o ponowne wpisanie hasła. Wpisać hasło ponownie i nacisnąć <Enter>. Możemy też nacisnąć <Esc> by przerwać działanie, rezygnując z wprowadzenia hasła.

By wyścisnąć hasło, nacisnąć <Enter> gdy jesteśmy proszeni o podanie hasła. Komunikat potwierdzi wyścisnienie hasła. Po wyścisnieniu hasła, system wystartuje i uzyskujemy pełen dostęp do programu Setup.

PASSWORD DISABLED (hasło nie jest włączone)

Gdy wybierzemy System w opcji Security, zgłoszenie o podanie hasła pojawi się przy każdym uruchomieniu systemu i zawsze przy próbie wejścia do programu Setup. Jeśli wybierzemy Setup w opcji Security, zgłoszenie o podanie hasła pojawi się przy każdej próbie wejścia do programu Setup.

Ostrzeżenie : Zapisać wprowadzone hasło. Jeśli je zapomnimy, jedyną metodą wejścia do systemu jest skasowanie pamięci CMOS, patrz "Kasowanie CMOS" lub "Kasowanie hasła" w rozdziale 2.