

HOT-557
Wersja płyty 1.5
Płyta główna PCI
Procesor Pentium™
Instrukcja obsługi

Uwaga:

Urządzenie zostało sprawdzone i stwierdzono zgodność z wartościami granicznymi dla urządzeń cyfrowych klasy B, stosownie do części 15 przepisów FCC. Wartości te zapewniają wystarczające zabezpieczenie przed zakłóceniami w instalacjach budynków. Urządzenie to wytwarza, wykorzystuje i może promieniować energię o częstotliwości fal radiowych, w sytuacjach gdy jest nieprawidłowo zainstalowane i wykorzystywane. Nawet w przypadku ścisłego przestrzegania zaleceń producenta, może powodować szkodliwe zakłócenia komunikacji radiowej. Nie ma też gwarancji, że zakłócenia nie pojawią się w konkretnej sytuacji. Jeśli urządzenie powoduje zakłócenia w odbiorze radiowym lub telewizyjnym, które można określić przez wycienienie i wysycenie urządzenia, można ograniczyć zakłócenia jedną z podanych niżej metod:

Zmienić kierunek ustawienia lub miejsce ustawienia anteny odbiorczej.

Zwiększyć odległość pomiędzy urządzeniem a odbiornikiem.

Podłączyć urządzenie zakałócające do innych obwodów zasilających niż te do których podłączony jest odbiornik zakałócany.

Skonsultować się ze sprzedawcą lub doświadczonym specjalistą od spraw techniki radiowo - telewizyjnej w celu uzyskania dodatkowych informacji.

Ostrzeżenie

Zwraca się uwagę użytkownika, że zmiany lub modyfikacje sprzętu, które nie uzyskały akceptacji wytwórcy lub sprzedawcy, mogą spowodować odmowę naprawy urządzenia i utratę uprawnień gwarancyjnych.

Uwaga : W celu utrzymania instalacji naszego produktu w ramach określonych dla urządzeń klasy B, należy tam, gdzie to możliwe, stosować przewody ekranowane oraz przewód sieciowy z przewodem uziemiającym.

Informacja CE:

W celu uzyskania kompatybilności elektromagnetycznej produktu wykorzystano podane niżej normy:

- Odporność według EN 50082-1: 1992
- Promieniowanie według EN 55022: 1987 Class B.

UWAGA

Copyright 1997.

Wszelkie prawa zastrzeżone

Instrukcja obsługi wersja 3.4

Wszelkie informacje, dokumentacje i dane techniczne zawarte w niniejszej instrukcji obsługi mogą ulec zmianie bez uprzedniego zawiadomienia.

Autorzy nie ponoszą odpowiedzialności za jakiegokolwiek błąd lub przeoczenia które mogłyby wystąpić w niniejszej instrukcji oraz nie zobowiązują się do uaktualniania informacji w niej zawartych.

ZNAKI HANDLOWE

Intel jest zarejestrowanym znakiem handlowym Intel Corporation

Pentium™ Processor jest zarejestrowanym znakiem handlowym Intel Corporation

PC/AT jest zarejestrowanym znakiem handlowym International Business Machine Corporation.

PS/2 jest zarejestrowanym znakiem handlowym IBM Corporation.

Wszystkie inne firmy i nazwy produktów wymienione w niniejszej instrukcji są znakami handlowymi lub zarejestrowanymi znakami handlowymi i są własnością ich właścicieli.

SPIS TREŚCI

WSTĘP	4
ROZDZIAŁ 1 WPROWADZENIE	5
Dane techniczne	5
ROZDZIAŁ 2 INSTALACJA SPRZĘTOWA	7
Jumpery	7
Wybór częstotliwości zegara CPU	8
Wybór napięcia zasilającego - J100, J101, J102, J107	11
Wybór rozmiaru pamięci cache - JP29, JP30	12
Ustawienie napięcia pamięci Flash EPROM - JP19	13
Kasowanie CMOS - JP21	13
Kasowanie hasła - JP9	14
Ustawienie rodzaju monitora - JP7	14
Ustawienia zarezerwowane (fabryczne) - JP39, JP43, JP44	14
Złącza i gniazda	15
ROZDZIAŁ 3 KONFIGURACJA PAMIĘCI	16
ROZDZIAŁ 4 AWARD BIOS SETUP	18
Menu główne	19
Ustawienia standardowe CMOS	21
Ustawienia właściwości BIOS	23
Ustawienia Chipset	25
Ustawienia zarządzania poborem energii	28
Konfiguracja szyny PCI	30
Urządzenia peryferyjne	32
Ustawienie hasła	34

Wstêp

Płyta główna HOT-557 jest płytą systemową kompatybilną z IBM PC/AT, o najwyższej skali integracji. Konstrukcja płyty umożliwia stosowanie procesorów Intel Pentium, Cyrix/IBM 6x86/L i AMD K5/K6, można też stosować zewnętrzne pamięć cache działającą w trybie potokowym (pipeline burst) 256 KB i 512 KB. Możliwe jest wykorzystanie pamięci operacyjnej o maksymalnym rozmiarze do 128 MB. Można to być moduły EDO RAM, DRAM lub SDRAM w standardowych gniazdach SIMM o 72 końcówkach i w gniazdach DIMM o 168 końcówkach (3.3 V). Podstawka ZIF typ 7 dla procesorów Pentium umożliwia stosowanie najnowszych modeli procesorów.

Płyta HOT-557 zapewnia nowy poziom integracji obsługi urządzeń I/O. Zestaw chipów 82430VX PCI ma większy stopień integracji i wydajność niż układy innych producentów. Chipset 82430VX PCI ma zintegrowany wysokowydajny sterownik Bus Mastering IDE z dwoma kanałami IDE, pozwala to na obsługę maksymalnie czterech urządzeń IDE.

Sterownik Super I/O zapewnia działanie standardowych funkcji PC I/O: interfejs napędów FDD, dwa porty szeregowo FIFO, port w standardzie IrDA i port równoległy pracujący w jednym ze standardów SPP/EPP/ECP.

Cztery sloty dla kart rozszerzeń PCI umożliwiają szybki transfer danych, jest to szczególnie istotne w programach graficznych, natomiast trzy sloty ISA umożliwiają proste uzupełnienie działania I/O.

Płyta HOT-557 tworzy doskonałą platformę dla systemu efektywnego pod względem kosztów, o wysokiej wydajności, łatwo rozszerzalnego i wykorzystującego najnowsze procesory Pentium i standardy I/O.

Rozdział 1 Wprowadzenie

Dane techniczne

Działanie CPU

- ☐ Procesory Pentium P54C: 75~200 MHz
- ☐ Procesory Pentium P55C (MMX): 75~233 MHz
- ☐ Procesory Cyrix 6x86L: P120+~P166+
- ☐ Procesory AMD K5: PR75~PR166
- ☐ Procesory AMD K6: PR2-166~PR2-233

Układy sterujące (Chipset)

- ☐ Intel PCIset 82437VX, 82438VX i 82371SB

Pamięć

- ☐ Obsługa dwóch banków EDO RAM, Fast Page DRAM i 3.3V Sync. DRAM w zakresie od 8MB do 128MB
- ☐ Obsługa modułów SIMM 4MB, 8MB, 16MB, 32MB o 72 końcówkach lub modułów DIMM 8MB, 16MB, 32MB o 168 końcówkach

Pamięć podręczna (Cache memory)

- ☐ Zintegrowany sterownik pamięci cache L2 działa w trybie write back
 - Bezpośrednie mapowanie 256KB lub 512KB w trybie Pipeline Burst Cache

Funkcje zarządzania poborem energii

- ☐ Cztery tryby zarządzania poborem energii: Full on, Doze, Standby i Suspend
- ☐ Obsługa Microsoft APM
- ☐ Z³¹cze EPMI (External Power Management Interrupt)

Rozszerzenia

- ☐ Cztery sloty 32-bitowe PCI
- ☐ Trzy sloty 16-bitowe ISA
- ☐ 2 kana³owy port PCI IDE
 - Obs³uga do czterech urz¹dzeñ IDE
 - W trybie PIO 4, DMA 2 transfer do 22 MB/sec
 - Zintegrowany bufor 8 x 32-bit dla transferu PCI IDE w trybie burst
- ☐ Jeden port obs³ugi napêdów FDD
- ☐ Jeden port równoleg³y
 - Obs³uga **SPP** (kompatybilny z PS/2 dwukierunkowy port równoleg³y), **EPP** (port równoleg³y poszerzony) i **ECP** (port o poszerzonych mo¿liwoœciach) o najwy¿szej wydajnoœci.
- ☐ Dwa porty szeregowo
 - Kompatybilne z 16C550 UARTS.
 - Obs³uga po³¹czeñ IrDA (podczerwieñ).
- ☐ Jeden port myszy PS/2
- ☐ Dwa porty USB (Uniwersalna szyna szeregowo)

Bios systemu

- ☐ Award PnP Bios v4.51PG
Dostarczany z Symbios Login (NCR) SDCM V4.0 SCSI Bios

Board Design

- ☐ Wymiary: 220mm x 280mm

JP7 Display Type
Switch
Close : EGA/CGA
Open : Monochrome

JP9 Clear Password,
Close Jumper during
Power on

JP21 CMOS Clear
Close : Clear CMOS
Open : Normal

JP19, Flash EPROM
Vpp Select JP19
5V 2-3
12V 1-2

CPU Voltage Select-1
Vio=Vcore
J107 - All Open,
J108 - Pin 1-3,2-4 Close,
J100
3.53V 1-3, 2-4 Close
3.33V 1-3 Close
3.10V 3-4 Close
2.94V 2-4 Close
2.82V All Open

CPU Voltage Select-2
Vio, Vcore Separate
J107 - Pin 1-3, 2-4 Close
J108 - All Open,
Vio - J105
3.44V 2-4 Close
3.33V 3-4 Close
Vcore - J00
2.82V All Open
2.94V 2-3 Close
3.10V 3-4 Close

CPU Clock Multiplier Select - JP23, JP24

	JP23	JP24
1 : 1.5	Pin 2-3 close	Pin 2-3 close
1 : 2	Pin 1-2 close	Pin 2-3 close
1 : 3	Pin 2-3 close	Pin 1-2 close
1 : 2.5/1.75	Pin 1-2 close	Pin 1-2 close

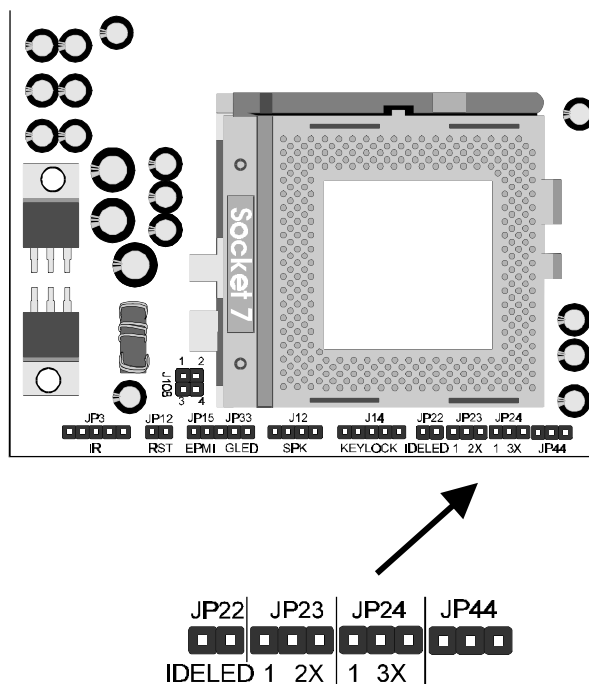
System Clock Select - JP36

	Pin 1-2	Pin 3-4	Pin 5-6
50MHz	Close	Close	Close
55MHz	Close	Open	Close
60MHz	Close	Close	Open
66MHz	Open	Close	Close

Wybór częstotliwości zegara CPU

Na płycie HOT-557 możemy przy pomocy jumperów ustawić odpowiednią częstotliwość zegara systemowego. JP36 o 6 wyprowadzeniach umożliwia ustawienie częstotliwości zegara systemowego od 50 MHz do 75 MHz.


































Przy pomocy JP23 i JP24 możemy ustalić współczynnik mnożenia zegara CPU. Przez założenie lub zdjęcie zworek na JP23 i JP24, użytkownik ma możliwość zmiany współczynnika Host Bus Clock/CPU Core Clock począwszy od 1 : 1.5 do 1 : 3.5.










































Uwaga:

Zwrócić uwagę na kolejność jumperów mnożnika częstotliwości JP23 i JP24.

Nie zwierzać końcówki 3 z JP23 z końcówką 1 z JP24. Spowoduje to uszkodzenie płyty głównej i CPU.

Procesor Intel Pentium		
Rodzaj CPU	Zegar systemu (JP36)	Mnożnik zegara (JP23, JP24)
233 MHz	66 MHz 	3,5 x  
200 MHz	66 MHz 	3 x  
180 MHz	60 MHz 	3 x  
166 MHz	66 MHz 	2,5 x  
150 MHz	60 MHz 	2,5 x  
133 MHz	66 MHz 	2 x  
125 MHz	50 MHz 	2,5 x  
120 MHz	60 MHz 	2 x  
100 MHz	66 MHz 	1,5 x  
90 MHz	60 MHz 	1,5 x  
75 MHz	50 MHz 	1,5 x  

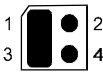

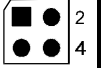



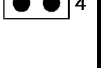

Procesor AMD K5 / K6		
Rodzaj CPU	Zegar systemu (JP36)	Mnożnik zegara (JP23, JP24)
PR2-233	66 MHz 	 
PR(2)-200 (133 MHz)	66 MHz 	2 x  
PR(2)-166 (116,7 MHz)	66 MHz 	1,75 x  
PR150 (105 MHz)	60 MHz 	1,75 x  
PR133 (100 MHz)	66 MHz 	1,5 x  
PR120 (90 MHz)	60 MHz 	1,5 x  
PR100 (100 MHz)	66 MHz 	1,5 x  
PR90 (90 MHz)	60 MHz 	1,5 x  
PR75 (75 MHz)	50 MHz 	1,5 x  

Cyrix/IBM 6x86/6x86L		
Rodzaj CPU	Zegar systemowy (JP36)	Mnożnik zegara (JP23, JP24)
P166+ (133 MHz)	66 MHz 	2 x  
P150+ (120 MHz)	60 MHz 	2 x  
P133+ (110 MHz)	55 MHz 	2 x  
P120+ (100 MHz)	50 MHz 	2 x  

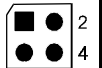
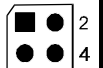



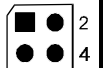






Wybór napięcia zasilaj¹ cego - J100, J101, J102, J107

Płyta HOT-557 posiada podwójny regulator napięcia, umożliwia to zasilanie napięciem pojedynczym 3.3V ($V_{IO}=V_{CORE}$) dla procesorów Intel Pentium P54C, 3.5V dla procesorów Cyrix/IBM 6x86 i AMD K5, lub napięciem podwójnym 3.3/2.8V (V_{IO} , V_{CORE} oddzielone) dla procesorów Intel P55C (MMX), Cyrix/IBM 6x86L i AMD K6.

Pojedyncze napięcie wyjściowe ($V_{IO}=V_{CORE}$)

Procesor	Napięcie wyjściowe	J100	J108	J107	J105
Pentium P54C STD Cyrix/IBM 6x86 3.3V	3.3 V				
Pentium P54C VRE Cyrix/IBM 6x86 3.53V AMD K5 ABx	3.53 V				

Podwójne napięcie wyjściowe (V_{IO} , V_{CORE} oddzielone)

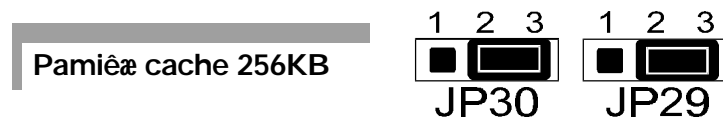
Procesor	Napięcie Vcore	J100	J108	J107	J105 $V_{IO}=3.3V$
Pentium P55C MMX Cyrix/IBM 6x86L	2.8 V				
AMD-K6 PR2-166/PR2-200	2.9 V				
AMD-K6 PR2-233	3.2 V				

Wybór rozmiaru pamięci cache - JP29, JP30

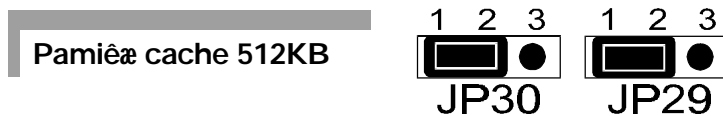
Przyta HOT-557 działa z pamięci¹ cache o rozmiarze 256KB lub 512KB jest to pamięć typu pipeline burst.

Jeśli przyta HOT-557 jest zamówiona bez pamięci cache, cache może być rozbudowany przez użytkownika, przy pomocy modułu zamontowanego w gnieździe CELP.

W przypadku gdy na płycie zamontowane jest fabrycznie 256 KB pamięci cache, to można ją rozbudować do 512 KB poprzez zainstalowanie dodatkowego modułu 256 KB w gnieździe CELP.



Na płycie lub w gnieździe CELP zamontowane 256 KB pamięci cache typu pipeline burst.



Zarówno na płycie jak i w gnieździe CELP zamontowana jest pamięć cache 256KB typu pipeline burst.

Uwaga : Ze względu na różnice między modułami pamięci cache, w przypadku konieczności rozbudowy pamięci do 512 KB, należy skontaktować się z dostawcą¹.

Flash EPROM Jumper - JP19

Plata HOT-557 działa z dwoma rodzajami pamięci flash EPROM, 5 i 12 V. Ustawiając odpowiednio jumper JP19, możemy uaktualnić oboje rodzaje pamięci.

JP19; 2-3 zwarte dla 5V, 1-2 zwarte dla 12V.

UAKTUALNIENIE BIOSU

Pamięć typu flash umożliwia uaktualnienie BIOS'u. Nową wersję BIOS'u możemy zainstalować z dyskietki.

Podczas uaktualnienia BIOS'u należy uwzględnić poniższe uwagi.

***** Program użytkowy nie może działać w trybie chronionym/wirtualnym. Nie należy ładować programów typu **QEMM.386**, **EMM386**. (lub ominąć pliki **config.sys** i **autoexec.bat**).

***** Program działa z pamięciami Flash EEPROM 5V i 12V.

Kasowanie CMOS - JP21

Na płycie znajduje się jumper **JP21**, umożliwia on skasowanie pamięci CMOS. W pamięci CMOS przechowywane są informacje o konfiguracji systemu.

Jeśli chcemy skasować zawartość pamięci CMOS zwieryamy na chwilę ten jumper, po czym zdejmujemy go, by umożliwić normalne podtrzymanie danych dotyczących konfiguracji systemu.

Uwaga: Kasowanie CMOS i działania R.T.C dostępne jest tylko wtedy, gdy stosowane są układy "DS12887A" lub "DS12B887".

W zależności od wykorzystywanego układu, do skasowania zawartości układu CMOS, stosujemy jedną z podanych niżej metod:

DS12887A - Wyłączymy zasilanie, zewrzcemy jumper JP21 na 2 do 3 sekund, po czym zdjemy jumper, pamięć CMOS zostanie wyczyszczona.

DS12B887 - Zewrzcemy JP21, włączymy zasilanie na 2 do 3 sekund, zdjemy JP21 i wyłączymy zasilanie, pamięć CMOS zostaje wyczyszczona.

Kasowanie has³a - JP9

Przez zwarcie jumpera JP9 i w³¹czenie zasilania systemu mo¿liwe jest skasowanie has³a dostêpu do systemu, powoduje to wyœwietlenie komunikatu **"Password is cleared by jumper, (JCP) !"**. Po wy³¹czeniu systemu nale¿y zdj¹æ JP9, powoduje to przywrócenie normalnego dzia³ania. Takie postêpowanie nale¿y stosowaæ wy³¹cznie w przypadku zapomnienia has³a przez u¿ytkownika. (Funkcja ta mo¿e nie byæ dostêpna gdy stosujemy procesory AMDK5 lub Cyrix 6x86)

Ustawienie rodzaju monitora - JP7

Na p³ycie HOT-557 znajduj¹ siê jumpery JP7 przeznaczone do ustawienia trybu dzia³ania pod³¹czonego monitora:\

Monitor CGA40/CGA80:	JP7 zwarty
Monitor monochromatyczny:	JP7 otwarty
Monitor VGA:	Stan JP7 jest nieistotny

Ustawienia zarezerwowane (fabryczne) - JP39, JP43, JP44

Na p³ycie HOT-557 znajduj¹ siê trzy jumpery przeznaczone do wykorzystania w przysz³oœci. Na ogó³ jumpery te s¹ ustawione fabrycznie i nie ma potrzeby zmiany ich ustawieñ.

JP39 ma trzy koñcówki i na koñcówkach 2-3 znajduje siê zworka.

JP43 ma dwie koñcówki na których znajduje siê zworka.

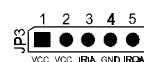
JP44 ma trzy koñcówki i domyœlnie pozostaj¹ one otwarte.

Z³¹cza i gniazda

Z ³¹ cza i gniazda	
ELEMENT	DZIAŁANIE
J2, J3, J4, J5	Gniazda pamięci SIMM
DIM1, DIM2	Gniazdo pamięci DIMM 3.3V
J23, J17, J18, J19	Z ³¹ cza dla kart PCI
J20, J21, J22	Z ³¹ cza dla kart ISA
J6	Z ³¹ cze pierwszego sterownika PCI IDE
J7	Z ³¹ cze drugiego sterownika PCI IDE
CN1	Z ³¹ cze sterownika FDD
CN4	Z ³¹ cze portu równoległego
CN2	Z ³¹ cze portu szeregowego COM-1
CN3	Z ³¹ cze portu szeregowego COM-2
J99	Z ³¹ cze portu myszy PS/2
J14	Z ³¹ cze diody LED i blokady klawiatury
J12	Z ³¹ cze głośnika PC
JP12	Z ³¹ cze przycisku reset
JP33	Z ³¹ cze wskaźnika funkcji "Green"
JP15	Z ³¹ cze EPMI
JP22	Z ³¹ cze wskaźnika działania HDD
J10, J11	Z ³¹ cze uniwersalnej szyny szeregowej (USB)
JP3	Z ³¹ cze portu komunikacyjnego Infra-red
JP1	Z ³¹ cze wentylatora

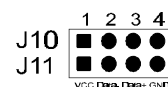
Uwaga 1: JP3 - Z³¹cze modułu podczerwieni

Na płycie znajduje się z³¹cze o 5 końcówkach - JP3 służy ono do podłączenia opcjonalnego modułu do bezprzewodowego nadawania i odbioru danych.



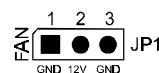
Uwaga 2: J10, J11 - Z³¹cza USB

Na płycie znajdują się dwa zestawy z³¹cz USB (Universal Serial Bus) - J10 i J11 do wykorzystania przez urządzenia USB.



Uwaga 3: JP1 - 12V z³¹cze wentylatora chłodzącego

Płyta główna posiada z³¹cze 12V do podłączenia wentylatora chłodzącego. Należy upewnić się czy czerwony przewód dołączony jest do +12V a czarny przewód do masy (GND).



Rozdział 3 Konfiguracja pamięci

Na płycie HOT-557 znajdują się cztery gniazda SIMM o 72 końcówkach i dwa gniazda DIMM o 168 końcówkach, umożliwia to załączenie pamięci o rozmiarze do 128MB. Gniazda SIMM działają z jedno i dwustronnymi modułami DRAM (szybkie stronicowanie lub EDO) o rozmiarze 4MB, 8MB, 16MB i 32MB (5V); gniazda DIMM działają z jedno lub dwustronnymi modułami SDRAM lub EDO o rozmiarze 8MB, 16MB, . . ., (3.3V).

Uwaga : Nie należy obsadzać równocześnie modułów SIMM 5V i modułów DIMM 3.3V.

Cztery gniazda SIMM zorganizowane są w dwa banki, natomiast dwa gniazda DIMM zorganizowane są w dwa banki po jednym gnieździe w każdym. Każdy z banków zapewnia 64/72-bitową obsługę danych.

Oba moduły SIMM w banku muszą mieć ten sam rozmiar i typ, można stosować różne pamięci w poszczególnych bankach. Istnieje na przykład możliwość włączenia do jednego banku modułów 70 ns fast page DRAM a do drugiego 60 ns EDO DRAM.

W tablicach na następnych stronach podajemy dostępne konfiguracje pamięci z wykorzystaniem modułów SIMM i DIMM.

Tablica 3-1. Konfiguracja pamięci dla modułów SIMMi DIMM

SIM 1	SIM 2	SIM 3	SIM 4	DIM 1	DIM 2	SUMA
4 MB	4 MB	—	—	—	—	8 MB
—	—	4 MB	4 MB	—	—	8 MB
4 MB	4 MB	4 MB	4 MB	—	—	16 MB
8 MB	8 MB	—	—	—	—	16 MB
—	—	8 MB	8 MB	—	—	16 MB
4 MB	4 MB	8 MB	8 MB	—	—	24 MB
8 MB	8 MB	4 MB	4 MB	—	—	24 MB
8 MB	8 MB	8 MB	8 MB	—	—	32 MB
16 MB	16 MB	—	—	—	—	32 MB
—	—	16 MB	16 MB	—	—	32 MB
4 MB	4 MB	16 MB	16 MB	—	—	40 MB
16 MB	16 MB	4 MB	4 MB	—	—	40 MB
8 MB	8 MB	16 MB	16 MB	—	—	48 MB
16 MB	16 MB	8 MB	8 MB	—	—	48 MB
16 MB	16 MB	16 MB	16 MB	—	—	64 MB
32 MB	32 MB	—	—	—	—	64 MB
—	—	32 MB	32 MB	—	—	64 MB
4 MB	4 MB	32 MB	32 MB	—	—	72 MB
32 MB	32 MB	4 MB	4 MB	—	—	72 MB
8 MB	8 MB	32 MB	32 MB	—	—	80 MB
32 MB	32 MB	8 MB	8 MB	—	—	80 MB
16 MB	16 MB	32 MB	32 MB	—	—	96 MB
32 MB	32 MB	16 MB	16 MB	—	—	96 MB
32 MB	32 MB	32 MB	32 MB	—	—	128 MB
—	—	—	—	8 MB	—	8 MB
—	—	—	—	8 MB	8 MB	16 MB
—	—	—	—	16 MB	—	16 MB
—	—	—	—	8 MB	16 MB	24 MB
—	—	—	—	16 MB	16 MB	32 MB
—	—	—	—	32 MB	—	32 MB
—	—	—	—	8 MB	32 MB	40 MB
—	—	—	—	16 MB	32 MB	48 MB
—	—	—	—	32 MB	32 MB	64 MB

Rozdział **4** Award BIOS Setup

BIOS płyty HOT-555 ma wbudowany program Setup. Umożliwia on zmiany konfiguracji systemu. Informacje te są zapamiętane w podrzymywanej bateryjnie pamięci RAM, dzięki temu informacje te nie są tracone po wyłączeniu zasilania.

Wejście do programu SETUP

Włączamy komputer i naciskamy klawisz co umożliwi wejście do programu Setup. Innym sposobem wejścia do programu jest włączenie komputera i gdy w dolnej części ekranu pojawi się pokazany niżej komunikat naciskamy klawisz lub równocześnie naciskamy klawisze <Ctrl>, <Alt> i <Esc>.

TO ENTER SETUP BEFORE BOOT PRESS CTRL-ALT-ESC OR DEL KEY

Jeśli komunikat zniknie zanim zdążymy nacisnąć klawisz, a nadal chcemy wejść do programu Setup, musimy ponownie uruchomić komputer. Możemy to zrobić wyłączając i po chwili ponownie włączając zasilanie lub przez naciśnięcie przycisku RESET. Możemy też ponownie uruchomić komputer przez równoczesne naciśnięcie klawiszy <Ctrl>, <Alt> i <Delete>. Jeśli nie naciśniemy w porę klawisza i system operacyjny nie wystartuje, na ekranie pojawi się, pokazany niżej, komunikat o błędzie.

PRESS F1 TO CONTINUE, CTRL-ALT-ESC OR DEL TO ENTER SETUP

Menu główne

ROM PCI/ISA BIOS (2A59GH2B) CMOS SETUP UTILITY AWARD SOFTWARE, INC.	
STANDARD CMOS SETUP	INTEGRATED PERIPHERALS
BIOS FEATURES SETUP	IDE HDD AUTO DETECTION
CHIPSET FEATURES SETUP	SUPERVISOR PASSWORD
POWER MANAGEMENT SETUP	USER PASSWORD
PNP/PCI CONFIGURATION	SAVE & EXIT SETUP
LOAD BIOS DEFAULTS	EXIT WITHOUT SAVING
LOAD SETUP DEFAULTS	
Esc : Quit	↑ ↓ → ← : Select Item
F10 : Save & Exit Setup	(Shift)F2 : Change Color
Time, Date, Hard Disk Type...	

Standard CMOS setup

Na tej stronie znajduj¹ się wszystkie elementy zawarte w standardowym programie BIOS setup.

BIOS features setup

Ta strona zawiera wszystkie elementy specjalnych funkcji BIOS'u AWARD.

Chipset features setup

Ta strona zawiera elementy konfiguracji chipset.

Power Management Setup

Ta strona zawiera elementy systemu zarządzania poborem energii.

PCI Configuration setup

Ta kategoria określa wartośc (w jednostkach bloków szyny PCI) w zależności od czasu oczekiwania dla szyny głównej PCI i poziom IRQ dla urządzeń PCI.

Load BIOS Defaults

Domyślne wartości wprowadzone przez BIOS zapewniaj¹ maksymaln¹ wydajność systemu. Możemy jednak zmieniać parametry za pośrednictwem Option Setup Menu.

Load Setup Defaults

Wprowadzone s¹ wartości umożliwiają¹ce obniżenie wydajności systemu do minimum. Możemy jednak zmieniać te wartości za pośrednictwem Setup Menu.

Integrated Peripherals

Na tej stronie znajduj¹ się elementy zwi¹zane ze wszystkimi urz¹dzeniami peryferyjnymi.

IDE HDD auto detection

Automatyczna konfiguracja parametrów dysków twardych IDE.

Supervisor Password

Zmiana, ustawienie lub wy³¹czenie has³a administratora. Umożliwia ograniczenie dostępu do systemu i programu Setup lub tylko do programu Setup.

User Password

Zmiana, ustawienie lub wy³¹czenie has³a użytkownika. Umożliwia ograniczenie dostępu do systemu i programu Setup lub tylko do programu Setup.

Save & Exit setup

Zapamiętanie zmienionych wartości w pamięci CMOS i opuszczenie programu Setup.

Exit without saving

Porzucenie wszystkich wprowadzonych zmian i wyjście z programu.

Standard CMOS Setup

ROM PCI/ISA BIOS (2A59GH2B) STANDARD CMOS SETUP AWARD SOFTWARE, INC.							
Date (mm:dd:yy) : Tue, Jul 23 1996 Time (hh:mm:ss) : 15 : 58 : 6							
HARD DISKS	TYPE	SIZE	CYLS	HEAD	PRECOMP	LANDZ	SECTOR MODE
Primary Master	: Auto	0	0	0	0	0	0 AUTO
Primary Slave	: Auto	0	0	0	0	0	0 AUTO
Secondary Master	: Auto	0	0	0	0	0	0 AUTO
Secondary Slave	: Auto	0	0	0	0	0	0 AUTO
Drive A : 1.44M, 3.5 in. Drive B : None			Base Memory: 640K Extended Memory: 31744K Other Memory: 384K Total Memory: 32768K				
Video : EGA/UGA Halt On : All Errors							
ESC : Quit F1 : Help		↑ ↓ → ← : Select Item (Shift)F2 : Change Color			PU/PD/+/- : Modify		

Date

Format zapisu daty jest następujący <dzień>, <data> <miesiąc> <rok>.
Naciśnięcie <F3> by pokazać kalendarz.

Time

Format zapisu czasu jest następujący <godzina> <minuta> <sekunda>.
Czas jest obliczany na podstawie zegara 24-godzinnego. Na przykład 5 p.m. oznacza 17:00:00.

Drive C type/Drive D type

Ta kategoria określa rodzaj napędów twardych dysków C i D zainstalowanych w systemie. W programie mamy do wyboru 46 wstępnie zdefiniowanych rodzajów dysków i jeden zdefiniowany przez użytkownika.

Typ dysku wybieramy naciskając PgUp lub PgDn lub wpisujemy określony numer i naciskamy <Enter>. Dane techniczne dysku muszą być zgodne z danymi zawartymi w tabeli. Jeśli dysk używany w naszym systemie nie jest zgodny z żadnym z podanych w tabeli, wykorzystujemy możliwość wpisania danych dysku ręcznie, wybierając dysk zdefiniowany przez użytkownika (Type User).

Jeśli wybierzemy Type User, w kolejnych punktach muszą być wpisane odpowiednie informacje. Dane te wpisujemy bezpośrednio z klawiatury i potwierdzamy je klawiszem <Enter>. Odpowiednie dane znajdziemy w dokumentacji dostarczonej razem z dyskiem.

Możemy też ustawić ten element na AUTO by automatycznie skonfigurować parametry dysku po włączeniu zasilania.

Jeśli w naszym systemie nie ma twardego dysku, wybieramy NONE i naciskamy <Enter>.

Drive A type/Drive B type

W tym polu określamy rodzaje napędów FDD zamontowanych w systemie.

Video

Wybieramy rodzaj karty graficznej która jest zgodna z rodzajem karty zainstalowanej w naszym systemie i z posiadanym monitorem. Choć istnieje możliwość podłączenia drugiego monitora, nie musimy wybierać go w programie Setup.

Error halt

Określamy czy komputer ma się zatrzymać w przypadku wykrycia błędu przy starcie systemu.

Memory

W polu tym wyświetlane są wyliczone informacje określone w czasie testu POST (Power On Self Test) sterowanego przez BIOS.

Base Memory

Test POST określi ilość pamięci podstawowej (konwencjonalnej) zainstalowanej w systemie. Wartość ta wynosi zwykle 640K dla systemów z pamięcią 640K lub większą.

Extended Memory

Program BIOS określa ile pamięci rozszerzonej (extended) znajduje się na płycie w czasie testu POST. Jest to pamięć powyżej 1 MB w obszarze adresowym CPU.

BIOS Features Setup

ROM PCI/ISA BIOS (2A59GH2B) BIOS FEATURES SETUP AWARD SOFTWARE, INC.			
CPU Internal Cache	: Enabled	Video BIOS Shadow	: Enabled
External Cache	: Enabled	C8000-CBFFF Shadow	: Disabled
Quick Power On Self Test	: Disabled	CC000-CFFFF Shadow	: Disabled
Boot Sequence	: A,C	D0000-D3FFF Shadow	: Disabled
Swap Floppy Drive	: Disabled	D4000-D7FFF Shadow	: Disabled
Boot Up Floppy Seek	: Enabled	D8000-DBFFF Shadow	: Disabled
Boot Up NumLock Status	: On	DC000-DFFFF Shadow	: Disabled
Boot Up System Speed	: High		
Gate A20 Option	: Fast		
Security Option	: Setup		
PS/2 mouse function control	: Disabled		
PCI/UGA Palette Snoop	: Disabled		
OS Select For DRAM > 64MB	: Non-OS2		
		ESC : Quit	F10++ : Select Item
		F1 : Help	PU/PD/+/- : Modify
		F5 : Old Values	(Shift)F2 : Color
		F6 : Load BIOS Defaults	
		F7 : Load Setup Defaults	

CPU Internal Cache

W polu tym w³¹czamy pamięć wewnętrzną cache procesora, przyspiesza to dostęp do pamięci. Domyślna wartość to enabled.

External Cache

W tym polu w³¹czamy pamięć zewnętrzną cache.

Quick Power On Self Test

W tej kategorii możemy przyspieszyć wykonanie testu POST po w³¹czeniu komputera. Jeśli jest on w³¹czony, BIOS skróci lub pominie niektóre z elementów POST.

Boot Sequence

W polu tym określamy kolejność przeszukiwania napędów w poszukiwaniu systemu operacyjnego. Domyślne ustawienie to A, C.

Swap Floppy Drive

W³¹czenie tego pola powoduje prze³¹czenie przez BIOS przypisania napędów FDD, napęd A: będzie działał jako napęd B:, a napęd B: jako napęd A:.

Boot Up Floppy Seek

BIOS określa rodzaj pod³¹zonego napędu FDD. (40 lub 80 ścieżek).

Boot Up NumLock Status

W³¹czenie tej opcji powoduje, æe BIOS wy³¹cza lub w³¹cza **Num Lock** po uruchomieniu systemu, mo¿na wykorzystywaæ klawisze numeryczne jako klawisze kursora.

Boot Up System Speed

Opcja ta ustala prêdkoœæ procesora po w³¹czeniu systemu. Dostêpne ustawienia to **High** lub **Low**.

Gate A20 Option

Gdy to pole jest ustawione na Normal, sygna³ A20 jest sterowany przez sterownik klawiatury. Gdy pole to ustawimy na Fast, sygna³ A20 jest sterowany przez post 92 lub metod¹ zale¿n¹ od wykorzystywanych uk³adów chipset.

Security Option

Kategoria ta umo¿liwia ograniczenie dostêpu do systemu i programu Setup lub tylko do programu Setup.

Gdy wybierzemy **System**, to uruchomienie systemu i dostêp do programu Setup mo¿liwe bêd¹ wy³¹cznie po podaniu has³a.

Gdy wybierzemy **Setup**, dostêp do programu Setup bêdzie mo¿liwy wy³¹cznie po podaniu has³a.

PS/2 Mouse Control Function

Pole to s³u¿y do okreœlenia czy bêdzie u¿ywana mysz PS/2. Jeœli mamy pod³¹czon¹ do systemu mysz PS/2, pole to musi byæ w³¹czone, jeœli nie to nale¿y je wy³¹czyæ zwalniaj¹c IRQ12 dla urz¹dzeñ PCI.

PCI VGA Palette Snoop

Pole to musi byæ ustawione na enabled, jeœli w systemie mamy zainstalowan¹ kartê MPEG ISA, jeœli w systemie nie mamy zamontowanej karty MPEG ISA opcja ta musi byæ ustawiona na disabled.

OS Select For DRAM > 64MB

Pole to umo¿liwia dostêp do pamiêci ponad 64 MB w systemie OS/2.

Video BIOS Shadow/XXXXX-XXXXX Shadow

Pole to okreœla czy Video BIOS lub opcjonalny ROM bêdzie kopiowany do pamiêci RAM.

Chipset Features Setup

ROM PCI/ISA BIOS (2A59GH21)			
CHIPSET FEATURES SETUP			
AWARD SOFTWARE, INC.			
Auto Configuration : Enabled		Delayed Transaction : Disabled	
DRAM Timing : 70 ns			
DRAM RAS# Precharge Time : 4			
DRAM R/W Leadoff Timing : 6			
Fast RAS To CAS Delay : 3			
DRAM Read Burst (EDO/FP) : x222/x333			
DRAM Write Burst Timing : x333			
Fast MA to RAS# Delay CLK: 1			
Fast EDO Path Select : Disabled			
Refresh RAS# Assertion : 5 Clks			
ISA Bus Clock : PCICLK/4			
SDRAM(CAS Lat/RAS-to-CAS): 3/3			
System BIOS Cacheable : Disabled			
Video BIOS Cacheable : Disabled			
8 Bit I/O Recovery Time : 3		ESC : Quit	
16 Bit I/O Recovery Time : 2		F1 : Help	
Memory Hole At 15M-16M : Disabled		F5 : Old Values	
Peer Concurrency : Enabled		F6 : Load BIOS Defaults	
Passive Release : Enabled		F7 : Load Setup Defaults	
		↑↓←→ : Select Item	
		PU/PD/+/- : Modify	
		(Shift)F2 : Color	

Auto Configuration

Wybranie tej opcji automatycznie konfiguruje częstotliwości podanych niżej zależności czasowych związanych z obsługą pamięci i przesyłaniem danych, dla różnych częstotliwości zegara systemowego.

DRAM Timing

Pole to ustawia czasy odczytu i zapisu pamięci DRAM. W przypadku gdy pole "Auto Configuration" ustawione jest na wartość disabled, pole to nie jest dostępne.

DRAM RAS# Precharge Time

Pamięć DRAM musi być stale odświeżana. Najczęściej pamięć jest odświeżana w wyniku pojedynczego ładowania. Pole to pozwala na określenie ilości cykli zegara CPU przed odświeżeniem pamięci DRAM. Jeśli czas ten będzie zbyt krótki, odświeżenie może nie być całkowite i grozi to utratą danych.

W polu tym ustawiamy czasy odświeżania pamięci DRAM RAS. Mamy do wyboru 4 i 3 CLKs.

DRAM R/W Leadoff Timing

Pole to ustala ilość cykli CPU przed wykonaniem odczytu i zapisu pamięci DRAM.

7/6 : Siedem cykli zegara dla odczytu i sześć cykli dla zapisu.

Fast RAS To CAS Delay

Podczas odwołania DRAM, wiersze i kolumny adresowane są oddzielnie. W polu tym możemy określić zależności czasowe przy przejściu z adresu wiersza (RAS) do adresu kolumny (CAS). Dostępne opcje to **3** i **2** CLKs.

DRAM Read Burst (EDO/FP)

Kategoria ta ustawia zależności czasowe przy odczycie potokowym EDO/FP DRAM. Ustawienia zależą od rodzaju pamięci DRAM stosowanych w systemie. Dostępne opcje to **x222/x333**, **x333/x444** i **x444/x444**.

DRAM Write Burst Timing

Kategoria ta ustawia zależności czasowe przy zapisie potokowym EDO/FP DRAM. Ustawienia zależą od rodzaju pamięci DRAM stosowanych w systemie. Dostępne opcje to **x444**, **x333** i **x222**.

Fast MA to RAS# Delay CLK

Pole to jest wykorzystywane do ustawienia opóźnienia szybkiego adresowania pamięci (Memory Address) do RAS# które steruje zależnościami czasowymi przy opuszczaniu wierszy DRAM.

Fast EDO Path Select

Pole to określa czy wybieramy szybki transfer dla cykli odczytu przez CPU z pamięci DRAM, dostępne opcje to **"Enable"** lub **"Disable"**.

Refresh RAS# Assertion

Pole to wykorzystujemy do określenia ilości cykli zegara RAS# wykorzystanych do cykli odwołania.

SDRAM (CAS Lat/RAS-to-CAS)

Ustawiamy tu czas oczekiwania CAS# i RAS# do zegara CAS# dla pamięci SDRAM. Jeśli nie wykorzystujemy pamięci SDRAM, pole to nie jest aktywne.

ISA Clock

Pole to umożliwia ustawienie zegara ISA przez podział zegara PCI przez 3 lub przez 4. Na przykład, gdy stosujemy procesor Pentium 166 MHz, zegar PCI ma wartość 33MHz, zegar ISA ma częstotliwość 8.25MHz przy podziale przez 4 i 11MHz przy podziale przez 3.

System BIOS Cacheable

Pole to umożliwia przepisywanie do pamięci RAM obszaru adresowego BIOS F000~FFFF.

Video BIOS Cacheable

Pole to umożliwia przepisywanie do pamięci RAM obszaru adresowego video BIOS C000~C7FF.

8 Bit I/O Recovery Time

Jest to czas, mierzony w cyklach zegarowych, o które zostanie opóźniony system po zakończeniu z¹dania I/O. Opóźnienie to ma miejsce ze względu na to, że CPU dzia³a znacznie szybciej niż szyna I/O, tak więc CPU musi być opóźnione do chwili zakończenia dzia³ania I/O.

Pole to jest wykorzystywane do dodania dodatkowego opóźnienia pomiędzy CPU a szyn¹ g³ówn¹ PCI w oparciu o cykle I/O szyny 8 bitowej. Dostępne opcje to **NA** (brak), **1** do **8** cykli CPU.

16-Bit I/O Recovery Time

Pole to jest wykorzystywane do dodania dodatkowego opóźnienia pomiędzy CPU a szyn¹ g³ówn¹ PCI w oparciu o cykle I/O szyny 16 bitowej. Dostępne opcje to **NA** (brak), **1** do **4** cykli CPU.

Memory Hole At 15M-16M

By zwiększyć wydajność systemu, pewien obszar w pamięci możemy zarezerwować dla kart ISA. Pamięć ta musi być mapowana w obszarze pamięci poniżej 16 MB.

Peer Concurrency

W polu tym możemy określić czy więcej niż jedno urządzenie PCI może być aktywne w danym momencie. W³1czenie tego elementu umożliwia równoczesne uaktywnienie wielu urządzeń PCI.

Passive Release

W³1czenie tej opcji powoduje uruchomienie przez chipset programowalnego pasywnego mechanizmu zgodnego z czasami oczekiwania wymaganymi dla kart ISA.

Delayed Transaction

Wersja 2.1 specyfikacji PCI wymaga ścisłej kontroli czasów oczekiwania. Cykle PCI do lub z szyny ISA zwykle trwają dłużej. W³1czenie tej opcji powoduje uruchomienie przez chipset programowalnego mechanizmu który umożliwia spełnienie wymaganych wartości opóźnienia.

Power Management Setup

ROM PCI/ISA BIOS (2A59GH2B) POWER MANAGEMENT SETUP AWARD SOFTWARE, INC.	
Power Management : Disable	** Power Down & Resume Events **
PM Control by APM : Yes	IRQ3 (COM 2) : ON
Video Off Method : U/H SYNC+Blank	IRQ4 (COM 1) : ON
MODEM Use IRQ : 3	IRQ5 (LPT 2) : OFF
Doze Mode : Disable	IRQ6 (Floppy Disk) : OFF
Standby Mode : Disable	IRQ7 (LPT 1) : OFF
Suspend Mode : Disable	IRQ8 (RTC Alarm) : OFF
HDD Power Down : Disable	IRQ9 (IRQ2 Redir) : OFF
** Wake Up Events In Doze & Standby **	IRQ10 (Reserved) : OFF
IRQ3 (Wake-Up Event): ON	IRQ11 (Reserved) : OFF
IRQ4 (Wake-Up Event): ON	IRQ12 (PS/2 Mouse) : OFF
IRQ8 (Wake-Up Event): ON	IRQ13 (Coprocessor) : OFF
IRQ12 (Wake-Up Event): ON	IRQ14 (Hard Disk) : OFF
	IRQ15 (Reserved) : OFF
	ESC : Quit ↑↓+/- : Select Item
	F1 : Help PU/PD/+/- : Modify
	F5 : Old Values (Shift)F2 : Color
	F6 : Load BIOS Defaults
	F7 : Load Setup Defaults

Power Management

Kategoria ta określa opcje funkcji zarządzania energią¹. Domyślna wartość to Disable czyli wyłączone. Na następnych stronach opiszemy możliwości poszczególnych opcji.

Disabled	Wyłączenie systemu zarządzania poborem energii.
User Define	Możliwość określenia zarządzania poborem energii.
Min Saving	Wstępnie zdefiniowane wartości czasowe s ¹ ustalone w taki sposób, że przyjmują wartości maksymalne.
Max Saving	Wstępnie zdefiniowane wartości czasowe s ¹ ustalone w taki sposób, że przyjmują wartości minimalne.

PM Control by APM

Jeśli pole to ustawimy na wartość No, BIOS systemu zignoruje APM przy zarządzaniu poborem energii.

Jeśli pole to ustawimy na wartość Yes, BIOS systemu będzie czekał na zgłoszenie APM przed wejściem w tryb zarządzania poborem energii **DOZE**, **STANDBY** lub **SUSPEND**.

Video Off Method

Blank Screen	BIOS ściemni ekran przy wyłączeniu video.
V/H SYN	Poza Blank Screen, BIOS wyśle również sygnały
+Blank	V-SYNC i H-SYNC podawane z karty na monitor.
DPMS	Funkcja ta jest dostępna tylko w przypadku kart VGA działających w trybie DPMDoze Mode

Doze Mode

- 1 Min~1 Hr** Określa nieprzerwany czas bezczynności przed przejściem systemu w tryb DOZE.
- Disable** System nigdy nie wejdzie w tryb DOZE.

Standby Mode

- 1 Min~1 Hr** Określa nieprzerwany czas bezczynności przed przejściem systemu w tryb STANDBY.
- Disable** System nigdy nie wejdzie w tryb STANDBY.

Suspend Mode

- 1 Min~1 Hr** Określa nieprzerwany czas bezczynności przed przejściem systemu w tryb SUSPEND.
- Disable** System nigdy nie wejdzie w tryb SUSPEND.

HDD Power Down

- 1~15Min** Określa nieprzerwany czas bezczynności dla napędu IDE przed przejściem w tryb oszczędzania energii.
- Suspend** BIOS wy³¹cza silnik napędu HDD gdy system przejdzie w tryb SUSPEND.
- Disable** Silnik napędu HDD nie b³dzie wy³¹czany.

IRQ3, 5, 8, 12 **Wake-Up Events In Doze & Standby**

Je³li pole to ustawimy na Off, uaktywnienie IRQ3, 5, 8 lub 12 nie pobudzi systemu do wyj³cia z trybów Doze i Standby.

Je³li pole to ustawimy na On, uaktywnienie IRQ3, 5, 8 lub 12 pobudzi system do wyj³cia z trybu oszcz³dzania energii.

*Power Down & Resume Events **

Je³li ustawimy te pola na Off, aktywnoœæ nie b³dzie monitorowana i system nie zostanie wprowadzony w tryb oszcz³dzania energii.

Je³li ustawimy te pola na On, aktywnoœæ b³dzie monitorowana i system b³dzie wprowadzany w tryb oszcz³dzania energii.

COM Port Accessed	LPT Ports Accessed	Drive Ports Accessed	IRQ 3 (COM 2)
IRQ 4 (COM1)	IRQ 5 (LPT 2)	IRQ 6 (Floppy Disk)	IRQ 7 (LPT 1)
IRQ 8 (RTC Alarm)	IRQ 9 (IRQ 2 Redir)	IRQ 10 (Reserved)	IRQ 11 (Reserved)
IRQ 12 (PS/2 Mouse)	IRQ 13 (Copro-)	IRQ 14 (Hard Disk)	IRQ 15 (Reserved)

PCI Configuration Setup

ROM PCI/ISA BIOS (2A59GH2B) PNP/PCI CONFIGURATION AWARD SOFTWARE, INC.	
Resources Controlled By : Manual Reset Configuration Data : Disabled	PCI IRQ Activated By : Level PCI IDE IRQ Map To : PCI-AUTO Primary IDE INT# : A Secondary IDE INT# : B
IRQ-3 assigned to : Legacy ISA IRQ-4 assigned to : Legacy ISA IRQ-5 assigned to : PCI/ISA PnP IRQ-7 assigned to : PCI/ISA PnP IRQ-9 assigned to : PCI/ISA PnP IRQ-10 assigned to : PCI/ISA PnP IRQ-11 assigned to : PCI/ISA PnP IRQ-12 assigned to : PCI/ISA PnP IRQ-14 assigned to : PCI/ISA PnP IRQ-15 assigned to : PCI/ISA PnP DMA-0 assigned to : PCI/ISA PnP DMA-1 assigned to : PCI/ISA PnP DMA-3 assigned to : PCI/ISA PnP DMA-5 assigned to : PCI/ISA PnP DMA-6 assigned to : PCI/ISA PnP DMA-7 assigned to : PCI/ISA PnP	ESC : Quit f10 : Select Item F1 : Help PU/PD/+/- : Modify F5 : Old Values (Shift)F2 : Color F6 : Load BIOS Defaults F7 : Load Setup Defaults

Resources Controlled By

BIOS Award Plug and Play ma możliwość automatycznej konfiguracji wszystkich urządzeń kompatybilnych ze standardem Plug and Play. Należy jednak uwzględnić, że ta funkcja nie ma znaczenia, jeśli nie korzystamy z systemu operacyjnego korzystającego ze standardu Plug and Play, na przykład Windows 95.

Reset Configuration Data

Pole to określa czy dane konfiguracyjne mają być wyzerowane czy nie.

IRQ 3/4/5/7/9/10/11/12/14/15, assigned to

Elementy te określają przypisanie IRQ do szyny ISA, przypisane przerwy nie jest dostępne dla żadnego ze slotów PCI.

Dostępne opcje to **Legacy ISA** i **PCI/ISA PnP**.

DMA 0/1/3/5/6/7 assigned to

Elementy te określają przypisanie DMA do szyny ISA, przypisane DMA nie jest dostępne dla żadnego ze slotów PCI.

Dostępne opcje to **Legacy ISA** i **PCI/ISA PnP**.

PCI IRQ Activated by

Element ten ustala sposób w jaki szyna PCI rozpoznaje, że z urządzenia został podany sygnał inicjowania obsługi IRQ. W żadnym wypadku nie powinniśmy zmieniać ustawienia domyślnego, możemy tak postąpić jedynie w przypadku takiego zalecenia przez producenta systemu. Dostępne opcje to **Level** (poziom - ust. domyślne) i **Edge** (zbocze).

PCI IDE IRQ Map to

Element ten umożliwia skonfigurowanie systemu odpowiednio do rodzaju wykorzystywanego sterownika dysków IDE. Domyślnie, program Setup przyjmuje, że nasz sterownik jest sterownikiem ISA a nie PCI.

Jeśli nasz system wyposażony jest w sterownik PCI, zmiana ustawienia w tym polu umożliwia nam określenie w którym slotie znajduje się sterownik i które przerwanie PCI (A, B, C lub D) jest powiązane z podłączonymi napędami dysków twardych.

Należy zwrócić uwagę, że ustawienie to odnosi się do napędu, a nie do pojedynczej partycji. Ponieważ każdy ze sterowników IDE może obsłużyć dwa oddzielne napędy, możemy dla każdego z napędów określić INT#. Prosimy o zwrócenie uwagi, że pierwszy sterownik ma niższe przerwanie niż drugi, zgodnie z opisem w części "Slot x Using INT#".

Wybór "PCI Auto" umożliwia automatyczne określenie przez system skonfigurowania dysków IDE.

Integrated Peripherals

ROM PCI/ISA BIOS (2A59GH21) INTEGRATED PERIPHERALS AWARD SOFTWARE, INC.	
IDE HDD Block Mode : Enabled	<div>ESC : Quit ↑↓+/- : Select Item F1 : Help PU/PD/+/- : Modify F5 : Old Values (Shift)F2 : Color F6 : Load BIOS Defaults F7 : Load Setup Defaults</div>
IDE Primary Master PIO : Auto	
IDE Primary Slave PIO : Auto	
IDE Secondary Master PIO : Auto	
IDE Secondary Slave PIO : Auto	
On-Chip Primary PCI IDE: Enabled	
On-Chip Secondary PCI IDE: Enabled	
PCI Slot IDE 2nd Channel : Disabled	
USB Controller : Disabled	
Onboard FDC Controller : Enabled	
Onboard UART 1 : Auto	
Onboard UART 2 : Auto	
Onboard UART 2 Mode : Standard	
Onboard Parallel Port : 378/IRQ7	
Parallel Port Mode : Normal	

IDE HDD Block Mode

W polu tym możemy ustawić napęd dysku twardego w tryb blokowy. Jeśli nasz dysk IDE obsługuje tryb blokowy, możemy w³¹czyć ten tryb, skróci to czas dostępu do danych. Jeśli dysk nie działa w trybie blokowym, musimy wy³¹czyć ten tryb by uniknąć błędów w obsłudze dysku.

IDE Primary/Secondary Master PIO

W tym polu mamy do dyspozycji pięć trybów definiowanych ręcznie i jeden automatycznie. S¹ to **0, 1, 2, 3, 4** i **AUTO**. Domyślne ustawienie to Auto.

IDE Primary/Secondary Slave PIO

W tym polu mamy do dyspozycji pięć trybów definiowanych ręcznie i jeden automatycznie. S¹ to **0, 1, 2, 3, 4** i **AUTO**. Domyślne ustawienie to Auto.

On-Chip Primary PCI IDE

W tym polu możemy w³¹czyć lub wy³¹czyć pierwszy sterownik PCI IDE. Mamy do wyboru ustawienia **"Enable"** lub **"Disable"**.

On-Chip Secondary PCI IDE

W tym polu możemy w³¹czyć lub wy³¹czyć drugi sterownik PCI IDE. Mamy do wyboru ustawienia **"Enable"** lub **"Disable"**.

PCI Slot IDE 2nd channel

Pole to wykorzystujemy do określenia czy drugi kanał sterownika PCI IDE jest w³¹czony lub wy³¹czony (**"Enable"** lub **"Disable"**).

Onboard FDC Control

Pole to określa stan sterownika napędu FDD na płycie. Ustawienie "Enabled" umożliwia podłączenie napędów FDD do złącza na płycie. Jeśli mamy oddzielny sterownik ustawiamy to pole na "Disabled".

Onboard UART1/2

Element ten jest wykorzystywany do określenia portów szeregowych 1 i 2. Mamy do wyboru **3F8/IRQ4**, **2F8/IRQ3**, **3E8/IRQ4**, **2E8/IRQ3**, **Auto** lub **Disabled**.

Onboard UART 2 Mode

Płyta główna umożliwia obsługę IrDA (HPSIR) i Amplitudes Shift Keyed IR(ASKIR) poprzez port COM 2. W polu tym określamy tryb działania portu Infra Red, do wyboru mamy opcje **HPSIR**, **ASKIR** lub **Standard (Disabled)**.

IR Duplex Mode

Kategoria ta określa tryb przenoszenia danych przez port IR **full-duplicate** lub **half-duplicate**.

Onboard Parallel Port

Określamy tu adres portu równoległego na płycie na **378H**, **278H**, **3BCH** lub **Disabled**.

Parallel Port Mode Mode

W polu tym określamy tryb działania portu równoległego. Dostępne opcje to **SPP** (Standard Parallel Port), **EPP** (Enhanced Parallel Port), **ECP** (Extended Capabilities Port) i **EPP+ECP**.

ECP Mode Use DMA

W tym polu określamy kanał DMA (Direct Memory Access) gdy wykorzystywane jest urządzenie ECP. Dostępne opcje to DMA **1** i DMA **3**.

Pole to nie jest aktywne gdy dla portu równoległego wybierzemy tryb SPP lub EPP.

Parallel Port EPP Mode Type

Element ten określa rodzaj EPP gdy wybierzemy urządzenie EPP. Mamy do wyboru opcje **EPP1.7** i **EPP1.9**.

Element ten nie jest dostępny gdy wybierzemy działanie portu równoległego w trybie SPP lub ECP.

Password Setting

Możemy ustawiać dwa tryby dostępu, występuj¹ one w opcjach Supervisor Password i User Password.

ROM PCI/ISA BIOS (2A59GH2B) CMOS SETUP UTILITY AWARD SOFTWARE, INC.	
STANDARD CMOS SETUP BIOS FEATURES SETUP CHIPSET FEATURES SETUP POWER MANAGEMENT SETUP PNP/PCI CONFIGURATION LOAD BIOS DEFAULTS LOAD SETUP DEFAULTS	INTEGRATED PERIPHERALS IDE HDD AUTO DETECTION <u>SUPERVISOR PASSWORD</u> USER PASSWORD SAVE & EXIT SETUP UT SAVING
Esc : Quit F10 : Save & Exit Setup	
↑ ↓ → ← : Select Item (Shift)F2 : Change Color	
Change/Set/Disable Password	

Has³o administratora i has³o u¿ytkownika

Opcje te umoŹliwiaj¹ ograniczenie dostêpu do programu Setup poprzez dwa róŹne tryby: Supervisor i User.

Ogólnie mówi¹c, tryb Supervisor umożliwia uzyskanie pełnego dostępu do opcji programu Setup, w trybie User mamy ograniczony dostęp do niektórych opcji. Poprzez oddzielne ustawienie hasła dla administratora i użytkownika, administrator systemu może ograniczyć dostęp do istotnych wartości w programie Setup.

Enter Password (Wprowadzenie hasła)

Wpisaa has³o, o d'ugoaci do oamni znaków i nacisn¹a <Enter>. Wpisane teraz has³o skasuje z pamieci CMOS has³o wpisane wczeniej. Pojawi si³ zg³oszenie o ponowne wpisanie has³a. Wpisaa has³o ponownie i nacisn¹a <Enter>. Możemy te¿ nacisn¹a <Esc> by przerwa³ dzia³anie, rezygnuj¹c z wprowadzenia has³a.

By wy³¹czyæ has³o, nacisn¹æ <Enter> gdy jesteœmy proszeni o podanie has³a. Komunikat potwierdzi wy³¹czenie has³a. Po wy³¹czeniu has³a, system wystartuje i uzyskujemy pe³en dostêp do programu Setup.

Password Disable

Gdy wybierzemy System w opcji Security, zgłoszenie o podanie hasła pojawi się przy każdym uruchomieniu systemu i zawsze przy próbie wejścia do programu Setup. Jeśli wybierzemy Setup w opcji Security, zgłoszenie o podanie hasła pojawi się przy każdej próbie wejścia do programu Setup.

Ostrzeżenie : Zapisane wprowadzone hasło. Jeśli je zapomnimy, jedyn¹ metod¹ wejścia do systemu jest skasowanie pamięci CMOS, patrz rozdziały "Kasowanie CMOS" lub "Kasowanie hasła".