

HOT-555A
PLYTA GŁÓWNA
Pentium™ PCI

Instrukcja obsługi

ver. 1.0

Informacja CE:

W celu uzyskania kompatybilności elektromagnetycznej produktu wykorzystano podane niżej normy:

- Odporność według EN 50082-1: 1992
- Promieniowanie według EN 55022: 1987 Class B.

Uwaga:

Urządzenie zostało sprawdzone i stwierdzono zgodność z wartościami granicznymi dla urządzeń cyfrowych klasy B, stosownie do części 15 przepisów FCC. Wartości te zapewniają wystarczające zabezpieczenie przed zakłóceniami w instalacjach budynków. Urządzenie to wytwarza, wykorzystuje i może promieniować energię o częstotliwości fal radiowych, w sytuacjach gdy jest nieprawidłowo zainstalowane i wykorzystywane. Nawet w przypadku ścisłego przestrzegania zaleceń producenta, może powodować szkodliwe zakłócenia komunikacji radiowej. Nie ma też gwarancji, że zakłócenia nie pojawią się w konkretnej sytuacji. Jeżeli urządzenie powoduje zakłócenia w odbiorze radiowym lub telewizyjnym, które można określić przez wyłączenie i wyłączenie urządzenia, można ograniczyć zakłócenia jedną z podanych niżej metod:

Zmieniać kierunek ustawienia lub miejsce ustawienia anteny odbiorczej.

Zwiększyć odległość pomiędzy urządzeniem a odbiornikiem.

Podłączyć urządzenie do innych obwodów zasilających naziemne, te do których podłączony jest odbiornik zakłócany.

Skonsultować się ze sprzedawcą lub doświadczonym specjalistą od spraw techniki radiowo - telewizyjnej w celu uzyskania dodatkowych informacji.

Ostrzeżenie

Zwraca się uwagę użytkownika, że zmiany lub modyfikacje sprzętu, które nie uzyskały akceptacji wytwórcy lub sprzedawcy, mogą spowodować odmowę naprawy urządzenia i utratę uprawnień gwarancyjnych.

Uwaga : W celu utrzymania instalacji naszego produktu w ramach określonych dla urządzeń klasy B, należy tam, gdzie to możliwe, stosować przewody ekranowane oraz przewód sieciowy z przewodem uziemiającym.

UWAGA

Copyright 1997.

Wszelkie prawa zastrzeżone

Instrukcja obsługi wersja 1.0

Wszelkie informacje, dokumentacje i dane techniczne zawarte w niniejszej instrukcji obsługi mogą ulec zmianie bez uprzedniego zawiadomienia.

Autorzy nie ponoszą odpowiedzialności za jakiegokolwiek błąd lub przeoczenia które mogłyby wystąpić w niniejszej instrukcji oraz nie zobowiązują się do uaktualniania informacji w niej zawartych.

ZNAKI HANDLOWE

Intel jest zarejestrowanym znakiem handlowym Intel Corporation

Pentium™ Processor jest zarejestrowanym znakiem handlowym Intel Corporation

PC/AT jest zarejestrowanym znakiem handlowym International Business Machine Corporation.

PS/2 jest zarejestrowanym znakiem handlowym IBM Corporation.

Wszystkie inne firmy i nazwy produktów wymienione w niniejszej instrukcji są znakami handlowymi lub zarejestrowanymi znakami handlowymi i są własnością ich właścicieli.

SPIS TREŚCI

WSTĘP	4
Rozdział 1 WPROWADZENIE	5
Dane techniczne	5
Rozdział 2 INSTALACJA SPRZĘTOWA	7
Jumpery	7
Wybór częstotliwości zegara CPU	8
Wybór napięcia zasilającego- JP33, 34, 39, 43, 44	11
Jumper ustawiania napięcia Flash EPROM - JP18	12
Kasowanie CMOS - JP45	12
Złącza i gniazda	13
Rozdział 3 KONFIGURACJA PAMIĘCI	14
Rozdział 4 AWARD BIOS SETUP	17
Menu główne	18
Ustawienia standardowe CMOS	20
Ustawienia właściwości BIOS	22
Ustawienia Chipset	24
Ustawienie zarządzania poboru energii	27
Konfiguracja szyny PCI	29
Urządzenia peryferyjne	31
Ustawienie hasła	33

Wstêp

Płyta główna HOT-555A jest płytą systemową, kompatybilną z IBM PC/AT, o najwyższej skali integracji. Konstrukcja płyty umożliwia stosowanie procesorów Intel Pentium, Cyrix/IBM 6x86/L i AMD5k86. Nasza płyta pozwala na wykorzystanie pamięci zewnętrznej cache 256 KB i 512 KB o najwyższej wydajności działającej w trybie potokowym (pipeline burst). Obsługa pamięci w systemie zorganizowana jest w taki sposób, że umożliwia obsługę do 128 MB pamięci EDO RAM lub pamięci DRAM i SDRAM w standardowych modułach SIMM o 72 końcówkach i w modułach DIMM o 168 końcówkach. Podstawka ZIF typ 7 dla procesora Pentium umożliwia stosowanie najnowszych modeli procesorów.

Na płycie, w zależności od wykonania, znajdują się cztery gniazda SIMM o 72 końcówkach i jedno lub dwa gniazda dla modułów DIMM o 168 końcówkach.

Płyta HOT-555A zapewnia nowy poziom integracji obsługi urządzeń I/O. Zestaw chipów 82430VX PCI ma większy stopień integracji i wydajność niż układy innych producentów. Chipset 82430VX PCI ma zintegrowany wysokowydajny sterownik Bus Mastering IDE z dwoma kanałami IDE, co pozwala na obsługę maksymalnie czterech urządzeń IDE.

Sterownik Super I/O zapewnia działanie standardowych funkcji PC I/O: interfejs do napędu FDD, dwa porty szeregowy FIFO, port dla urządzenia działającego w standardzie IrDA i port równoległy pracujący w jednym ze standardów SPP/EPP/ECP.

Trzy sloty do kart rozszerzeń PCI umożliwiają szybki transfer danych, jest to szczególnie istotne w programach graficznych, natomiast trzy sloty ISA pozwolą na uzupełnienie działania I/O.

Płyta HOT-555A tworzy doskonałą platformę dla systemu efektywnego pod względem kosztów, o wysokiej wydajności, łatwo rozszerzalnego i wykorzystującego najnowsze procesory Pentium i standardy I/O.

Rozdział 1 Wprowadzenie

Dane techniczne

Działanie CPU

- ☐ Zegar procesora Pentium: 75~200MHz
- ☐ Procesory Cyrix/IBM 6x86/L: P120+~P166+
- ☐ Zegar procesora AMDK5: PR75~PR200

Układy sterujące (Chipset)

- ☐ Intel PCISet 82437VX, 82438VX and 82371SB

Pamięć

- ☐ Obsługa dwóch banków EDO RAM, Fast Page i Sync. DRAM w zakresie od 8MB do 128MB
- ☐ Obsługa modułów SIMM 4MB, 8MB, 16MB, 32MB o 72 końcówkach i modułów DIMM 8MB, 16MB, 32MB o 168 końcówkach

Pamięć podręczna (Cache Memory)

- ☐ Zintegrowany sterownik pamięci cache L2 działa w trybie write-back
 - Bezpośrednie mapowanie 256KB lub 512 KB (opcja) w trybie Pipeline Burst

Funkcje zarządzania poborem energii

- ☐ Cztery tryby zarządzania poborem energii w tym: Doze, Standby i Suspend
- ☐ Obsługa Microsoft APM ver. 1.2
- ☐ Złazce EPMI (External Power Management Interrupt)

Rozszerzenia

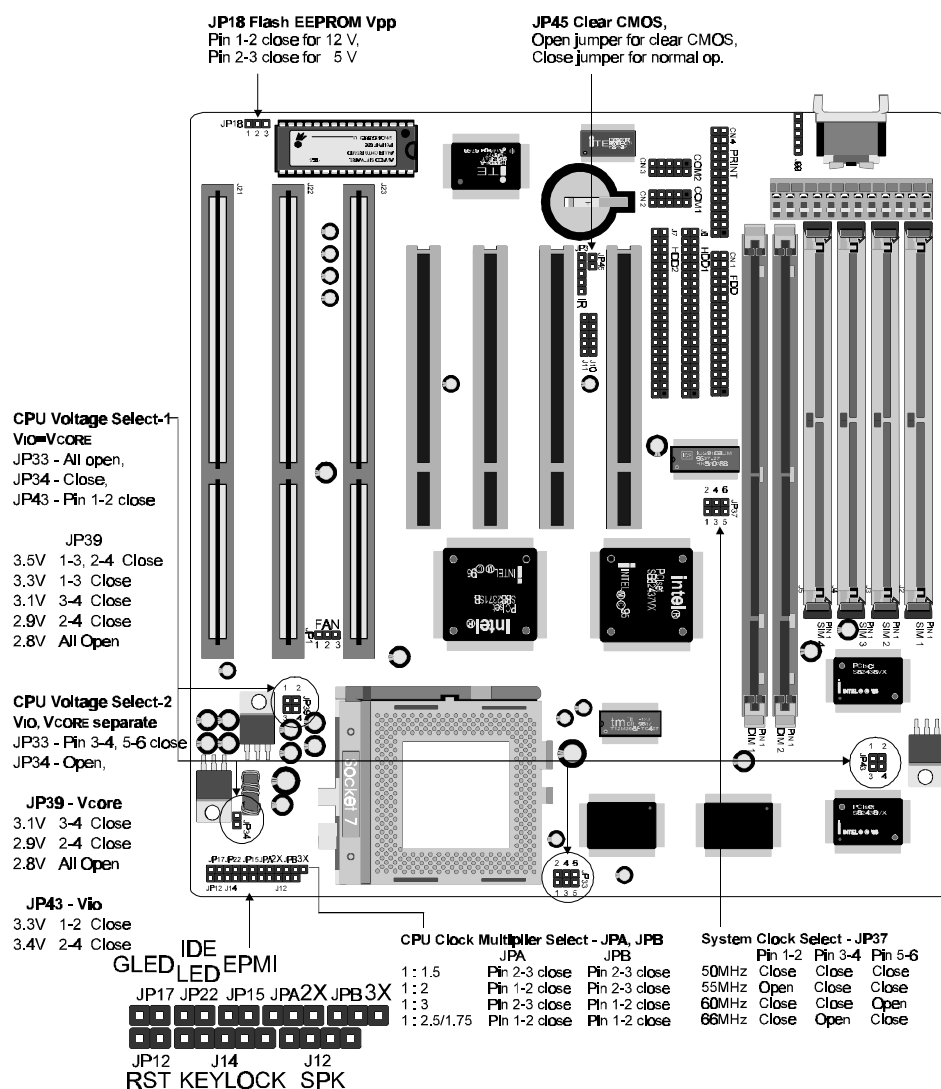
- ☐ Trzy sloty 32-bitowe PCI
- ☐ Trzy sloty 16-bitowe ISA
- ☐ 2 kanałowy port PCI IDE
 - Obsługa do czterech urządzeń IDE
 - Transfer w trybie PIO 4 do 16 MB/s
 - Zintegrowany bufor 8 x 32-bit dla transferu PCI IDE w trybie burst
- ☐ Jeden port obsługi napędów FDD
- ☐ Jeden port równoległy
 - Obsługa **SPP** (kompatybilny z PS/2 dwukierunkowy port równoległy), **EPP** (port równoległy poszerzony) i **ECP** (port o poszerzonych możliwościach) jest to port o najwyższej wydajności.
- ☐ Dwa porty szeregowy
 - Kompatybilne z 16C550 UARTS .
 - Obsługa protokołu IrDA (podczerwień).
- ☐ Jeden port myszy PS/2
- ☐ Port USB (Uniwersalna Szyna Szeregowa)

Konstrukcja płyty

- ☐ Wymiary 220mm x 230mm

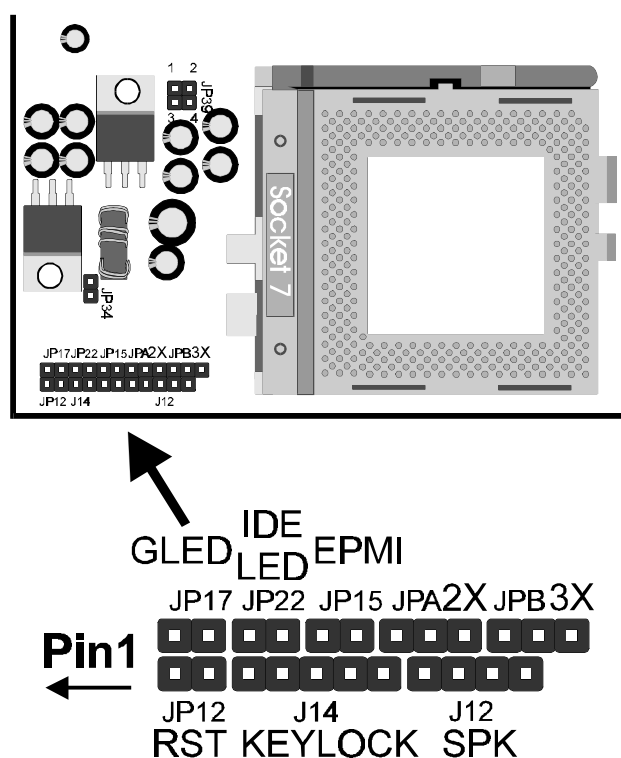
Rozdział 2 Instalacja sprzętowa

Rozmieszczenie jumperów



Wybór częstotliwości zegara CPU




















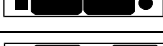


Generator sygnału zegara systemowego umożliwia przełączanie częstotliwości. JP37 ma 6 końcówek, których zwarcie lub rozwarcie określa częstotliwość zegara systemowego od 50 MHz do 66 MHz oraz ustawia współczynnik mnożenia zegara rdzenia CPU. Przez założenie lub zdjęcie zworek na JPA i JPB, możemy zmieniać współczynnik **Host Bus Clock/CPU Core Clock** od 1 : 1.5 do 1 : 3.5.











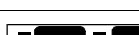

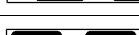

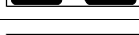



Uwaga:

Zwracać uwagę na kolejność końcówek jumperów JPA i JPB.
Nie wolno zewrzeć końcówek 3 z JPA i 1 z JPB!
Spowoduje to uszkodzenie płyty głównej i procesora!

Intel Pentium P54C, P55C (MMX)

Pentium	JP37	Zegar systemu	Mnożnik JPA 2X JPB 3X	Współcz. mnożenia
75 MHz		50 MHz		1.5
90 MHz		60 MHz		1.5
100 MHz		66 MHz		1.5
120 MHz		60 MHz		2
125 MHz		50 MHz		2.5
133 MHz		66 MHz		2
150 MHz		60 MHz		2.5
166 MHz		66 MHz		2.5
180 MHz		60 MHz		3
200 MHz		66 MHz		3
233 MHz		66 MHz		3,5









Ustawienia zegara dla procesora AMD K5 / K6

AMD K5 / K6	JP37	Zegar systemu	Mnożnik JPA 2X JPB 3X	Współcz. mnożenia
PR75		50 MHz		1,5
PR90		60 MHz		1,5
PR100		66 MHz		1,5
PR120		60 MHz		1,5
PR133		66 MHz		1,5
PR150		60 MHz		1,75
PR166		66 MHz		1,75
PR200		66 MHz		2+
PR233		66 MHz		













Wybór napięcia zasilaj¹cego - JP33, JP34, JP39, JP43, JP 44

Płyta HOT-555A wyposażona jest w regulator napięcia, regulator ten podaje jedno napięcie 3,3V ($V_{IO}=V_{CORE}$) dla procesorów Intel Pentium P54C, 3,5 V dla Cyrix/IBM 6x86 i AMD K5, lub napięcie podwójne 3,3/2,8V (V_{IO} , V_{CORE} oddzielone) dla procesorów Intel P55C (MMX), Cyrix/IBM i AMD.

Pojedyncze napięcie wyjściowe ($V_{IO}=V_{CORE}$)

Procesor	Napięcie wyjściow	JP39	JP33	JP34	JP43
Pentium P54C STD Cyrix/IBM 6x86 3.3V	3.3 V				
Pentium P54C VRE Cyrix/IBM 6x86 3.53V AMD K5 ABx	3.53 V				

Podwójne napięcie wyjściowe (V_{IO} , V_{CORE} oddzielone)

Procesor	Napięcie Vcore	JP39	JP33	JP34	JP43 $V_{IO}=3.3V$
Pentium P55C MMX Cyrix/IBM 6x86L	2.8 V				
AMD-K6 PR2-166/PR2-200	2.9 V				
AMD-K6 PR2-233	3.2 V				

Uwaga :

Jumper JP44 jest przeznaczony do dokładnego ustawienia napięcia wyjściowego Vcore. Zdjęcie zworki z JP44, powoduje zwiększenie napięcia Vcore o 2.5%. **Domyślnie, JP44 jest zwarty.**

Ustawienie napięcia Flash EPROM - JP18

Plata HOT-555A działa z dwoma rodzajami pamięci flash EPROM, 5 i 12 voltów. Ustawiając odpowiednio JP18, możemy uaktulić oba typy pamięci.

JP18; 2-3 zwarte dla 5V, 1-2 zwarte dla 12V.

UAKTUALNIENIE BIOSU

Pamięć typu flash umożliwia uaktualnienie BIOS'u. Nową wersję możemy zainstalować z dyskietki.

Korzystając z programu **Awdflash.exe** należy uwzględnić poniższe uwagi:

Program nie działa w trybie chronionym lub wirtualnym.
Nie należy ładować programów typu **QEMM.386**, **EMM386**.
(lub ominąć pliki **config.sys** i **autoexec.bat**)

Program działa z pamięciami Flash EEPROM 5V i 12V.

Kasowanie CMOS- JP45

Na płycie HOT-555A znajduje się jumper **JP45**, umożliwia on skasowanie pamięci CMOS. Pamięć CMOS podtrzymuje informacje o konfiguracji systemu.

Jeżeli chcemy skasować zawartość pamięci CMOS należy wykonać podane niżej czynności:

- 1) Wyłączyć komputer,
- 2) Zdjąć na chwilę zworkę na JP45 ,
- 3) Ponownie założyć zworkę na JP45
- 4) Włączyć komputer.

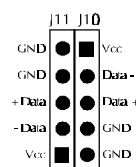
Z³¹cza i gniazda

Z³¹cza i gniazda	
ELEMENT	DZIAŁANIE
J2, J3, J4, J5	Gniazda SIMM
DIM1, DIM2	Gniazda DIMM 3.3V
J17, J18, J19, J20	Sloty PCI
J21, J22, J23	Sloty ISA
J6	Z³¹cze pierwszego sterownika PCI IDE
J7	Z³¹cze drugiego sterownika PCI IDE
CN1	Z³¹cze sterownika napędu FDD
CN4	Z³¹cze portu równoległego
CN2	Z³¹cze portu szeregowego COM-1
CN3	Z³¹cze portu szeregowego COM-2
J99	Z³¹cze portu myszy PS/2
J14	Dioda Power LED i blokada klawiatury
J12	Z³¹cze g³o³nika PC
JP12	Z³¹cze przycisku Reset
JP17	Dioda Green LED
JP15	Z³¹cze EPMI
JP22	Dioda wskazuj¹ca dzia³anie dysku IDE
J10, J11	Z³¹cza Universal Serial Bus (USB) - Uwaga 1
JP3	Z³¹cze portu Infra-red - Uwaga 2
JP1	Z³¹cze wentylatora - Uwaga 3

Uwaga 1: J10, J11 - z³¹cza USB

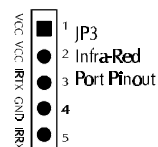
Na p³ycie znajduj¹ siê dwa zestawy z³¹czy USB (Universal Serial Bus) - J10 i J11 dla urz¹dzeñ USB.

USB Connectors Pin-out



Uwaga 2: JP3 - Z³¹cze modu³u Infrared

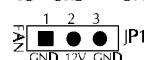
Jest to z³¹cze o 5 koñcówkach które umo¿liwia pod³¹czenie opcjonalnego modu³u portu podczerwieni. Umo¿liwia to bezprzewodowe nadawanie i odbiór sygna³ów.



Uwaga 3: JP1 - Z³¹cze wentylatora 12V

Na p³ycie znajduje siê z³¹cze które umo¿liwia pod³¹czenia wentylatora 12V. Nale¿y zwróciæ uwagê, by czerwony przewód pod³¹czyæ do punktu +12V, a czarny przewód do masy (GND).

Onboard Cooling Fan Connector Pin-out



Rozdział 3 Konfiguracja pamięci

Na płycie HOT-555A znajdują się cztery gniazda SIMM o 72 końcówkach i dwa gniazda DIMM o 168 końcówkach, umożliwia to założenie pamięci o rozmiarze do 128 MB. Gniazda SIMM działają z jedno i dwustronnymi modułami DRAM (szybkie stronicowanie lub EDO) o rozmiarze 4MB, 8MB, 16MB i 32MB. Można wykorzystać moduły o czasie dostępu 70 ns (szybkie stronicowanie), 60 ns EDO DRAM lub 70 ns synchroniczny DRAM. Działają moduły z parzystości i bez.

Cztery gniazda SIMM zorganizowane są w dwa banki, natomiast dwa gniazda DIMM zorganizowane są w dwa banki po jednym gnieździe w każdym. Każdy z banków zapewnia 64/72-bitową obsługę danych.

Oba moduły SIMM w banku muszą mieć ten sam rozmiar pamięci i typ, można stosować różne pamięci w poszczególnych bankach. Istnieje na przykład możliwość włożenia do jednego banku modułów 70 ns fast page DRAM a do drugiego 60 ns EDO DRAM.

Gniazdo DIMM jest obsługiwane pod tymi samymi adresami co gniazda SIMM, stąd biorąc się pewne ograniczenia co do typu i rozmiarów stosowanych pamięci, patrz Tablice 3-1, 3-2.

Tablica 3-1. Tablica konfiguracji pamięci dla modułów SIMM

SIM 1	SIM 2	SIM 3	SIM 4	SUMA
4 MB	4 MB	—	—	8 MB
—	—	4 MB	4 MB	8 MB
4 MB	4 MB	4 MB	4 MB	16 MB
8 MB	8 MB	—	—	16 MB
—	—	8 MB	8 MB	16 MB
4 MB	4 MB	8 MB	8 MB	24 MB
8 MB	8 MB	4 MB	4 MB	24 MB
8 MB	8 MB	8 MB	8 MB	32 MB
16 MB	16 MB	—	—	32 MB
—	—	16 MB	16 MB	32 MB
4 MB	4 MB	16 MB	16 MB	40 MB
16 MB	16 MB	4 MB	4 MB	40 MB
8 MB	8 MB	16 MB	16 MB	48 MB
16 MB	16 MB	8 MB	8 MB	48 MB
16 MB	16 MB	16 MB	16 MB	64 MB
32 MB	32 MB	—	—	64 MB
—	—	32 MB	32 MB	64 MB
4 MB	4 MB	32 MB	32 MB	72 MB
32 MB	32 MB	4 MB	4 MB	72 MB
8 MB	8 MB	32 MB	32 MB	80 MB
32 MB	32 MB	8 MB	8 MB	80 MB
16 MB	16 MB	32 MB	32 MB	96 MB
32 MB	32 MB	16 MB	16 MB	96 MB
32 MB	32 MB	32 MB	32 MB	128 MB

Tabela 3-2. Tabela konfiguracji pamięci dla dwóch modułów DIMM

DIM 1	DIM 2	SUMA
8 MB	—	8 MB
—	8 MB	8 MB
16 MB	—	16 MB
—	16 MB	16 MB
8 MB	16 MB	24 MB
16 MB	8 MB	24 MB
32 MB	—	32 MB
—	32 MB	32 MB
8 MB	32 MB	40 MB
32 MB	8 MB	40 MB
16 MB	32 MB	48 MB
32 MB	16 MB	48 MB
32 MB	32 MB	64 MB
...
...
...
...

Rozdział 4 Award BIOS Setup

BIOS płyty HOT-555A ma wbudowany program Setup. Umożliwia on zmiany konfiguracji systemu. Informacje te są zapamiętane w podtrzymywanej bateryjnie pamięci RAM, dzięki temu informacje te nie są tracone po wyłączeniu zasilania.

Wejście do programu SETUP

Włączymy komputer i nacisniemy klawisz co umożliwi wejście do programu Setup. Innym sposobem wejścia do programu jest włączenie komputera i gdy w dolnej części ekranu pojawi się pokazany niżej komunikat nacisniemy klawisz lub równocześnie nacisniemy klawisze <Ctrl>, <Alt> i <Esc>.

TO ENTER SETUP BEFORE BOOT PRESS CTRL-ALT-ESC OR DEL KEY

Jeśli komunikat zniknie zanim zdążymy nacisnąć klawisz, a nadal chcemy wejść do programu Setup, musimy ponownie uruchomić komputer. Możemy to zrobić wyłączając i po chwili ponownie włączając zasilanie lub przez naciśnięcie przycisku RESET. Możemy też ponownie uruchomić komputer przez równoczesne naciśnięcie klawiszy <Ctrl>, <Alt> i <Delete>. Jeśli nie naciśniemy w porę klawisza i system operacyjny nie wystartuje, na ekranie pojawi się, pokazany niżej, komunikat o błędzie.

PRESS F1 TO CONTINUE, CTRL-ALT-ESC OR DEL TO ENTER SETUP

Menu g³ówne

ROM PCI/ISA BIOS (2A59GH29) CMOS SETUP UTILITY AWARD SOFTWARE, INC.	
STANDARD CMOS SETUP	INTEGRATED PERIPHERALS
BIOS FEATURES SETUP	SUPERVISOR PASSWORD
CHIPSET FEATURES SETUP	USER PASSWORD
POWER MANAGEMENT SETUP	IDE HDD AUTO DETECTION
PNP/PCI CONFIGURATION	SAVE & EXIT SETUP
LOAD BIOS DEFAULTS	EXIT WITHOUT SAVING
LOAD SETUP DEFAULTS	
Esc : Quit F10 : Save & Exit Setup	↑ ↓ + - : Select Item (Shift)F2 : Change Color
Time, Date, Hard Disk Type...	

Standard CMOS setup

Na tej stronie znajduj¹ siê wszystkie elementy zawarte w standardowym programie BIOS setup.

BIOS features setup

Ta strona zawiera wszystkie elementy specjalnych funkcji BIOS'u AWARD.

Chipset features setup

Ta strona zawiera elementy konfiguracji chipset.

Power Management Setup

Ta strona zawiera elementy zarz¹dzania poborem energii.

PCI Configuration setup

Ta kategoria okreœla wartoœci (w jednostkach bloków szyny PCI) w zale¿noœci od czasu oczekiwania dla szyny g³ównej PCI i poziom IRQ dla urz¹dzeñ PCI.

Load BIOS Defaults

Domyœlne wartoœci wprowadzone przez BIOS zapewniaj¹ maksymaln¹ wydajnoœæ systemu. Mo¿emy jednak zmieniaæ parametry za poœrednictwem Option Setup Menu.

Load Setup Defaults

Wprowadzone s¹ wartoœci umoŹliwiaj¹ce obniŹenie wydajnoœci systemu do minimum. MoŹemy jednak zmieniaæ te wartoœci za poœrednictwem Setup Menu.

Integrated Peripherals

Na tej stronie znajduj¹ siê elementy zwi¹zane ze wszystkimi urz¹dzeniami peryferyjnymi.

IDE HDD auto detection

Automatyczna konfiguracja parametrów dysków twardych IDE.

Supervisor Password

Zmiana, ustawienie lub wy³¹czenie has³a administratora. UmoŹliwia ograniczenie dostêpu do systemu i programu Setup lub tylko do programu Setup.

User Password

Zmiana, ustawienie lub wy³¹czenie has³a uŹytkownika. UmoŹliwia ograniczenie dostêpu do systemu i programu Setup lub tylko do programu Setup.

Save & Exit setup

Zapamiêtanie zmienionych wartoœci w pamieci CMOS i opuszczenie programu Setup.

Exit without saving

Porzucenie wszystkich wprowadzonych zmian i wyjœcie z programu.

Standard CMOS Setup

ROM PCI/ISA BIOS (2A59GH29) STANDARD CMOS SETUP AWARD SOFTWARE, INC.							
Date (mm:dd:yy) : Tue, May 7 1996 Time (hh:mm:ss) : 15 : 12 : 9							
HARD DISKS	TYPE	SIZE	CYLS	HEAD	PRECOMP	LANDZ	SECTOR MODE
Primary Master	: Auto	0	0	0	0	0	0 AUTO
Primary Slave	: Auto	0	0	0	0	0	0 AUTO
Secondary Master	: Auto	0	0	0	0	0	0 AUTO
Secondary Slave	: Auto	0	0	0	0	0	0 AUTO
Drive A : 1.44M, 3.5 in. Drive B : None			Base Memory: 640K Extended Memory: 48128K Other Memory: 384K Total Memory: 49152K				
Video : EGA/UGA							
Halt On : All Errors							
ESC : Quit F1 : Help		↑ ↓ → ← : Select Item (Shift)F2 : Change Color		PU/PD/+/- : Modify			

Date

Format zapisu daty jest następujący <dzień>, <data> <miesiąc> <rok>. Naciśnięcie <F3> by pokazać kalendarz.

Time

Format zapisu czasu jest następujący <godzina> <minuta> <sekunda>. Czas jest obliczany na podstawie zegara 24-godzinowego. Na przykład 5 p.m. oznacza 17:00:00.

Drive C type/Drive D type

Ta kategoria określa rodzaj napędów twardego dysku C i D zainstalowanych w systemie. W programie mamy do wyboru 46 wstępnie zdefiniowanych rodzajów dysków i jeden zdefiniowany przez użytkownika.

Typ dysku wybieramy naciskając PgUp lub PgDn lub wpisujemy określony numer i naciskamy <Enter>. Dane techniczne dysku muszą być zgodne z danymi zawartymi w tabeli. Jeżeli dysk używany w naszym systemie nie jest zgodny z żadnym z podanych w tabeli, wykorzystujemy możliwość wpisania danych dysku ręcznie, wybierając dysk zdefiniowany przez użytkownika (Type User).

Jeżeli wybierzemy Type User, w kolejnych punktach muszą być wpisane odpowiednie informacje. Dane te wpisujemy bezpośrednio z klawiatury i potwierdzamy je klawiszem <Enter>. Odpowiednie

dane znajdziemy w dokumentacji dostarczonej razem z dyskiem.

Możemy też ustawić ten element na AUTO by automatycznie skonfigurować parametry dysku po włączeniu zasilania.

Jeśli w naszym systemie nie ma twardego dysku, wybieramy NONE i naciskamy <Enter>.

Drive A type/Drive B type

W tym polu określamy rodzaje napędów FDD zamontowanych w komputerze.

Video

Wybieramy rodzaj karty graficznej która jest zgodna z rodzajem karty zainstalowanej w naszym systemie i z posiadanym monitorem. Choć istnieje możliwość podłączenia drugiego monitora, nie musimy wybierać go w programie Setup.

Error halt

Określamy czy komputer ma się zatrzymać w przypadku wykrycia błędu przy starcie systemu.

Memory

W polu tym wyświetlane są wyłącznie informacje określone w czasie testu POST (Power On Self Test) sterowanego przez BIOS.

Base Memory

Test POST określa pamięć podstawowej (konwencjonalnej) zainstalowanej w systemie. Wartość ta wynosi zwykle 640K dla systemów z pamięcią 640K lub większą.

Extended Memory

Program BIOS określa ile pamięci rozszerzonej (extended) znajduje się na dysku w czasie testu POST. Jest to pamięć powyżej 1 MB w obszarze adresowym CPU.

BIOS Features Setup

ROM PCI/ISA BIOS (2A59GH2K) BIOS FEATURES SETUP AWARD SOFTWARE, INC.			
CPU Internal Cache	: Enabled	Video BIOS Shadow	: Enabled
External Cache	: Enabled	C8000-CBFFF Shadow	: Disabled
Quick Power On Self Test	: Enabled	CC000-CFFFF Shadow	: Disabled
Boot Sequence	: A,C,SCSI	D0000-D3FFF Shadow	: Disabled
Swap Floppy Drive	: Disabled	D4000-D7FFF Shadow	: Disabled
Boot Up Floppy Seek	: Enabled	D8000-DBFFF Shadow	: Disabled
Boot Up NumLock Status	: On	DC000-DFFFF Shadow	: Disabled
Boot Up System Speed	: High		
Gate A20 Option	: Fast		
TypeMatic Rate Setting	: Disabled		
TypeMatic Rate (Chars/Sec)	: 6		
TypeMatic Delay (Msec)	: 250		
Security Option	: Setup		
PS/2 mouse function control	: Disabled		
PCI/UGA Palette Snoop	: Disabled		
OS Select For DRAM > 64MB	: Non-OS2		
		ESC : Quit	F10 : Select Item
		F1 : Help	PU/PD, +/- : Modify
		F5 : Old Values	(Shift)F2 : Color
		F6 : Load BIOS Defaults	
		F7 : Load Setup Defaults	

CPU Internal / External Cache

W polach tych w³¹czamy wewnêtrzn¹ i zewnêtrzn¹ pamieœ cache procesora, przyspiesza to dostêp do pamieci. Domyœlna wartoœæ to enabled.

Quick Power On Self Test

W tej kategorii mo¿emy przyspieszyœ wykonanie testu POST po w³¹czeniu komputera. Jeœli jest on w³¹czony, BIOS skróci lub pominie niektóre z elementów POST.

Boot Sequence

W polu tym okreœlamy kolejnoœæ przeszukiwania napêdów w poszukiwaniu systemu operacyjnego. Domyœlne ustawienie to A, C, SCSI.

Swap Floppy Drive

W³¹czenie tego pola powoduje prze³¹czenie przez BIOS przypisania napêdów FDD, napêd A: bêdzie dzia³a³ jako napêd B:, a napêd B: jako napêd A:.

Boot Up Floppy Seek

BIOS okreœla rodzaj pod³¹czonego napêdu FDD. (40 lub 80 œcie¿ek).

Boot Up NumLock Status

W³¹czenie tej opcji powoduje, ¿e BIOS wy³¹cza lub w³¹cza **Num Lock** po uruchomieniu systemu.

Boot Up System Speed

Opcja ta ustala prędkość procesora po wstąpieniu systemu. Dostępne ustawienia to **High** lub **Low**.

Gate A20 Option

Gdy to pole jest ustawione na Normal, sygnał A20 jest sterowany przez sterownik klawiatury. Gdy pole to ustawimy na Fast, sygnał A20 jest sterowany przez port 92 lub metodą zależną od wykorzystywanych układów chipset.

Typematic Rate Setting/Typematic Rate/Typematic Delay

W polu tym określamy czy chcemy wykorzystywać możliwości ustawienia prędkości powtarzania i opóźnienie powtarzania. Gdy funkcja prędkości powtarzania jest włączona, możemy ustawić prędkość powtarzania klawiszy oraz opóźnienie po którym zaczyna się przyspieszanie wpisywania

Security Option

Kategoria ta umożliwia ograniczenie dostępu do systemu i programu Setup lub tylko do programu Setup.

Gdy wybierzemy **System**, to uruchomienie systemu i dostęp do programu Setup możliwe będą wyłącznie po podaniu hasła.

Gdy wybierzemy **Setup**, dostęp do programu Setup będzie możliwy wyłącznie po podaniu hasła.

PS/2 Mouse Control Function

Pole to służy do określenia czy będzie używana mysz PS/2. Jeżeli mamy podłączoną do systemu mysz PS/2, pole to musi być włączone, jeżeli nie to należy je wyłączyć zwalniając IRQ12 dla urządzeń PCI.

PCI VGA Palette Snoop

Pole to musi być ustawione na enabled, jeżeli w systemie mamy zainstalowaną kartę ISA VGA, jeżeli w systemie mamy zamontowaną dowolną kartę PCI VGA opcja ta musi być ustawiona na disabled.

OS Select For DRAM > 64MB

Jeżeli mamy w systemie ponad 64MB pamięci, proszę przełączyć to pole na **OS2** by system operacyjny OS/2 wykrywał całą pamięć operacyjną, w innym przypadku ustawiamy to pole na wartość **Non-OS2**.

Video BIOS Shadow/XXXXX-XXXXX Shadow

Pole to określa czy Video BIOS lub opcjonalny ROM będzie kopiowany do pamięci RAM.

Chipset Features Setup

ROM PCL/ISA BIOS (2A59GH2B) CHIPSET FEATURES SETUP AWARD SOFTWARE, INC.		
Auto Configuration	: Enabled	Delayed Transaction : Disabled
DRAM Timing	: 70 ns	
DRAM RAS# Precharge Time	: 4	
DRAM R/W Leadoff Timing	: 6	
Fast RAS To CAS Delay	: 3	
DRAM Read Burst (EDO/FP)	: x222/x333	
DRAM Write Burst Timing	: x333	
Fast MA to RAS# Delay CLK	: 1	
Fast EDO Path Select	: Disabled	
Refresh RAS# Assertion	: 5 Clks	
ISA Bus Clock	: PCICLK/4	
SDRAM(CAS Lat/RAS-to-CAS)	: 3/3	
System BIOS Cacheable	: Disabled	
Video BIOS Cacheable	: Disabled	
8 Bit I/O Recovery Time	: 3	ESC : Quit ↑↓+* : Select Item
16 Bit I/O Recovery Time	: 2	F1 : Help PU/PD/+/- : Modify
Memory Hole At 15M-16M	: Disabled	F5 : Old Values (Shift)F2 : Color
Peer Concurrency	: Enabled	F6 : Load BIOS Defaults
Passive Release	: Enabled	F7 : Load Setup Defaults

Auto Configuration

Wybranie tej opcji automatycznie konfiguruje czêœæ podanych niżej zaleŹnoœci czasowych zwi¹zanych z obs³ug¹ pamieci, dla róŹnych czêœotliwoœci zegara systemowego.

DRAM Timing

Pole to ustawia czasy odczytu i zapisu pamieci DRAM. W przypadku gdy pole "Auto Configuration" ustawione jest na wartoœæ disabled, pole to nie jest dostêpne.

DRAM RAS# Precharge Time

W polu tym ustawiamy czasy odœwieŹania pamieci DRAM RAS. Mamy do wyboru **4** i **3** CLKs.

DRAM R/W Leadoff Timing

Ustawiamy zaleŹnoœci czasowe przy odczycie/zapisie RAS DRAM dla cykli opuszczania stron i wierszy (page/row miss cycles). Dostêpne opcje to **7/6** i **6/5** CLKs.

Fast RAS To CAS Delay

Ustawiamy opóŹnienie DRAM RAS do CAS przy sterowaniu cyklami opuszczania stron i wierszy DRAM. Dostêpne opcje to **3** i **2** CLKs.

DRAM Read Burst (EDO/FP)

Kategoria ta ustawia zależności czasowe przy odczycie potokowym EDO/FP DRAM. Ustawienia zależą od rodzaju pamięci DRAM stosowanych w systemie. Dostępne opcje to **x222/x333**, **x333/x444** i **x444/x444**.

DRAM Write Burst Timing

Kategoria ta ustawia zależności czasowe przy zapisie potokowym EDO/FP DRAM. Ustawienia zależą od rodzaju pamięci DRAM stosowanych w systemie. Dostępne opcje to **x4444**, **x3333** i **x2222**.

Fast MA to RAS# Delay CLK

Pole to jest wykorzystywane do ustawienia opóźnienia szybkiego adresowania pamięci (Memory Address) do RAS# które steruje zależnościami czasowymi przy opuszczaniu wierszy DRAM.

Fast EDO Path Select

Pole to określa czy wybieramy szybki transfer dla cykli odczytu przez CPU z pamięci DRAM, dostępne opcje to "**Enable**" lub "**Disable**".

Refresh RAS# Assertion

Pole to wykorzystujemy do określenia ilości cykli zegara RAS# wykorzystanych do cykli odświeżania.

SDRAM (CAS Lat/RAS-to-CAS)

Ustawiamy tu czas oczekiwania CAS# i RAS# do zegara CAS# dla pamięci SDRAM. Jeżeli nie wykorzystujemy pamięci SDRAM, pole to nie jest aktywne.

ISA Clock

Pole to umożliwia ustawienie zegara ISA przez podział zegara PCI przez 3 lub przez 4. Na przykład, gdy stosujemy procesor Pentium 166 MHz, zegar PCI ma wartość 33MHz, zegar ISA ma częstotliwość 8.25MHz przy podziale przez 4 i 11MHz przy podziale przez 3.

System BIOS Cacheable

Pole to umożliwia przepisywanie do pamięci RAM obszaru adresowego BIOS F000~FFFF.

Video BIOS Cacheable

Pole to umożliwia przepisywanie do pamięci RAM obszaru adresowego video BIOS C000~C7FF.

8 Bit I/O Recovery Time

Pole to jest wykorzystywane do dodania dodatkowego opóźnienia pomiędzy CPU a szyną główną PCI w oparciu o cykl I/O 8 bitowej szyny ISA.

16-Bit I/O Recovery Time

Pole to jest wykorzystywane do dodania dodatkowego opóźnienia pomiędzy CPU a szyną główną PCI w oparciu o cykl I/O 16 bitowej szyny ISA.

Memory Hole At 15M-16M

Dzięki temu polu możemy wyznaczyć pewien obszar w obszarze pamięci DRAM. Cykle CPU odpowiadające temu obszarowi są przekazywane na szynę PCI. Należy zwrócić uwagę, że wybrany obszar nie jest ponownie mapowany.

Peer Concurrency

Kategorię tę wykorzystujemy do określenia czy współbieżność PCI ma być włączona lub wyłączona ("**Enable**" lub "**Disable**").

Passive Release

Włączenie tej opcji powoduje uruchomienie przez chipset programalnego pasywnego mechanizmu zgodnego z czasami oczekiwania wymaganymi dla kart ISA.

Delayed Transaction

Wersja 2.1 specyfikacji PCI wymaga ścisłej kontroli czasów oczekiwania. Cykle PCI do lub z szyny ISA zwykle trwają dłużej. Włączenie tej opcji powoduje uruchomienie przez chipset programalnego mechanizmu który umożliwia spełnienie wymaganych wartości opóźnienia.

Power Management Setup

ROM PCI/ISA BIOS (2A59GH29) POWER MANAGEMENT SETUP AWARD SOFTWARE, INC.		
Power Management	: Disable	** Power Down & Resume Events **
PM Control by APM	: Yes	IRQ3 (COM 2) : OFF
Video Off Method	: U/H SYNC+Blank	IRQ4 (COM 1) : ON
Doze Mode	: Disable	IRQ5 (LPT 2) : OFF
Standby Mode	: Disable	IRQ6 (Floppy Disk) : OFF
Suspend Mode	: Disable	IRQ7 (LPT 1) : OFF
HDD Power Down	: Disable	IRQ8 (RTC Alarm) : OFF
** Wake Up Events In Doze & Standby **		IRQ9 (IRQ2 Redir) : OFF
IRQ3 (Wake-Up Event):	ON	IRQ10 (Reserved) : OFF
IRQ4 (Wake-Up Event):	ON	IRQ11 (Reserved) : OFF
IRQ8 (Wake-Up Event):	ON	IRQ12 (PS/2 Mouse) : ON
IRQ12 (Wake-Up Event):	ON	IRQ13 (Coprocessor) : OFF
		IRQ14 (Hard Disk) : OFF
		IRQ15 (Reserved) : OFF
		ESC : Quit ↑↓ : Select Item
		F1 : Help F10 : Modify
		F5 : Old Values (Shift) F2 : Color
		F6 : Load BIOS Defaults
		F7 : Load Setup Defaults

Power Management

Kategoria ta określa opcje funkcji zarządzania energią¹. Domyślna wartość to Disable czyli wyłączone. Na następnych stronach opiszemy możliwości poszczególnych opcji.

Disabled Wyłączenie systemu zarządzania poborem energii.

User Define Możliwość zdefiniowania funkcji zarządzania poborem energii.

Min Saving Wstępnie zdefiniowane wartości czasowe są wykorzystane w taki sposób, że wszystkie przyjmują wartości maksymalne.

Max Saving Wstępnie zdefiniowane wartości czasowe są wykorzystane w taki sposób, że wszystkie czasy przyjmują wartości minimalne.

PM Control by APM

Jeżeli pole to ustawimy na wartość No, BIOS systemu zignoruje APM przy zarządzaniu poborem energii.

Jeżeli pole to ustawimy na wartość Yes, BIOS systemu będzie czekał na zgłoszenie APM przed wejściem w tryb zarządzania poborem energii **DOZE**, **STANDBY** lub **SUSPEND**.

Video Off Method

Blank Screen BIOS ściemni ekran przy wyłączeniu video.

V/H SYN Poza Blank Screen, BIOS wyśle również sygnały

+Blank V-SYNC i H-SYNC podawane z karty na monitor.

DPMS Funkcja ta jest dostępna tylko w przypadku kart VGA działających w trybie DPM.

Doze Mode

1 Min~1 Hr Określa nieprzerwany czas bezczynności przed przejściem systemu w tryb DOZE.

Disable System nigdy nie wejdzie w tryb DOZE.

Standby Mode

1 Min~1 Hr Określa nieprzerwany czas bezczynności przed przejściem systemu w tryb STANDBY.

Disable System nigdy nie wejdzie w tryb STANDBY.

Suspend Mode

1 Min~1 Hr Określa nieprzerwany czas bezczynności przed przejściem systemu w tryb SUSPEND.

Disable System nigdy nie wejdzie w tryb SUSPEND.

HDD Power Down

1~15Min Określa nieprzerwany czas bezczynności dla napędu IDE przed przejściem w tryb oszczędzania energii.

Suspend BIOS wyłączy silnik napędu HDD gdy system przejdzie w tryb SUSPEND.

Disable Silnik napędu HDD nie będzie wyłączany.

IRQ3, 5, 8, 12 **Wake-Up Events In Doze & Standby**

Jeżeli pole to ustawimy na Off, uaktywnienie IRQ3, 5, 8 lub 12 nie pobudzi systemu do wyjścia z trybów Doze i Standby.

Jeżeli pole to ustawimy na On, uaktywnienie IRQ3, 5, 8 lub 12 pobudzi system do wyjścia z trybu oszczędzania energii.

Power Down & Resume Events *

Jeżeli ustawimy te pola na Off, aktywność nie będzie monitorowana i system nie zostanie wprowadzony w tryb oszczędzania energii.

Jeżeli ustawimy te pola na On, aktywność będzie monitorowana i system będzie wprowadzany w tryb oszczędzania energii.

COM Port Accessed	LPT Ports Accessed	Drive Ports Accessed	IRQ 3 (COM 2)
IRQ 4 (COM1)	IRQ 5 (LPT 2)	IRQ 6 (Floppy Disk)	IRQ 7 (LPT 1)
IRQ 8 (RTC Alarm)	IRQ 9 (IRQ 2 Redir)	IRQ 10 (Reserved)	IRQ 11 (Reserved)
IRQ 12 (PS/2 Mouse)	IRQ 13(Copro-)	IRQ 14 (Hard Disk)	IRQ 15 (Reserved)

PCI Configuration Setup

ROM PCI/ISA BIOS (2A59GH29) PNP/PCI CONFIGURATION AWARD SOFTWARE, INC.	
Resources Controlled By : Manual	PCI IRQ Actived By : Level PCI IDE IRQ Map To : PCI-AUTO Primary IDE INT# : A Secondary IDE INT# : B
IRQ-3 assigned to : Legacy ISA	
IRQ-4 assigned to : Legacy ISA	
IRQ-5 assigned to : PCI/ISA PnP	
IRQ-7 assigned to : Legacy ISA	
IRQ-9 assigned to : PCI/ISA PnP	
IRQ-10 assigned to : PCI/ISA PnP	
IRQ-11 assigned to : PCI/ISA PnP	
IRQ-12 assigned to : PCI/ISA PnP	
IRQ-14 assigned to : Legacy ISA	
IRQ-15 assigned to : Legacy ISA	
DMA-0 assigned to : PCI/ISA PnP	
DMA-1 assigned to : PCI/ISA PnP	
DMA-3 assigned to : PCI/ISA PnP	
DMA-5 assigned to : PCI/ISA PnP	
DMA-6 assigned to : PCI/ISA PnP	
DMA-7 assigned to : PCI/ISA PnP	
	ESC : Quit ↑↓+* : Select Item F1 : Help PU/PD/+/- : Modify F5 : Old Values (Shift)F2 : Color F6 : Load BIOS Defaults F7 : Load Setup Defaults

Resources Controlled By

W polu tym dostępne s¹ opcje Auto, Manual.

Auto : BIOS automatycznie skonfiguruje zasoby IRQ i DMA.

Manual : IRQ i DMA s¹ ustawiane przez użytkownika.

IRQ 3 assigned to

BIOS przypisuje IRQ 3 dla **legacy ISA** lub **PCI/ISA PnP**.

IRQ3 jest domyślnie przypisane dla szyny ISA dla COM2.

IRQ 4 assigned to

BIOS przypisuje IRQ 4 dla **legacy ISA** lub **PCI/ISA PnP**.

IRQ4 jest domyślnie przypisane dla szyny ISA dla COM1.

IRQ 5 assigned to

BIOS przypisuje IRQ 5 dla **legacy ISA** lub **PCI/ISA PnP**.

Ustawienie domyślne IRQ5 to PCI/ISA PnP dla kart PCI lub ISA PnP.

IRQ 7 assigned to

BIOS przypisuje IRQ 7 dla **legacy ISA** lub **PCI/ISA PnP**.

IRQ7 jest domyślnie przypisane dla szyny ISA dla LPT1.

IRQ 9 assigned to

BIOS przypisuje IRQ 9 dla **legacy ISA** lub **PCI/ISA PnP**.

Ustawienie domyślne IRQ9 to PCI/ISA PnP dla PCI lub ISA PnP.

IRQ 10 assigned to

BIOS przypisuje IRQ 10 dla **legacy ISA** lub **PCI/ISA PnP**.

Ustawienie domyślne IRQ10 to PCI/ISA PnP dla PCI lub ISA PnP.

IRQ 11 assigned to

BIOS przypisuje IRQ 11 dla **legacy ISA** lub **PCI/ISA PnP**.

Ustawienie domyślne IRQ11 to PCI/ISA PnP dla PCI lub ISA PnP.

IRQ 12 assigned to

BIOS przypisuje IRQ 12 dla **legacy ISA** lub **PCI/ISA PnP**.

Ustawienie domyślne IRQ12 to PCI/ISA PnP dla PCI lub ISA PnP. Ponieważ mysz PS/2 wykorzystuje również IRQ12, w sytuacji gdy wykorzystujemy mysz PS/2 należy przypisać IRQ12 do legacy ISA, pozwoli to na uniknięcie konfliktów w systemie.

IRQ 14 assigned to

BIOS przypisuje IRQ 14 dla **legacy ISA** lub **PCI/ISA PnP**.

Ustawienie domyślne IRQ14 przypisane jest dla głównego sterownika dysków IDE.

IRQ 15 assigned to

BIOS przypisuje IRQ 15 dla **legacy ISA** lub **PCI/ISA PnP**.

Ustawienie domyślne IRQ15 przypisane jest dla drugiego sterownika dysków IDE.

DMA-0, 1, 3, 5, 6, 7 assigned to

BIOS przypisuje DMA dla **legacy ISA** lub **PCI/ISA PnP**.

Kanały DMA 0, 1, 3, 5, 6 i 7 są domyślnie przypisane do PCI/ISA PnP.

ROM PCI/ISA BIOS (2A596HZ9) INTEGRATED PERIPHERALS AWARD SOFTWARE, INC.	
IDE HDD Block Mode : Enabled	
IDE Primary Master PIO : Auto	
IDE Primary Slave PIO : Auto	
IDE Secondary Master PIO : Auto	
IDE Secondary Slave PIO : Auto	
On-Chip Primary PCI IDE: Enabled	
On-Chip Secondary PCI IDE: Enabled	
PCI Slot IDE 2nd Channel : Enabled	
Onboard FDD Controller : Enabled	
Onboard Serial Port 1 : COM1/3F8	
Onboard Serial Port 2 : COM2/2F8	
Infra Red (IR) Function : Disabled	
IR Transfer Mode : Half-Dup	
Onboard Parallel Port : 378H/IRQ7	
Onboard Parallel Mode : ECP	
ECP Mode Use DMA : 3	
ESC : Quit	↑↓←→ : Select Item
F1 : Help	PU/PD/+/- : Modify
F5 : Old Values	(Shift)F2 : Color
F6 : Load BIOS Defaults	
F7 : Load Setup Defaults	

W polu tym możemy ustawić napęd dysku twardego w tryb blokowy. Jeżeli nasz dysk IDE obsługuje tryb blokowy, możemy włączyć ten tryb, zmniejszając czas dostępu do danych. Jeżeli dysk nie działa w trybie blokowym, wyłączamy ten tryb, aby uniknąć błędów w obsłudze dysku.

W tym polu mamy do dyspozycji pięć trybów definiowanych ręcznie i jeden automatycznie. S¹ to **0**, **1**, **2**, **3**, **4** i **AUTO**. Domyślne ustawienie to Auto.

W tym polu mamy do dyspozycji pięć trybów definiowanych ręcznie i jeden automatycznie. S¹ to **0**, **1**, **2**, **3**, **4** i **AUTO**. Domyślne ustawienie to Auto.

W tym polu możemy w³czytać lub wy³czytać pierwszy sterownik PCI IDE. Mamy do wyboru ustawienia "**Enable**" lub "**Disable**".

W tym polu możemy w³¹czyæ lub wy³¹czyæ drugi sterownik PCI IDE. Mamy do wyboru ustawienia "**Enable**" lub "**Disable**".

PCI Slot IDE 2nd channel

Pole to wykorzystujemy do określenia czy drugi kanał sterownika PCI IDE jest włączony lub wyłączony (" **Enable**" lub " **Disable**").

Onboard FDC Control

Pole to określa stan sterownika napędu FDD na płycie. Ustawienie umożliwia podłączenie napędów FDD do złącza na płycie. Jeżeli mamy oddzielny sterownik ustawiamy to pole na "Disabled".

Onboard Serial Port 1/Port 2

W polu tym określamy porty szeregowo COM1/COM2; **COM1/3F8H**, **COM2/2F8H**, **COM3/3E8H**, **COM4/2E8H** lub **Disabled**.

Infra Red (IR) Function

Pyta HOT-555A obsługuje IrDA(HPSIR) i IR(ASKIR) przez port COM 2. W polu tym możemy określić tryb działania portu Infra Red na płycie, mamy do wyboru opcje **HPSIR**, **ASKIR** lub **Disabled**.

IR Transfer Mode

Kategoria ta określa tryb przenoszenia danych przez port IR **full-duplicate** lub **half-duplicate**.

Onboard Parallel Port

Określamy tu adres portu równoległego na płycie na **378H**, **278H**, **3BCH** lub **Disabled**.

Onboard Printer Mode

W polu tym określamy tryb działania portu równoległego. Dostępne opcje to **SPP** (Standard Parallel Port), **EPP**(Enhanced Parallel Port), **ECP** (Extended Capabilities Port) i **EPP+ECP**.

ECP Mode Use DMA

W tym polu określamy kanał DMA (Direct Memory Access) gdy wykorzystywane jest urządzenie ECP. Dostępne opcje to DMA **1** i DMA **3**.

Pole to nie jest aktywne gdy dla portu równoległego wybierzemy tryb SPP lub EPP.

Password Setting

Możemy ustawić dwa tryby dostępu, występują one w opcjach Supervisor Password i User Password.

ROM PCI/ISA BIOS (2A59GH29) CMOS SETUP UTILITY AWARD SOFTWARE, INC.	
STANDARD CMOS SETUP	INTEGRATED PERIPHERALS
BIOS FEATURES SETUP	SUPERVISOR PASSWORD
CHIPSET FEATURES SETUP	USER PASSWORD
POWER MANAGEMENT SETUP	IDE HDD AUTO DETECTION
PNP/PCI CONFIGURATION	SAVE & EXIT SETUP
LOAD BIOS DEFAULTS	Enter Password: <input type="text"/> UT SAVING
LOAD SETUP DEFAULTS	
Esc : Quit	↑ ↓ + - : Select Item
F10 : Save & Exit Setup	(Shift)F2 : Change Color
Change/Set/Disable Password	

Hasło administratora i hasło użytkownika

Opcje te umożliwiają ograniczenie dostępu do programu Setup poprzez dwa różne tryby: Supervisor i User.

Ogólnie mówiąc, tryb Supervisor umożliwia uzyskanie pełnego dostępu do opcji programu Setup, w trybie User mamy ograniczony dostęp do niektórych opcji. Poprzez oddzielne ustawienie hasła dla administratora i użytkownika, administrator systemu może ograniczyć dostęp do krytycznych wartości w programie Setup.

Enter Password (Wprowadzenie hasła)

Wpisać hasło, o długości do ośmiu znaków i nacisnąć <Enter>. Wpisane teraz hasło skasuje z pamięci CMOS poprzednio wpisane hasło. Pojawi się zgłoszenie o ponowne wpisanie hasła. Wpisać hasło ponownie i nacisnąć <Enter>. Możemy też nacisnąć <Esc> by przerwać działanie i zrezygnować z wprowadzenia hasła.

By wyśledzić hasło, nacisnąć <Enter> gdy jesteśmy proszeni o podanie hasła. Komunikat potwierdzi wyśledzenie hasła. Po wyśledzeniu hasła, system wystartuje i uzyskujemy pełen dostęp do programu Setup.

Password Disable

Gdy wybierzemy System w opcji Security, zgłoszenie o podanie has'a pojawi się przy każdym uruchomieniu systemu i zawsze przy próbie wejścia do programu Setup. Jeżeli wybierzemy Setup w opcji Security, zgłoszenie o podanie has'a pojawi się przy każdej próbie wejścia do programu Setup.

Ostrzeżenie : Zapisać wprowadzone has'ło. Jeżeli je zapomnimy, jedyn¹ metod¹ wejścia do systemu jest skasowanie pamięci CMOS, patrz rozdział "Kasowanie CMOS".