

**HOT-555A**  
**Pentium™ Prozessor**  
**Basierendes PCI MAIN BOARD**  
*Benutzerhandbuch*

## CE

Zur Beurteilung der elektromagnetischen Verträglichkeit dieses Gerätes wurden folgende Normen herangezogen: Störfestigkeit nach EN 50082-1: 1992 und Störaussendung nach EN 55022: 1987 Klasse B. Die EG-Konformitätserklärung wurde von Shuttle Computer Handels GmbH ausgestellt:

## FCC Hinweis:

Dieses Gerät hat in Tests die Grenzwerte eingehalten, die im Abschnitt 15 der FCC-Bestimmungen für digitale Geräte der Klasse B festgeschrieben sind. Diese Grenzwerte sehen für die Heiminstallation einen ausreichenden Schutz vor gesundheitsschädigenden Strahlen vor. Das Gerät erzeugt und verwendet hochfrequente Schwingungen und kann sie ausstrahlen. Wenn es nicht nach den Anweisungen des Herstellers aufgestellt und betrieben wird, können Störungen im Radio- und Fernsehempfang auftreten. In Ausnahmefällen können bestimmte Installationen aber dennoch Störungen verursachen. Sollte der Radio- und Fernsehempfang beeinträchtigt sein, was durch Ein- und Ausschalten des Gerätes festgestellt werden kann, so empfiehlt sich die Behebung der Störung durch eine oder mehrere der folgenden Maßnahmen:

- Richten Sie die Empfangsantenne neu aus.
- Vergrößern Sie den Abstand zwischen Gerät und Empfänger.
- Stecken Sie den Netzstecker des Gerätes in eine andere Steckdose ein, so daß das Gerät und der Empfänger an verschiedenen Stromkreisen angeschlossen sind.
- Falls erforderlich, sollten Sie Ihren Fachhändler oder einen erfahrenen Radio- und Fernsehtechniker zu Rate ziehen.

## FCC Warnung:

Der Benutzer ist darauf hinzuweisen, daß Geräte, an denen Änderungen vorgenommen werden, die vom Hersteller nicht ausdrücklich gebilligt wurden, vom Benutzer nicht betrieben werden dürfen.

*Hinweis :*

*Zur Einhaltung der Bestimmungen der Klasse B ist die Verwendung von gut abgeschirmten Kabeln mit Anschlußabschirmung vorgeschrieben.*

## *Dieses Handbuch*

*Copyright 1997.*

*Alle Rechte vorbehalten*

*Handbuch Version 1.0*

*Inhaltliche Änderungen dieses Handbuchs behalten wir uns ohne Ankündigung vor.*

*Der Herausgeber dieses Handbuchs haftet nicht für Fehler oder Unterlassungen in diesem Handbuch und ist nicht verpflichtet, die hierin enthaltenen Informationen auf den neuesten Stand zu bringen.*

## *Geschützte Warenzeichen*

*Intel ist ein eingetragenes Warenzeichen der Intel Corporation*

*Pentium™ Prozessor ist ein eingetragenes Warenzeichen der Intel Corporation*

*PC/AT ist ein eingetragenes Warenzeichen der International Business Machine Corporation.*

*PS/2 ist ein eingetragenes Warenzeichen der IBM Corporation.*

*Alle anderen in diesem Handbuch aufgeführten Marken und Produktnamen sind eingetragene Warenzeichen der jeweiligen Unternehmer.*

# INHALTSVERZEICHNIS

<b>VORWORT .....</b>	<b>4</b>
<b>KAPITEL 1 EINLEITUNG .....</b>	<b>5</b>
Spezifikation .....	5
<b>KAPITEL 2 HARDWARE INSTALLATION .....</b>	<b>7</b>
Jumpers .....	8
CPU Einstellung .....	8
CPU Spannungseinstellung mit onboard Regulator - JP4, 10, 13, 36 .....	11
Flash EPROM Jumper - JP18 .....	12
CMOS löschen - JP21 .....	12
Password löschen - JP9 .....	12
Anschlüsse & Sockel .....	13
<b>KAPITEL 3 SPEICHERKONFIGURATION .....</b>	<b>14</b>
<b>KAPITEL 4 AWARD BIOS SETUP .....</b>	<b>17</b>
Das Hauptmenu .....	18
Standard CMOS Setup .....	20
BIOS Features Setup .....	22
Chipsatz Features Setup .....	24
Power Management Setup .....	27
PCI Configuration Setup .....	29
Integrated Peripherals .....	31
Password Setting .....	33

# Vorwort

Das HOT-555A Mainboard ist ein hochintegriertes IBM PC/AT kompatibles System-Board. Das Design erlaubt die Verwendung von Intel Pentium, Cyrix/ IBM 6x86/L und AMD K5 / K6 Prozessoren und unterstützt hochgeschwindigkeits Pipeline Burst Cache mit 256KB und 512kB. Es werden bis zu 128 MB EDO RAM, Standard Fast Page Mode DRAM und SDRAM unterstützt, die in standard 72-Pin SIMM Sockel oder 168-Pin 3,3 Volt DIMM Sockel bestückt werden. Ein Typ 7 Pentium Prozessor Sockel bietet eine Aufrüstmöglichkeit auf spätere Prozessoren.

**Das HOT-555A Mainboard ist je nach Fertigungs-Version mit vier 72-pin-Sockel und einem oder zwei 168-pin-Sockel ausgestattet.**

Intels 82430VX PCIset Chipsatz bietet eine höhere Integration und verbesserte Geschwindigkeit gegenüber anderen Chipsatz-Designs..Er hat zudem einen integrierten Bus Mastering IDE Controller mit zwei hochleistungs IDE-Anschlüssen für bis zu vier IDE Geräte.

Der onboard Super I/O Controller bietet die standard PC I/O Funktionen: Floppy Anschluß, zwei serielle FIFO Ports, einen IR Geräte Port und einen SPP/EPP/ECP fähigen Parallel-Port.

Bis zu drei PCI Steckplätze bieten eine hohe Bandbreite für Datenintensive Funktionen wie Grafikanwendungen, wobei drei ISA Steckplätze die Abwärtskompatibilität garantieren.

Die HOT-555A bietet die Basis für ein preisgünstiges Hochleistungs-System mit guter Erweiterbarkeit.

# Kapitel 1 Einleitung

## Spezifikation

### CPU Unterstützung

- ☐ Intel Pentium P54C CPUs: 75 bis 200MHz
- ☐ Intel Pentium P55C (MMX) CPUs: 166 bis 233 MHz
- ☐ Cyrix/IBM 6x86/L CPUs: P120+ bis P166+
- ☐ AMD K5 CPUs: PR75 bis PR200
- ☐ AMD K6 CPUs: PR2-166 bis PR2-233

### Chipsatz

- ☐ Intel PCISet 82437VX, 82438VX und 82371SB

### Hauptspeicher

- ☐ ausgestattet mit vier 72-pin-Sockel für 5V EDO- und Fast-Page-Mode (FPM) SIMMs. Unterstützt 72-pin-SIMM-Module der Größen 4, 8, 16 und 32 MB.  
Das Mainboard kann mit insgesamt 8 bis 128 MB Speicher bestückt werden.
- ☐ ausgestattet mit einem oder zwei 168-pin-DIMM-Sockel für 3.3V Sync. DRAM, EDO oder Fast Page Mode DIMMs. Unterstützt werden 168-pin-DIMM-Module der Größen 8, 16 und 32 MB.

### Cache-Speicher

- ☐ Integrated L2 Write-Back Cache Controller  
optional 256KB o. 512kB Direct Mapped Pipeline Burst Cache

## **Power Management Funktion**

- ☐ Bietet vier Power-Management Modi : Full on, Doze, Standby und Suspend
- ☐ Unterstützt Microsoft APM
- ☐ Bietet EPMI (External Power Management Interrupt) Pin

## **Steckplätze und I/O Funktionen**

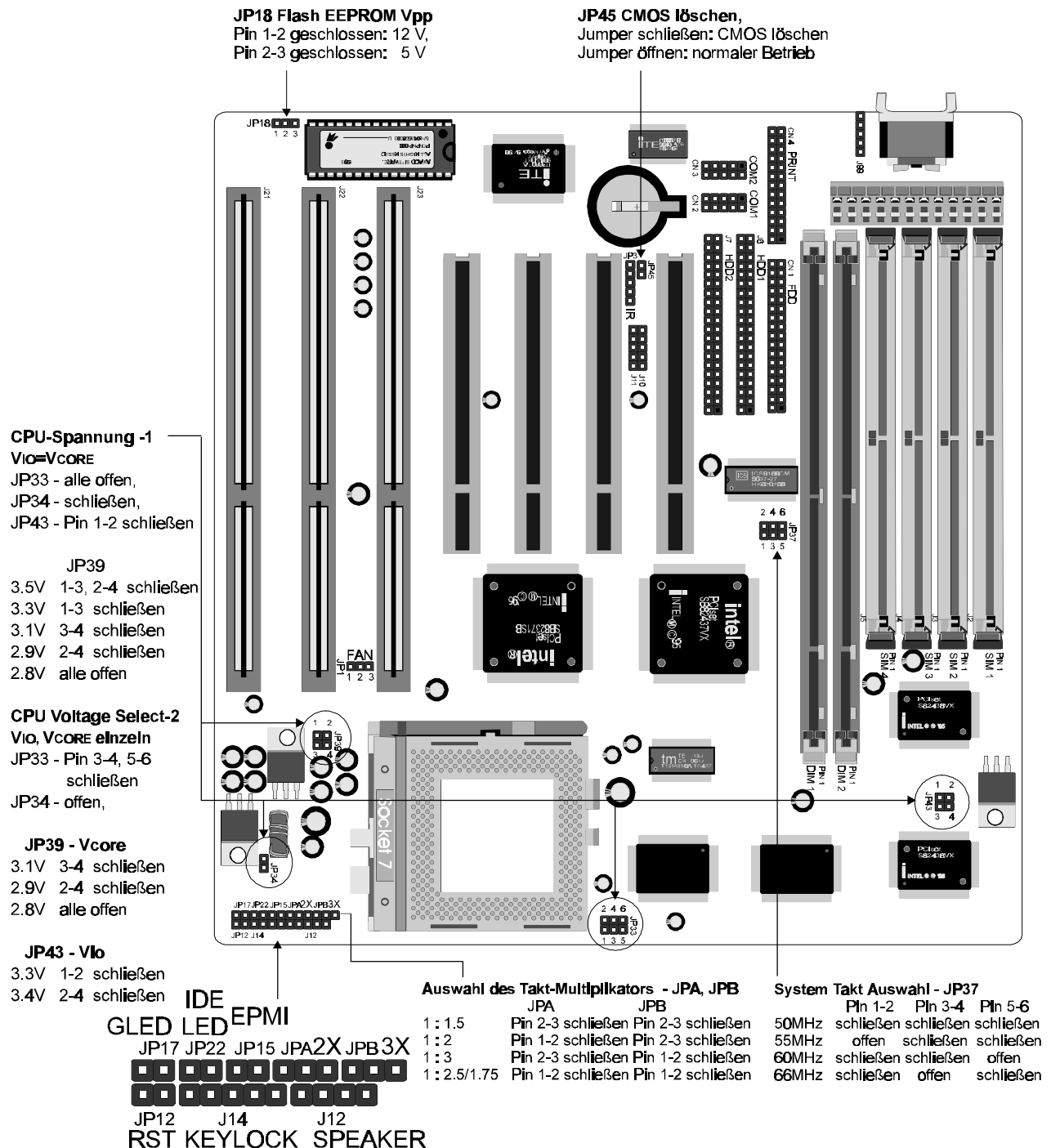
- ☐ 32-Bit PCI Steckplatz x 3
- ☐ 16-Bit ISA Steckplatz x 3
- ☐ 2-Kanal PCI IDE Port
  - Unterstützung von bis zu 4 IDE Geräten
  - PIO Mode 4 überträgt bis zu 16 MB/sec
- ☐ Einen Floppy Port
- ☐ Einen Parallel Port
  - Unterstützt **SPP** (PS/2 kompatibler bidirektionaler Parallel Port), **EPP** (Extended Parallel Port) und **ECP** (Extended Capabilities Port).
- ☐ Zwei serielle Ports
  - Unterstützt 16C550 kompatible UARTS.
  - Unterstützt serielle InfraRot Verbindungen.
- ☐ Einen PS/2 Mouse-Port
- ☐ USB (Universal Serial Bus) Port

## **Abmessungen**

- ☐ 22 cm x 23 cm

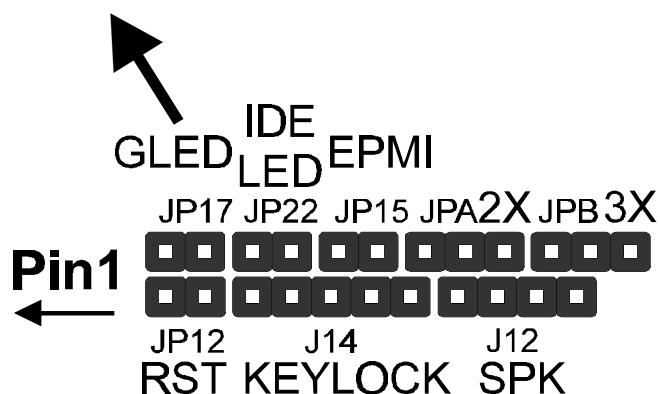
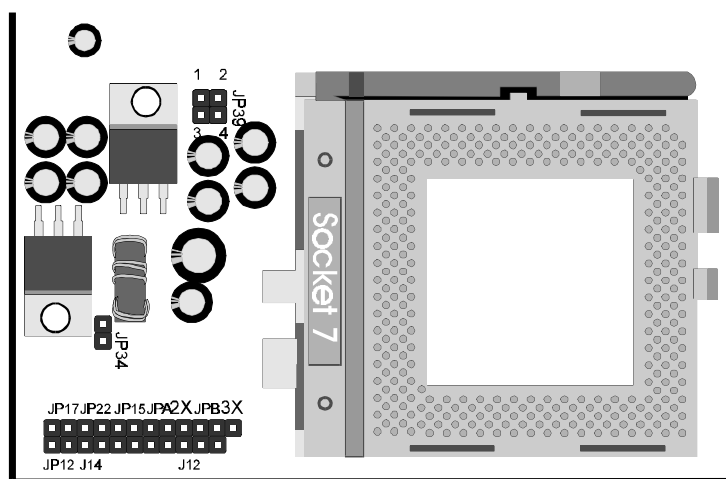
# Kapitel 2 Hardware Installation

## Jumper



## Einstellung der CPU Geschwindigkeit

Das HOT-555A Mainboard hat einen einstellbaren Clock-Generator, um die Systemfrequenz festzulegen. JP37 ist ein 6-Pin-Jumper, mit dem man die Systemfrequenz zwischen 50 MHz und 66 MHz einstellen kann. Durch Setzen bzw. Entfernen der Jumper JPA und JPB kann der Anwender das Teilverhältnis zwischen System- und CPU-Clock zwischen 1:1,5 und 1:3,5 auswählen.



### Achtung:



















Achten Sie unbedingt auf die Begrenzung einzelner Pin-Blöcke, damit nicht Pin verschiedener Blöcke versehentlich kurzgeschlossen werden. **Verbinden Sie niemals Pin 3 von JPA mit Pin 1 von JPB durch einen Jumper.** Dies verursacht eine Beschädigung des Mainboards und der CPU!






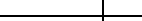




### Intel Pentium (P54C, P55C MMX)

Pentium	JP37	System Takt	Multiplikator		Takt- Verhältnis
			JPA 2X	JPB 3X	
75 MHz		50 MHz			1,5
90 MHz		60 MHz			1,5
100 MHz		66 MHz			1,5
120 MHz		60 MHz			2
125 MHz		50 MHz			2,5
133 MHz		66 MHz			2
150 MHz		60 MHz			2,5
166 MHz		66 MHz			2,5
180 MHz		60 MHz			3
200 MHz		66 MHz			3
233 MHz		66 MHz			3,5

## AMD K5 / K6 CPU Einstellungen

AMD K5	JP37	System Takt	Multiplikator JPA 2X    JPB 3X	Takt-Verhältnis
PR75		50 MHz		1,5
PR90		60 MHz		1,5
PR100		66 MHz		1,5
PR120		60 MHz		1,5
PR133		66 MHz		1,5
PR150		60 MHz		1,75
PR166		66 MHz		1,75
PR200		66 MHz		2+
PR233		66 MHz		

## Cyrix/IBM 6x86/L CPU Einstellungen

Cyrix/IBM 6x86/6x86	JP37	System Takt	Multiplikator JPA 2X JPB 3X	Takt- Verhältnis
P120+		50 MHz		2
P133+		55 MHz		2
P150+		60 MHz		2
P166+		66 MHz		2

## **Einstellung der CPU-Spannung - JP33, 34, 39, 43, 44**









Das HOT-555A Mainboard hat einen integrierten Spannungswandler, der für eine oder zwei CPU-Spannungen einstellbar ist. Im einfachen Single-Voltage-Mode ( $V_{IO}=V_{CORE}$ ) werden Prozessorkern und I/O-Leitungen mit der gleichen Spannung betrieben:

- 3,3V für Intel Pentium P54C Prozessoren
- 3,6V für Cyrix/IBM 6x86 und AMD K5 Prozessoren

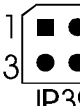

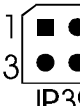

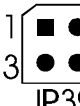

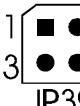

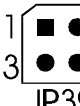

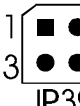

Einige CPU-Typen erfordern zwei Betriebsspannungen - 2,8V für den Prozessorkern und 3,3V für I/O-Leitungen:

- Intel Pentium P55C (MMX) Prozessoren
- Cyrix/IBM 6x86L
- zukünftige AMD K6 Prozessoren.

### **Einfache CPU-Spannung (Single Voltage $V_{IO}=V_{CORE}$ )**

Processor	Voltage Output	JP39	JP33	JP34	JP43
Pentium P54C STD Cyrix/IBM 6x86 3.3V	3.3 V				
Pentium P54C VRE Cyrix/IBM 6x86 3.53V AMD K5 ABx	3.53 V				

### **Zweifache CPU-Spannung ( $V_{IO} = 3,3V$ , $V_{CORE}$ einzeln)**

Processor	Vcore Output	JP39	JP33	JP34	JP43 $V_{IO}=3.3V$
Pentium P55C MMX Cyrix/IBM 6x86L	2.8 V				
AMD-K6 PR2-166/PR2-200	2.9 V				
AMD-K6 PR2-233	3.2 V				

#### **Note :**

Jumper JP44 is designed to fine tune Vcore output from regulator. When the jumper cap is removed from JP44, it will increase Vcore voltage output from regulator by 2.5%. **Normally, JP44 is set to close by inserting a jumper cap.**

## **Flash EPROM Jumper - JP18**

Das HOT-555A Mainboard unterstützt 5 Volt und 12 Volt EPROMs. Mittels Jumper JP18 können Sie beide Sorten von EPROMs mit neuen BIOSen updaten. JP18 Pin 2-3 ist offen für 5V, Pin 1-2 gesteckt bei 12V.

## **BIOS UPGRADES**

Flash-Speicher machen das Updaten von BIOSen einfach, da neue Versionen einfach von Diskette geladen werden können.

Es gibt zwei Hinweise zur Benutzung des Programmes **Awdflash.exe**:

Das Programm arbeitet nicht mit Speichermanagern wie **QEMM.386** oder **EMM386**. Diese sollten daher nicht geladen werden.

Das Flash-Utility unterstützt sowohl 5V als auch 12V Flash EEPROMs.

## **Löschen des CMOS - JP 45**

Jumper **JP 45** löscht den CMOS Speicher des Mainboards, der sich in dem Ultra I/O-Chip befindet. Um diesen Speicherbereich zu löschen, sind folgende Schritte auszuführen:

- 1) PC abschalten.
- 2) JP 45 für einige Sekunden öffnen.
- 3) JP 45 wieder schließen.
- 4) PC einschalten.

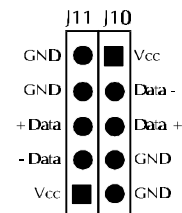
## Anschlüsse und Sockel

Anschlüsse und Sockel	
Anschluß	Beschreibung
J2, J3, J4, J5	Onboard SIMM Sockel
DIM1, DIM2	Onboard 3.3V DIMM Sockel
J17, J18, J19, J20	Onboard PCI Steckplätze
J21, J22, J23	Onboard ISA Steckplätze
J6	Erster onboard PCI IDE Anschluß
J7	Zweiter onboard PCI IDE Anschluß
CN1	Onboard Floppy Controller Anschluß
CN4	Onboard Anschluß für die parallele Schnittstelle
CN2	Anschluß für die erste serielle Schnittstelle
CN3	Anschluß für die zweite serielle Schnittstelle
J99	Onboard PS/2 Maus Anschluß
J14	Power LED und Keylock Anschluß
J12	PC Lautsprecher Anschluß
JP12	Anschluß für den Hardware Reset Schalter
JP17	Green LED
JP15	EPMI Anschluß (Stromsparschalter)
JP22	Onboard Enhanced IDE R/W LED Anschluß
J10, J11	Universal Serial Bus (USB) Anschluß (s.u.)
JP3	Anschluß für Infrarot-Kommunikation (s.u.)
JP1	Anschluß für 12V-CPU-Lüfter (s.u.)

### ***Hinweis 1: J10, J11 - USB Anschlüsse***

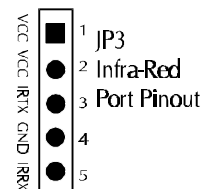
Das Mainboard stellt 2 USB-Anschlüsse (USB = Universal Serial Bus) zur Verfügung: J10 und J11.

USB Connectors Pin-out



### ***Hinweis 2: JP3 - Infrarot Modul Anschluß***

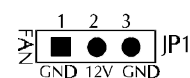
Auf dem Mainboard befindet sich der 5-Pin-Infrarot-Anschluß JP3. Es ist für den Anschluß von IR-Geräten vorgesehen, die eine drahtlose Datenübertragung ermöglichen.



### ***Hinweis 3: JP1 - 12V Anschluß für Kühlkörper***

Zum Anschluß eines aktiven 12V-Kühlkörpers steht auf dem Mainboard JP1 bereit. Die rote Leitung wird mit +12V verbunden und die schwarze mit Masse (GND).

Onboard Cooling Fan Connector Pin-out



## Kapitel 3 Speicherkonfiguration

Das HOT-555A Mainboard hat vier 72-Pin SIMM Sockel und ein 168-Pin DIMM Sockel, so daß sich das RAM bis zu 128MB aufrüsten läßt. Der 72pin SIMM-Sockel können mit 4MB, 8MB, 16MB oder 32MB 5 Volt Single-Side oder Double-Side 72-Pin EDO- oder Fast-Page-Mode (FPM)-Modulen bestückt werden. Der 168pin DIMM-Sockel kann mit 8MB, 16MB, 32MB,.. 3,3Volt Single-Side oder Double-Side EDO-, FPM- oder SDRAM-Modulen bestückt werden.

Die vier SIMM Sockel sind in zwei Bänke zu je zwei Sockeln unterteilt. Die SIMMs in einer Bank müssen vom gleichen Typ und gleicher Größe sein, wobei in verschiedenen Bänken verschiedene Typen benutzt werden können. Jeder DIMM-Sockel entspricht einer Bank. Jede Bank ist an einen 64 (bzw. 72) Bit Datenbus angeschlossen.

**Je nach Version ist das HOT-555A mit einem oder zwei DIMM-Sockel ausgestattet!**

**Achtung:** Es **sollten** 5Volt SIMM-Module und 3,3Volt DIMM Module **nicht gleichzeitig** bestückt werden!

**Tabelle 3-1. Speicherkonfigurations-Tabelle für SIMM-Module**

<b>SIM 1</b>	<b>SIM 2</b>	<b>SIM 3</b>	<b>SIM 4</b>	<b>TOTAL</b>
4MB	4MB	—	—	8MB
—	—	4MB	4MB	8MB
4MB	4MB	4MB	4MB	16MB
8MB	8MB	—	—	16MB
—	—	8MB	8MB	16MB
4MB	4MB	8MB	8MB	24MB
8MB	8MB	4MB	4MB	24MB
8MB	8MB	8MB	8MB	32MB
16MB	16MB	—	—	32MB
—	—	16MB	16MB	32MB
4MB	4MB	16MB	16MB	40MB
16MB	16MB	4MB	4MB	40MB
8MB	8MB	16MB	16MB	48MB
16MB	16MB	8MB	8MB	48MB
16MB	16MB	16MB	16MB	64MB
32MB	32MB	—	—	64MB
—	—	32MB	32MB	64MB
4MB	4MB	32MB	32MB	72MB
32MB	32MB	4MB	4MB	72MB
8MB	8MB	32MB	32MB	80MB
32MB	32MB	8MB	8MB	80MB
16MB	16MB	32MB	32MB	96MB
32MB	32MB	16MB	16MB	96MB
32MB	32MB	32MB	32MB	128MB

**Table 3-2-1. Speicher-Konfigurations-Tabelle für die Mainboard-Variante mit zwei DIMM Sockel**

DIM 1	DIM 2	TOTAL
8 MB	——	8 MB
——	8 MB	8 MB
16 MB	——	16 MB
——	16 MB	16 MB
8 MB	16 MB	24 MB
16 MB	8 MB	24 MB
32 MB	——	32 MB
——	32 MB	32 MB
8 MB	32 MB	40 MB
32 MB	8 MB	40 MB
16 MB	32 MB	48 MB
32 MB	16 MB	48 MB
32 MB	32 MB	64 MB
...	...	...
...	...	...
...	...	...
...	...	...

**Table 3-2-2. Speicher-Konfigurations-Tabelle für die Mainboard-Variante mit nur einem DIMM Sockel**

DIM 2	TOTAL
8 MB	8 MB
16 MB	16 MB
32 MB	32 MB
...	...
...	...



# Kapitel 4 Award BIOS Setup

Das BIOS Setup konfiguriert Systeminformationen, die im CMOS RAM gespeichert sind.

## Starten des Setups

Sie gelangen in das Setup, indem Sie sofort nach dem Einschalten des Computers die <Del> Taste drücken. Sie auch während des POST (Power OnSelf Test) die Tasten <Del> oder gleichzeitig <Ctrl>, <Alt> und <Esc> drücken um in das Setup zu gelangen.

### **TO ENTER SETUP BEFORE BOOT PRESS CTRL-ALT-ESC OR DEL KEY**

Falls die Möglichkeit zum Starten des Bios-Setups vorüber ist, muß man das System erneut starten, um es erneut zu versuchen. Das System starten Sie durch Betätigung des RESET-Schalters oder durch gleichzeitiges Drücken von <Ctrl>,<Alt> und <Del> (Warmstart).

## Das Hauptmenü

ROM PCI/ISA BIOS (2A59GH29) CMOS SETUP UTILITY AWARD SOFTWARE, INC.	
STANDARD CMOS SETUP	INTEGRATED PERIPHERALS
BIOS FEATURES SETUP	SUPERVISOR PASSWORD
CHIPSET FEATURES SETUP	USER PASSWORD
POWER MANAGEMENT SETUP	IDE HDD AUTO DETECTION
PNP/PCI CONFIGURATION	SAVE & EXIT SETUP
LOAD BIOS DEFAULTS	EXIT WITHOUT SAVING
LOAD SETUP DEFAULTS	
Esc : Quit F10 : Save & Exit Setup	↑ ↓ + - : Select Item (Shift)F2 : Change Color
Time, Date, Hard Disk Type...	

### Standard CMOS setup

Dieser Bildschirm beinhaltet alle Punkte eines Standard-BIOS Setups.

### BIOS features setup

Dieser Bildschirm beinhaltet alle speziellen Punkte des Award-BIOS Setups.

### Chipset features setup

Dieser Bildschirm beinhaltet alle Punkte des Chipsatz Setups.

### Power Management setup

Dieser Bildschirm beinhaltet alle Punkte des Power Management Setups.

### PCI Configuration setup

Diese Option definiert den Wert (Angabe in PCI bus blocks) des Latency-Timers für den PCI-Busmaster und den IRQ-Level für PCI Geräte.

### Load BIOS Defaults

BIOS defaults lädt die Werte für eine optimale Systemleistung. Sie können die Parameter jedoch im Option Setup Menü ändern.

### **Load Setup Defaults**

BIOS defaults lädt die Werte für eine minimale Systemleistung. Sie können die Parameter jedoch mit der Option Setup Menü ändern.

### **Integrated Peripherals**

Diese Setup-Seite enthält alle Peripherie-Einstellungen.

### **IDE HDD auto detection**

Dieser Punkt konfiguriert automatisch die IDE Festplatten Parameter.

### **Supervisor Password**

Ändert, setzt oder deaktiviert das Supervisor Paßwort. Es erlaubt Ihnen den Zugriff zum System, zum Setup oder zu beiden einzuschränken.

### **User Password**

Ändert, setzt oder deaktiviert das Benutzer- Paßwort. Es erlaubt Ihnen den Zugriff zum System, zum Setup oder zu beiden einzuschränken.

### **Save & Exit setup**

Speichert die CMOS -Werte und beendet das Setup.

### **Exit mitout saving**

Beendet das Bios-Setup-Programm ohne die Änderungen der CMOS-Werte abzuspeichern.

## Standard CMOS Setup

ROM PCI/ISA BIOS (2A59GH29) STANDARD CMOS SETUP AWARD SOFTWARE, INC.								
Date (mm:dd:yy) : Tue, May 7 1996 Time (hh:mm:ss) : 15 : 12 : 9								
HARD DISKS	TYPE	SIZE	CYLS	HEAD	PRECOMP	LANDZ	SECTOR	MODE
Primary Master	: Auto	0	0	0	0	0	0	AUTO
Primary Slave	: Auto	0	0	0	0	0	0	AUTO
Secondary Master	: Auto	0	0	0	0	0	0	AUTO
Secondary Slave	: Auto	0	0	0	0	0	0	AUTO
Drive A : 1.44M, 3.5 in.			Base Memory: 640K					
Drive B : None			Extended Memory: 48128K					
Video : EGA/UGA			Other Memory: 384K					
Halt On : All Errors			Total Memory: 49152K					
ESC : Quit		↑ ↓ + + : Select Item		PU/PD/+/- : Modify				
F1 : Help		(Shift)F2 : Change Color						

### Date

Das Format des Datums ist <day> <date> <month> <year>. Drücken Sie <F3> um den Kalender zu zeigen.

### Time

Das Zeitformat ist <hour> <minute> <second>.

### Drive C type/Drive D type

Dieser Menüpunkt definiert den Typ der Festplatte C oder D. Es gibt 46 vordefinierte Typen und einen benutzer-definierbaren Typ. Typ 1 bis Typ 46 sind vordefiniert. Type User ist benutzer-definierbar.

Benutzen Sie die <BildAuf> oder <BildAb> Taste um einen Festplatten-Typ auszuwählen und bestätigen Sie mit <Enter>. Die Werte Ihrer Festplatte müssen dem ausgewähltem Typ entsprechen, da Sie ansonsten nicht richtig funktioniert. Wenn Sie Ihren Festplatten-Typ nicht in der Tabelle finden, wählen Sie den Typ User um die Platte manuell zu konfigurieren. Die nötigen Informationen sollten Sie in der Dokumentation zu Ihrer Festplatte finden.

Falls keine Festplatte installiert wurde, wählen Sie NONE und drücken <Enter>.

### **Drive ein Typ/Drive B Typ**

Dieser Menüpunkt definiert den Typ der angeschlossenen Floppy Laufwerke A und B.

### **Video**

Dieser Menüpunkt definiert die Art der primären Grafikkarte.

### **Error halt**

Dieser Menüpunkt definiert, ob der Computer angehalten wird, wenn er während des Startvorgangs einen Fehler entdeckt.

### **Memory**

Dieses Feld zeigt die Größe des während des POST (Power On Self Test) gefundenen Speichers. Es gibt keine Optionen.

#### **Base Memory**

Zeigt die Größe des Basisspeichers( 512K oder 640K).

#### **Extended Memory**

Zeigt die Größe des Extended-Speichers.

## BIOS Features Setup

ROM PCI/ISA BIOS (2A59GH2K) BIOS FEATURES SETUP AWARD SOFTWARE, INC.			
CPU Internal Cache	: Enabled	Video BIOS Shadow	: Enabled
External Cache	: Enabled	C8000-CBFFF Shadow	: Disabled
Quick Power On Self Test	: Enabled	CC000-CFFFF Shadow	: Disabled
Boot Sequence	: A,C,SCSI	D0000-D3FFF Shadow	: Disabled
Swap Floppy Drive	: Disabled	D4000-D7FFF Shadow	: Disabled
Boot Up Floppy Seek	: Enabled	D8000-DBFFF Shadow	: Disabled
Boot Up NumLock Status	: On	DC000-DFFFF Shadow	: Disabled
Boot Up System Speed	: High		
Gate A20 Option	: Fast		
Typematic Rate Setting	: Disabled		
Typematic Rate (Chars/Sec)	: 6		
Typematic Delay (Msec)	: 250		
Security Option	: Setup		
PS/2 mouse function control	: Disabled		
PCI/UGA Palette Snoop	: Disabled		
OS Select For DRAM > 64MB	: Non-OS2		
		ESC : Quit	↑↓←→ : Select Item
		F1 : Help	PU/PD/+/- : Modify
		F5 : Old Values	(Shift)F2 : Color
		F6 : Load BIOS Defaults	
		F7 : Load Setup Defaults	

### CPU Internal Cache

Diese Option aktiviert den internen CPU Cache für schnellere Speicherzugriffe. Der Standardwert ist enabled.

### External Cache

Diese Option aktiviert den externen Cache für schnellere Speicherzugriffe. Der Standardwert ist enabled.

### Quick Power On Self Test

Diese Option beschleunigt den Power On Self Test (POST) beim Start des Computers durch Überspringen oder Verkürzen einiger Tests.

### Boot Sequence

Diese Option bestimmt von welchen Laufwerk zuerst gebootet werden soll. Standardwert ist A, C, SCSI.

### Swap Floppy Drive

Bei Aktivierung dieser Option vertauscht das BIOS die Floppy Laufwerke so, daß Laufwerk A: als Laufwerk B: funktioniert und Laufwerk B: als Laufwerk A:.

### Boot Up Floppy Seek

Bei Aktivierung dieser Option erkennt das BIOS während des POST ob die Floppy 40 oder 80 Spuren hat.

### **Boot Up NumLock Status**

Wenn diese Option *enabled* ist, aktiviert das System *Num Lock* beim Systemstart. Sie können die Pfeiltasten des Nummerblocks benutzen.

### **Boot Up System Speed**

Diese Option definiert die CPU-Geschwindigkeit beim Booten. Die Einstellungen sind *High* oder *Low*.

### **Gate A20 Option**

Bei Normal wird das A20-Signal vom Keyboard-Controller gesteuert.

### **Typematic Rate Settings / Typematic Rate / Typematic Delay**

Hiermit wird zunächst bestimmt, ob die Einstellungen für Rate und Delay der Tastenanschlüsse auf dem Keyboard einstellbar sind. Falls "Typematic Rate Settings" auf "enabled" steht, sind die folgenden Einstellungen relevant:

"Typematic Rate" bestimmt die Anzahl der Eingaben pro Sekunde für die gedrückte Taste. "Typematic Delay" bestimmt die Verzögerung nach dem Drücken einer Taste, bis zur Wiederholungs-Sequenz.

### **Security Option**

Diese Option erlaubt Ihnen den Zugriff auf das System zu kontrollieren.

Wenn *System* ausgewählt ist, wird das System weder booten noch in das BIOS Setup wechseln, bevor das richtige Passwort eingegeben worden ist.

Falls *Setup* ausgewählt ist, wird das System zwar booten, jedoch kann vor Eingabe des richtigen Passwortes nicht in das BIOS Setup gewechselt werden.

### **PS/2 Mouse Control Funktion**

Diese Option bestimmt ob die PS/2 Mouse benutzt wird oder nicht. Sie belegt IRQ12.

### **PCI VGA Palette Snoop**

Diese Option muß aktiviert sein, wenn sich eine ISA-VGA Karte im System befindet; bei einer PCI-Grafikkarte muß sie deaktiviert sein.

### **OS Select For DRAM > 64MB**

Aktivieren Sie diese Option, wenn Sie unter OS/2 mehr als 64MB benutzen wollen.

### **Video BIOS Shadow/XXXXX-XXXXX Shadow**

Diese Option bestimmt, ob das Video BIOS bzw. ein optionales ROM - BIOS in das RAM kopiert werden.

## Chipset Features Setup

ROM PCI/ISA BIOS (2A59GH2B) CHIPSET FEATURES SETUP AWARD SOFTWARE, INC.			
Auto Configuration	: Enabled	Delayed Transaction	: Disabled
DRAM Timing	: 70 ns		
DRAM RAS# Precharge Time	: 4		
DRAM R/W Leadoff Timing	: 6		
Fast RAS To CAS Delay	: 3		
DRAM Read Burst (EDO/FP)	: x222/x333		
DRAM Write Burst Timing	: x333		
Fast MA to RAS# Delay CLK	: 1		
Fast EDO Path Select	: Disabled		
Refresh RAS# Assertion	: 5 Clks		
ISA Bus Clock	: PCICLK/4		
SDRAM(CAS Lat/RAS-to-CAS)	: 3/3		
System BIOS Cacheable	: Disabled		
Video BIOS Cacheable	: Disabled		
8 Bit I/O Recovery Time	: 3	ESC : Quit	↑↓+/- : Select Item
16 Bit I/O Recovery Time	: 2	F1 : Help	PU/PD/+/- : Modify
Memory Hole At 15M-16M	: Disabled	F5 : Old Values	(Shift)F2 : Color
Peer Concurrency	: Enabled	F6 : Load BIOS Defaults	
Passive Release	: Enabled	F7 : Load Setup Defaults	

### Auto Configuration

Diese Option konfiguriert die wichtigsten Punkte des Chipset Features Menüs automatisch.

### DRAM Timing

Diese Option bestimmt die DRAM Read/Write Timings. Wenn die "Auto Configuration" aktiviert ist, ist diese Option nicht verfügbar.

### DRAM RAS# Precharge Time

Diese Option bestimmt das DRAM RAS Precharge Timing. Mögliche Einstellungen sind **4** und **3** CLKs.

### DRAM R/W Leadoff Timing

Diese Option bestimmt die RAS DRAM Read/Write Leadoff Timings für page/row miss cycles. Die Einstellungen sind **7/6** und **6/5** CLKs.

### Fast RAS To CAS Delay

Diese Option bestimmt den DRAM RAS to CAS Delay, um die DRAM page miss und row miss leadoff Timings zu kontrollieren. Mögliche Einstellungen sind **3** und **2** CLKs.

### DRAM Read Burst Timing

Diese Option definiert das DRAM Read Burst Timing. Das Timing hängt von der Art des DRAMs (Standard oder EDO) ab. Mögliche Einstellungen sind **x4444**, **x3333** und **x2222**.



### **DRAM Write Burst Timing**

Diese Option definiert das DRAM Write Burst Timing. Das Timing hängt von der Art des DRAMs (Standard oder EDO) ab. Mögliche Einstellungen sind *x4444*, *x3333* und *x2222*.

### **Fast MA to RAS# Delay CLK**

Diese Option aktiviert Fast MA (Memory Address) zu RAS# Delay, was DRAM Row Miss Timings kontrolliert.

### **Fast EDO Path Select**

Diese Option aktiviert Fast Path für CPU zu DRAM Lesezyklen.

### **Refresh RAS# Assertion**

Diese Option definiert die Anzahl von RAS#, die Refresh Zyklen zugeordnet sind.

### **SDRAM (CAS Lat/RAS-to-CAS)**

Diese Option definiert die CAS# Latency und RAS# zu CAS# Geschwindigkeit für SDRAM. Wenn kein SDRAM vorhanden ist, wird diese Option nicht angezeigt.,

### **ISA Clock**

Diese Option definiert die ISA-Bus Geschwindigkeit als Ergebnis aus der Division der PCI-Bus Geschwindigkeit durch 3 oder 4. Wenn z.B. ein 166MHz Pentium Prozessor benutzt wird, ist die PCI-Bus Geschwindigkeit 33 und die ISA-Bus Geschwindigkeit bei einer Division durch 3 11 (bzw. 8.25 bei Division durch 4).

### **System BIOS Cacheable**

Diese Option bestimmt, ob der System-BIOS Bereich F000~FFFF cacheable oder non-cacheable ist.

### **Video BIOS Cacheable**

Diese Option bestimmt, ob der Video-BIOS Bereich F000~FFFF cacheable oder non-cacheable ist.

### **8 Bit I/O Recovery Time**

Diese Option erzeugt zusätzliche Wartezyklen für die 8-Bit I/O-Zyklen des ISA Bus.

### **16-Bit I/O Recovery Time**

Diese Option erzeugt zusätzliche Wartezyklen für die 16-Bit I/O-Zyklen des ISA Bus. Einstellbar sind *1, 2, 3, 4, Sysclk* und *Disabled*.

### **Memory Hole At 15M-16M**

Diese Option aktiviert ein Memory-Hole im DRAM.

### **Peer Concurrency**

Diese Option aktiviert bzw deaktiviert PCI Concurrency.

### **Passive Release**

When enabled, the chipset provides a programmable passive release mechanism to meet the required ISA master latencies.

### **Delayed Transaction**

Since the 2.1 revision of the PCI specification requires much tighter controls on target and master latency. PCI cycles to or from ISA typically take longer. When enabled, the chipset provides a programmable delayed completion mechanism to meet the required target latencies.

## Power Management Setup

ROM PCI/ISA BIOS (2A59GH29)	
POWER MANAGEMENT SETUP	
AWARD SOFTWARE, INC.	
Power Management : Disable	** Power Down & Resume Events **
PM Control by APM : Yes	IRQ3 (COM 2) : OFF
Video Off Method : U/H SYNC+Blank	IRQ4 (COM 1) : ON
Doze Mode : Disable	IRQ5 (LPT 2) : OFF
Standby Mode : Disable	IRQ6 (Floppy Disk) : OFF
Suspend Mode : Disable	IRQ7 (LPT 1) : OFF
HDD Power Down : Disable	IRQ8 (RTC Alarm) : OFF
** Wake Up Events In Doze & Standby **	IRQ9 (IRQ2 Redir) : OFF
IRQ3 (Wake-Up Event): ON	IRQ10 (Reserved) : OFF
IRQ4 (Wake-Up Event): ON	IRQ11 (Reserved) : OFF
IRQ8 (Wake-Up Event): ON	IRQ12 (PS/2 Mouse) : ON
IRQ12 (Wake-Up Event): ON	IRQ13 (Coprocessor) : OFF
	IRQ14 (Hard Disk) : OFF
	IRQ15 (Reserved) : OFF
	ESC : Quit      ↑↓+/- : Select Item
	F1 : Help      PU/PD/+/- : Modify
	F5 : Old Values (Shift)F2 : Color
	F6 : Load BIOS Defaults
	F7 : Load Setup Defaults

### Power Management

Diese Option legt die Einstellungen der Power Management-Funktionen fest. Der Standardwert ist "Disable". Auf den folgenden Seiten werden alle verfügbaren Optionen aufgelistet.

- |                    |   |
|--------------------|---|
| <b>Disabled</b>    | Gesamtes Power Management ist deaktiviert.  |
| <b>User Define</b> | Benutzer können Ihr eigenes Power Management definieren.                          |
| <b>Min Saving</b>  | Vordefinierte Timer sind so eingestellt, daß alle Timer maximale Werte enthalten. |
| <b>Max Saving</b>  | Vordefinierte Timer sind so eingestellt, daß alle Timer minimale Werte enthalten. |

### PM Control by APM

Wenn diese Option auf No gesetzt ist, wird das System BIOS APM (Advanced Power Management) ignorieren.

Wenn diese Option auf Yes gesetzt ist, unterstützt das System BIOS folgende APM Modi: **DOZE**, **STANDBY** oder **SUSPEND**.

- |                     |   |
|---------------------|---|
| <b>Blank Screen</b> | - Das System BIOS wird den Bildschirm einfach schwarz schalten. |
|---------------------|---|

- V/H SYN** Zusätzlich zum Schwarzscha-  
len, schaltet das BIOS  
auch die V- und H-SYNC Signale der VGA-Karte zum Moni-  
tor ab.
- DPMS** Diese Funktion soll nur bei DPM-unterstützten  
Grafikkarten eingesetzt werden.

### **Doze Mode**

- 1 Min~1 Hr** Definiert, wie lange die überwachten Systemfunktionen  
passiv sein müssen, bevor das System in den DOZE  
Modus geht.
- Disable** Das System geht nie in den DOZE Modus.

### **Standby Mode**

- 1 Min~1 Hr** Definiert, wie lange die überwachten Systemfunktionen passiv  
sein müssen, bevor das System vom Doze- in den Suspend-  
Mode geht.
- Disable** System will never enter STANDBY mode.

### **Suspend Mode**

- 1 Min~1 Hr** Definiert, wie lange die überwachten Systemfunktionen  
passiv sein müssen, bevor das System in den SUSPEND  
Modus geht.
- Disable** Das System geht nie in den SUSPEND Modus.

### **HDD Power Down**

- 1~15Min** Definiert, wie lange die überwachten Festplatten inaktiv sein  
müssen, bevor diese abgeschaltet werden.
- Suspend** BIOS schaltet die Festplatte ab, wenn das System im SUS-  
PEND Modus ist.
- Disable** Die Festplatte wird nie abgeschaltet.

### **IRQ3, 5, 8, 12 \*\*Wake-Up Events In Doze & Standby\*\***

- ON** - Eine IRQ 3,5,8 oder 12-Aktivität reaktiviert das System.
- OFF** - Eine IRQ 3,5,8 oder 12-Aktivität reaktiviert das System nicht.

### **\*Power Down & Resume Events \*\***

Folgende Optionen können durch aktivieren (auf ON setzen) vom Power-  
Management überwacht werden.

COM Port Accessed	LPT Ports Accessed	Drive Ports Accessed	IRQ 3 (COM 2)	IRQ 4
(COM1)	IRQ 5 (LPT 2)	IRQ 6 (Floppy Disk)	IRQ 7 (LPT 1)	IRQ 8 (RTC)
Alarm)	IRQ 9 (IRQ 2 Redir)	IRQ 10 (Reserved)	IRQ 11 (Reserved)	IRQ 12 (PS/2 Mouse)
IRQ 13(Copro-)	IRQ 14 (Hard Disk)	IRQ 15 (Reserved)		

## PCI Configuration Setup

ROM PCI/ISA BIOS (2A59GH29) PNP/PCI CONFIGURATION AWARD SOFTWARE, INC.	
Resources Controlled By : <b>Manual</b>	PCI IRQ Actived By : Level PCI IDE IRQ Map To : PCI-AUTO Primary IDE INT# : A Secondary IDE INT# : B
IRQ-3 assigned to : Legacy ISA IRQ-4 assigned to : Legacy ISA IRQ-5 assigned to : PCI/ISA PnP IRQ-7 assigned to : Legacy ISA IRQ-9 assigned to : PCI/ISA PnP IRQ-10 assigned to : PCI/ISA PnP IRQ-11 assigned to : PCI/ISA PnP IRQ-12 assigned to : PCI/ISA PnP IRQ-14 assigned to : Legacy ISA IRQ-15 assigned to : Legacy ISA DMA-0 assigned to : PCI/ISA PnP DMA-1 assigned to : PCI/ISA PnP DMA-3 assigned to : PCI/ISA PnP DMA-5 assigned to : PCI/ISA PnP DMA-6 assigned to : PCI/ISA PnP DMA-7 assigned to : PCI/ISA PnP	ESC : Quit                    ↑↓+/- : Select Item F1 : Help                    PU/PD/+/- : Modify F5 : Old Values (Shift)F2 : Color F6 : Load BIOS Defaults F7 : Load Setup Defaults

### Resources Controlled By

Die Optionen in diesen Menüpunkten sind Auto und Manual.

Auto : Das BIOS konfiguriert IRQs und DMAs automatisch.

Manual : IRQs und DMAs werden vom Benutzer eingestellt.

### IRQ 3 assigned to

Das System BIOS weist IRQ 3 **legacy ISA** oder **PCI/ISA PnP** zu.

IRQ3 Standardzuweisung ist legacy ISA für COM2.

### IRQ 4 assigned to

Das System BIOS weist IRQ 4 **legacy ISA** oder **PCI/ISA PnP** zu.

IRQ4 Standardzuweisung ist legacy ISA für COM1.

### IRQ 5 assigned to

Das System BIOS weist IRQ 4 **legacy ISA** oder **PCI/ISA PnP** zu.

IRQ4 Standardzuweisung ist PCI/ISA PnP für PCI oder ISA PnP Karten. IRQ

### **IRQ 7 assigned to**

Das System BIOS weist IRQ 7 **legacy ISA** oder **PCI/ISA PnP** zu.

IRQ7 Standardzuweisung ist legacy ISA für LPT1.

### **IRQ 9 assigned to**

Das System BIOS weist IRQ 9 **legacy ISA** oder **PCI/ISA PnP** zu.

IRQ9 Standardzuweisung ist PCI/ISA PnP für PCI oder ISA PnP Karten.

### **IRQ 10 assigned to**

Das System BIOS weist IRQ10 **legacy ISA** oder **PCI/ISA PnP** zu.

IRQ10 Standardzuweisung ist PCI/ISA PnP für PCI oder ISA PnP Karten.

### **IRQ 11 assigned to**

Das System BIOS weist IRQ 11 **legacy ISA** oder **PCI/ISA PnP** zu.

IRQ11 Standardzuweisung ist PCI/ISA PnP für PCI oder ISA PnP Karten.

### **IRQ 12 assigned to**

Das System BIOS weist IRQ124 **legacy ISA** oder **PCI/ISA PnP** zu.

IRQ12 Standardzuweisung ist PCI/ISA PnP für PCI oder ISA PnP Karten.

Da die PS/2 Mouse auch IRQ12 nutzt, sollten Sie IRQ12 legacy ISA zuweisen (wenn eine PS/2 Mouse angeschlossen ist) um Systemkonflikte zu vermeiden.

### **IRQ 14 assigned to**

Das System BIOS weist IRQ 14 **legacy ISA** oder **PCI/ISA PnP** zu.

IRQ14 Standardzuweisung ist legacy ISA für den prim. IDE Contrl.

### **IRQ 15 assigned to**

Das System BIOS weist IRQ 15 **legacy ISA** oder **PCI/ISA PnP** zu.

IRQ15 Standardzuweisung ist legacy ISA für den sekundären IDE Controller.

### **DMA-0, 1, 3, 5, 6, 7 assigned to**

Das System BIOS weist DMAs **legacy ISA** oder **PCI/ISA PnP** zu.

DMA Kanal 0, 1, 3, 5, 6 und 7 Standardzuweisung ist PCI/ISA PnP.

## Integrated Peripherals

ROM PCI/ISA BIOS (2A59GHZ9) INTEGRATED PERIPHERALS AWARD SOFTWARE, INC.	
IDE HDD Block Mode : Enabled	
IDE Primary Master PIO : Auto	
IDE Primary Slave PIO : Auto	
IDE Secondary Master PIO : Auto	
IDE Secondary Slave PIO : Auto	
On-Chip Primary PCI IDE: Enabled	
On-Chip Secondary PCI IDE: Enabled	
PCI Slot IDE 2nd Channel : Enabled	
Onboard FDD Controller : Enabled	
Onboard Serial Port 1 : COM1/3F8	
Onboard Serial Port 2 : COM2/2F8	
Infra Red (IR) Function : Disabled	
IR Transfer Mode : Half-Dup	
Onboard Parallel Port : 378H/IRQ7	
Onboard Parallel Mode : ECP	
ECP Mode Use DMA : 3	
ESC : Quit	↑↓+ : Select Item
F1 : Help	PU/PD/+/- : Modify
F5 : Old Values	(Shift)F2 : Color
F6 : Load BIOS Defaults	
F7 : Load Setup Defaults	

### IDE HDD Block Mode

Wenn Ihre IDE Festplatte den Block-Transfer Modus unterstützt, können bei Schreib- und Leseoperationen mehrere Sektoren mit einem Befehl übertragen werden. Diese Option erhöht somit die Datentransferrate.

### IDE Primary/Secondary Master PIO

Diese Option stellt den PIO Modus des onboard Primary/Secondary Master PCI-IDE Controllers ein. Einstellbar sind *Mode 0*, *Mode 1*, *Mode 2*, *Mode 3*, *Mode 4* und *Auto*.

### IDE Primary/Secondary Slave PIO

Diese Option stellt den PIO Modus des onboard Primary/Secondary Slave PCI-IDE Controllers ein. Einstellbar sind *Mode 0*, *Mode 1*, *Mode 2*, *Mode 3*, *Mode 4* und *Auto*.

### On-Chip Primary PCI IDE

Diese Option aktiviert oder deaktiviert den onboard Primary PCI/ IDE-Controller.

### On-Chip Secondary PCI IDE

Diese Option aktiviert oder deaktiviert den onboard Secondary PCI IDE-Controller.

### **PCI Slot IDE 2nd channel**

Diese Option bestimmt, ob der 2. Kanal des onboard Secondary PCI/IDE-Controllers aktiviert oder deaktiviert ist.

### **Onboard FDC Control**

Wenn ein Diskettenlaufwerk an den onboard Floppy Controller angeschlossen ist, sollte diese Option aktiviert sein. Bei Verwendung eines separaten Floppy Controllers muß diese Option deaktiviert werden.

### **Onboard Serial Port 1/Port 2**

Diese Option weist den seriellen onboard Schnittstellen die Adressen **COM1/3F8H**, **COM2/2F8H**, **COM3/3E8H**, **COM4/2E8H** oder **Disabled** (nicht aktiv) zu.

### **Infra Red (IR) Funktion**

Das Mainboard unterstützt IrDA(HPSIR) und IR(ASKIR) Infrarot als COM2. Diese Option setzt InfraRot **HPSIR**, **ASKIR** oder **Disabled**.

### **IR Transfer Mode**

Diese Option definiert den InfraRot-Übertragungsmodus als Voll-Duplex oder Halb-Duplex.

### **Onboard Parallel Port**

Diese Option weist der parallelen onboard Schnittstelle die Adresse **378H**, **278H**, **3BCH** oder **Disabled** (nicht aktiv) zu.

### **Onboard Printer Mode**

Diese Option bestimmt den Modus der parallelen onboard Schnittstelle. Die Optionen sind **EPP** (Extended Parallel Port), **ECP** (Extended Capabilities Port), Extended und Compatible.

### **ECP Mode Use DMA**

Diese Option bestimmt den DMA (Direct Memory Zugriff) Kanal bei Nutzung des ECP Modus. Die Optionen sind DMA **1** und DMA **3**.



## Password Setting

Wenn Sie diesen Menüpunkt wählen, wird die folgende Nachricht auf dem Bildschirm erscheinen:

### ENTER PASSWORD

ROM PCI/ISA BIOS (2A59GH29) CMOS SETUP UTILITY AWARD SOFTWARE, INC.	
STANDARD CMOS SETUP	INTEGRATED PERIPHERALS
BIOS FEATURES SETUP	<u>SUPERVISOR PASSWORD</u>
CHIPSET FEATURES SETUP	USER PASSWORD
POWER MANAGEMENT SETUP	IDE HDD AUTO DETECTION
PNP/PCI CONFIGURATION	SAVE & EXIT SETUP
LOAD BIOS DEFAULTS	Enter Password: <input type="text"/>
LOAD SETUP DEFAULTS	UT SAVING
Esc : Quit F10 : Save & Exit Setup	
↑ ↓ → ← : Select Item (Shift)F2 : Change Color	
Change/Set/Disable Password	

Geben Sie ein Passwort mit bis zu acht Buchstaben ein und bestätigen dieses mit der Taste <Enter>. Sie werden jetzt aufgefordert das Passwort durch nochmalige Eingabe zu bestätigen. Wenn Sie das eingegebene Passwort nicht verwenden möchten, können Sie den Vorgang durch drücken der Taste <Esc> abbrechen. Bei erfolgreicher Eingabe eines neuen Passwortes wird das alte Passwort im CMOS durch Überschreiben gelöscht.

Um die Passwort-Funktion zu deaktivieren, drücken Sie bei der Eingabeaufforderung einfach <Enter>. Folgende Nachricht wird ihnen bestätigen, daß das Passwort deaktiviert worden ist:

### PASSWORD DISABLED

Im Hauptmenü des System Bios findet sich der Menüpunkt **BIOS FEATURES SETUP**; im Feld **Security Option** wählt man unter zwei möglichen Einstellungen:

**System** - bei jedem Systemstart wird nach dem Passwort gefragt, falls ein Passwort aktiviert wurde

**Setup** - nur bei dem Versuch, in das Bios-Setup-Programm zu gelangen, wird nach dem Passwort gefragt, falls es aktiviert wurde.